

BIJLAGENBUNDEL EINDVERSLAG AFSTUDEREN

TESTSYSTEEM PERS COMMUNICATIE

Jarno Meijer Bedrijf: Bedrijfsbegeleiders:

Begeleidend docent: Plaats, datum: 2221557 Goss Contiweb Paul Hoeijmakers Paul Slaats Frank van Gennip Boxmeer, 8-6-2017







Inhoudsopgave

- Bijlage 1: Kosten en onderdelenoverzicht
- Bijlage 2: Harting stekkers
- Bijlage 3: Eplan tekeningen en schetsen
- Bijlage 4: Software
- Bijlage 5: Communicatie cyclus
- Bijlage 6: Test overzicht
- Bijlage 7: Testplan en resultaten





Bijlage 1: Kosten en onderdelenoverzicht

In de figuren B1-1 en B1-2 is de huidige bestellijst weergegeven. In tegenstelling tot het kostenoverzicht in het tussenverslag is hier enkel de kabelset van de CD en CR weergegeven. De onderdelen die horen bij de andere kabelsets en nog niet besteld gaan worden zijn weergegeven in figuur B1-3. Veel kosten zijn nog onbekend of onzeker, de redenen hiervoor zullen uitgewerkt worden in de volgende alinea.

In figuur B1-1 is de main switch groen gemarkeerd, in de onderdelen database staat hiervoor een prijs van €0,-. Dit wil zeggen dat dit onderdeel nog nooit besteld is en dat daardoor de prijs nog niet bekend is, deze kosten zullen dus nog toegevoegd moeten worden. In het geel zijn twee kosten gemarkeerd, de behuizing en de arbeidskosten. De kosten van de behuizing zijn direct overgenomen van voorgaand onderzoek, deze onderdelen staan niet in de onderdelen database en de exacte kosten zijn daarom onbekend. Bij de arbeidskosten is met een intern tarief van €50,- per uur gerekend, het is echter onduidelijk hoeveel uren er al exact aan dit project gewerkt zijn en daarnaast is nog niet begonnen aan de realisatie. In figuur B1-1 is "Bestelling Harting" rood gemarkeerd, deze bestelling is uitgebreid weergegeven in figuur B1-2. In figuur B1-2 zijn de Harting en Pflitsch onderdelen rood gemarkeerd. Deze onderdelen staan niet in de onderdelen database van Goss Contiweb en de prijzen hiervan zijn dus nog niet bekend. Voor de Harting onderdelen zijn prijzen van Mouser gebruikt, dit is een particuliere verkoper en de prijzen die hier gehanteerd worden zullen hoger zijn dan wanneer Goss Contiweb deze direct bij Harting inkoopt. Daarnaast is in overleg met de bedrijfsbegeleiders een ruim bedrag van €15,- per Pflitsch wartel aangehouden.

De daadwerkelijke kosten zullen waarschijnlijk dus lager uit vallen dan €6.656,35. De totaalprijs van de overige kabelsets zal ook lager uit vallen dan de momenteel berekende €1.293,59.

$\mathbf{\lambda}$
Fontys



Testsysteem Pers Communicatie

WH 💌	Aantal 💌	Productnummer 💌	Bedrijf 🔄 💌	Naam	Omschrijving	stukprijs 💌	Prijs 💌
				IO station			€ 752,46
WH095832307	1	6ES7155-6AA00-0BN0	SIEMENS	Interface Module	SIMATIC ET 200SP	€ 184,61	€ 184,61
WH095832309	1	6ES7193-6BP00-0DA0	SIEMENS	AO Base		€ 16,40	€ 16,40
WH095832334	1	6ES7135-6HB00-0DA1	SIEMENS	AO Module		€ 169,74	€ 169,74
WH095832311	7	6ES7193-6BP20-0BB0	SIEMENS	DO Base		€ 12,78	€ 89,46
WH095832306	7	6ES7132-6HD00-0BB1	SIEMENS	DO Module		€ 41,75	€ 292,25
				нмі			€ 1.807,80
WH095833712	1	6AV7240-0BB14-2AA0	SIEMENS	HMI/IPC	477D, 15"	€ 1.807,80	€ 1.807,80
				Power Supply			€ 164,17
WH095832357	1	6EP1334-3BA10	SIEMENS	Power supply		€ 119,37	€ 119,37
WH095200717	1	PISA 11.CLASS2	PULSPOWER	Pisa	4x3,7A	€ 44,80	€ 44,80
				PLC			€ 836,45
WH095833717	1	6AU1410-2AD00-0AA0	SIEMENS	Controll Unit	D410-2 DP/PN	€ 731,49	€ 731,49
WH095832783	1	6AU1400-2PA23-0AA0	SIEMENS	CF card		€ 104,96	€ 104,96
WH095833681	1	6SL3055-0AA00-3PA1	SIEMENS	Terminal Module	SINAMICS S120 TM41	€ 193,67	€ 193,67
				Noodstop			€ 30,65
WH095262298	1	M22-PVT45PQ (121462)	EATON	Drukknop		€ 13,21	€ 13,21
WH095262297	1	M22-XGPVQ (231273)	EATON	Beschermkap		€ 6,40	€ 6,40
WH095262283	1	M22-A (216374)	EATON	Adapter		€ 1,00	€ 1,00
WH095262292	2	M22-CK02 (107899)	EATON	N/C Contact	(Dubbel)	€ 5,02	€ 10,04
WH095200834	1	53111	EATON	Main Switch	3P	€ -	€ -
				Behuizing			€ 269,53
Ontbreekt	1	MPG06R5	ELDON	Lessenaar		209,31	209,31
Ontbreekt	1	LCR471	ELDON	Wielen	2 met rem, 2 zonder	60,22	60,22
				Stekkers/kabels			€ 451,62
WH095832670	0,5m 2	CE6147	LAPP	RJ45 (kort)		€ 3,87	€ 7,74
WH095833668	0,6m	6SL3060-4AU00-0AA0	SIEMENS	Drive CLiQ			€ 12,80
				Bestelling HARTING			€ 406,60
WH095145362	7	1020,2	CONTA-CLIP	Klemkaart 2x2	Doorlusbaar	82,75/100	€ 5,79
WH095147916	2	2828	CONTA-CLIP	Eindstop		65,76/100	€ 1,32
WH095147417	5	2087	CONTA-CLIP	verbinding 2x		24,56/100	€ 1,23
WH095147433	4	2089	CONTA-CLIP	verbinding 4x		41,67/100	€ 1,67
WH095145394	2	2269,2	CONTA-CLIP	Klemkaart 3x2	Doorlusbaar	149,36/100	€ 2,99
WH095147028	1	2699,2	CONTA-CLIP	Afscherming		€ 0,24	€ 0,24
WH095239003	1	4564	CONTA-CLIP	DIN TS35 rails	2m	€ 6,11	€ 6,11
WH095042021	1	1418080	ABL-SURSUM	Stekkerkop		€ 1,59	€ 1,59
WH095076283	5m 1	1026725	HARTING	Voedings kabel	3 aders, mag anders	0,71/m	€ 3,55
				Arbeidskosten			€ 2.150,00
	40			Assemblage uren		€ 50,00	€ 2.000,00
	3			Voobereidings uren		€ 50,00	€ 150,00
				Totaal			€ 6.656,35

Figuur B1-1 Totale kostenoverzicht



Document: AFST_TB Bijlage 1 Kosten en onderdelenoverzicht v1 Datum: 8-6-2017



Testsysteem Pers Communicatie

Groep	wн	Aantal	Productnummer	Bedrijf	Naam	Omschrijving	stukprijs	Prijs
H1 huis	NB	1	<u>09 30 024 0301</u>	HARTING	H1 Casing huis		€ 25,76	€ 25,76
	NB	1	09 14 024 0313	HARTING	H1 Frame f		€ 22,22	€ 22,22
	NB	3	<u>09 14 017 3101</u>	HARTING	H1 17 pin f		€ 5,07	€ 15,21
	NB	1	<u>09 14 003 3101</u>	HARTING	H13pinf		€ 6,51	€ 6,51
	NB	1	<u>09 14 001 3111</u>	HARTING	H1 adapter f		€ 5,76	€ 5,76
	NB	1	<u>09 14 008 3116</u>	HARTING	H18pin (com) f			€ -
	NB	1	<u>09 14 000 9950</u>	HARTING	H1 Dummie		€ 4,08	€ 4,08
H1 hood	NB	1	<u>19 30 024 0427</u>	HARTING	H1 Casing M32		€ 28,45	€ 28,45
	NB	1	<u>09 14 024 0303</u>	HARTING	H1 Frame m		€ 22,22	€ 22,22
	NB	2	<u>09 14 017 3001</u>	HARTING	H1 17 pin m		€ 5,56	€ 11,12
	NB	1	<u>09 14 001 3011</u>	HARTING	H1 adapter m		€ 6,44	€ 6,44
	NB	1	<u>09 14 008 3016</u>	HARTING	H18pin (com) m			€ -
H2 huis	NB	1	<u>09 30 010 0301</u>	HARTING	H2 Casing huis		€ 22,60	€ 22,60
	NB	1	<u>09 14 010 0313</u>	HARTING	H2 Frame f		€ 21,14	€ 21,14
	NB	1	<u>09 14 001 4721</u>	HARTING	H2 Ethernet f		€ 43,38	€ 43,38
	NB	1	<u>09 14 002 3101</u>	HARTING	H2 Profibus f		€ 7,68	€ 7,68
H2 hood	NB	1	<u>19 30 010 1421</u>	HARTING	H2 Casing M25		€ 14,52	€ 14,52
	NB	1	<u>09 14 010 0303</u>	HARTING	H2 Frame m		€ 21,14	€ 21,14
	NB	1	<u>09 14 002 3001</u>	HARTING	H2 Profibus m		€ 7,31	€ 7,31
Kabels H1	WH095094713	1*xm	<u>1026711</u>	LAPP	5 aders		0,65/m	€ 5,20
	WH095094715	1*xm	<u>1026713</u>	LAPP	12 aders		1,47/m	€ 11,76
Kabels H2	WH095832220	1*xm	6XV1830-0EH10	SIEMENS	Profibus	kabel	0,76/m	€ 6,08
	WH095832203	2	6ES7972-0BB11-0XA0	SIEMENS	Profibus	connector	€ 34,01	€ 68,02
Wartel H1	NB	1	23254dm1x7/1x10,5	PFLITSCH	7+10,5		€ 15,00	€ 15,00
Wartel H2	NB	1	22553st9	PFLITSCH	6,5\9,5		€ 15,00	€ 15,00
								€ 406,60

Figuur B1-2 Kostenoverzicht "Bestelling HARTING", stekkerset voor de CD en CR

	Document: AFST_TB Bijlage 1 Kosten en onderdelenoverzicht v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 3 van 4



Testsysteem Pers Communicatie

Groep	wн	Aantal	Productnummer	Bedrijf	Naam	Omschrijving	stukprijs	Prij	s
H1 hood	NB	1	<u>19 30 024 0467</u>	HARTING	H1 Casing 2M32		€ 50,22	€	50,22
	NB	7	<u>19 30 024 0427</u>	HARTING	H1 Casing M32		€ 28,45	€	199,15
	NB	2	<u>19 30 024 0428</u>	HARTING	H1 Casing M40		€ 33,79	€	67,58
	NB	10	<u>09 14 024 0303</u>	HARTING	H1 Frame m		€ 22,22	€	222,20
	NB	17	<u>09 14 017 3001</u>	HARTING	H1 17 pin m		€ 5,56	€	94,52
	NB	4	<u>09 14 003 3001</u>	HARTING	H13 pin m		€ 7,53	€	30,12
H2 hood	NB	2	<u>19 30 010 1421</u>	HARTING	H2 Casing M25		€ 14,52	€	29,04
	NB	2	<u>09 14 010 0303</u>	HARTING	H2 Frame m		€ 21,14	€	42,28
	NB	2	09 14 001 4623	HARTING	H2 Ethernet m		€ 5,75	€	11,50
	NB	1	<u>09 14 002 3001</u>	HARTING	H2 Profibus m		€ 7,31	€	7,31
Kabels H1	WH095094712	3*xm	<u>1026710</u>	LAPP	4 aders		0,54/m	€	12,96
	WH095094715	2*xm	1026713	LAPP	12 aders		1,47/m	€	23,52
	WH095094716	3*xm	1026714	LAPP	18 aders		2,18/m	€	52,32
	WH095094717	5*xm	<u>1026715</u>	LAPP	25 aders		3,04/m	€	121,60
	-	4*xm	-	-	2300	niet meerekenen	-	-	
Kabels H2	WH095832669	2*xm	CE6154	LAPP	RJ45	Ethernet (10m)	13,08	€	26,16
	WH095832220	1*xm	6XV1830-0EH10	SIEMENS	Profibus	kabel	0,76/m	€	6,08
	WH095832203	3	6ES7972-0BB11-0XA0	SIEMENS	Profibus	connector	€ 34,01	€	102,03
Wartels H1	NB	2	23254dm1x7/1x10,5	PFLITSCH	7+10,5		€ 15,00	€	30,00
	NB	3	23254st13	PFLITSCH	9,0\13,0		€ 15,00	€	45,00
	NB	1	24056dm2x15	PFLITSCH	2*15		€ 15,00	€	15,00
	NB	1	24055dm1x7/1x14	PFLITSCH	7+14		€ 15,00	€	15,00
	NB	2	23254st16	PFLITSCH	11,5\15,5		€ 15,00	€	30,00
	NB	2	23254um2x7	PFLITSCH	2*7		€ 15,00	€	30,00
Wartels H2	NB	1	22553st8	PFLITSCH	5\8		€ 15,00	€	15,00
	NB	1	22553dm1x6/1x8	PFLITSCH	6+8		€ 15,00	€	15,00
								€1	.293,59

Figuur B1-3 Kostenoverzicht overige stekkersets

(Goss Contiweb, 2017)(Harting, 2017) (Lapp, 2017) (Mouser, 2017) (Pulspower, 2017) (Siemens, 2017)

\checkmark	Document: AFST_TB Bijlage 1 Kosten en onderdelenoverzicht v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 4 van 4



Bijlage 2: Harting stekkers

De droger "Dryer_Manroland_Pecom_HW" heeft maar liefst 42 IO aansluitingen, daartegenover hebben de rollenwisselaars "CD" en "CR" slechts 8 IO aansluitingen. Wanneer deze aansluitingen stuk voor stuk aangesloten moeten worden op het testsysteem zal dit veel tijd kosten en daarnaast een redelijke kans op fouten veroorzaken. Om deze reden zijn tijdens voorgaande stage "Han-Modular" stekkers van Harting naar voren gekomen. Dit zijn stekkers bestaande uit meerdere modules, deze modules kunnen gekozen worden uit een breed assortiment. Hierdoor is het mogelijk om veel verschillende aansluitingen te combineren in één stekker. Deze stekker zal in één keer aangesloten kunnen worden en enkel de benodigde aansluitingen zullen aangesloten zijn.

In deze bijlage zullen veel verschillende termen gebruikt gaan worden. Om dit overzichtelijk te houden worden deze termen in deze alinea uitgewerkt. In figuur B2-1 is weergegeven wat bedoeld word met een aantal van deze begrippen. Met housing en hood zullen de weergegeven componenten bedoeld worden inclusief modules. Met stekker zal de combinatie van housing en hood bedoeld worden. Met kabelset wordt de combinatie van alle onderdelen tussen het testsysteem en de rollenwisselaar of droger bedoeld, dit bevat de hood, de wartels en alle kabels die door deze wartels gaan.



Figuur B2-1 Leesrichting: Housing, Hood, Modules, Wartel, Kabel

	Document: AFST_TB Bijlage 2 Harting Stekkers v1	Auteur: Jarno Meijer	
Fontys	Datum: 8-6-2017	Pagina 1 van 5	

ON CONTIWEB

Het ontwerpen van de Harting stekkers is in verschillende stappen gegaan. Als eerste moest er gekeken worden welke modules er nodig en beschikbaar waren. In totaal zijn er 42 IO aansluitingen nodig, er wordt hier uitgegaan van 0,75 mm² aders. De module met de meeste pinnen voor 0,75 mm² aders heeft 17 pinnen, van deze module zijn er 3 nodig om het gewenste aantal IO aansluitingen te krijgen. Daarnaast hebben sommige machines een 230 volt voeding nodig, hiervoor zijn 3 aders van 1,5 mm² nodig. Er is gekozen voor één module met exact 3 pinnen. Ook moet bij een deel van de rollenwisselaars een encoder signaal gegeven worden, hiervoor wordt een module met 8 communicatie pinnen gebruikt. Verder zijn er nog één Ethernet en één Profibus module nodig, de Profibus module heeft het formaat van twee gewone modules. In figuur B2-5 is aangegeven welke pinnen verbindingen er bij welke machine aanwezig moeten zijn, groen geeft aan dat de verbinding nodig is, rood geeft aan dat de module niet in de kabelset gebruikt gaat worden. In figuur B2-3 is overzichtelijker weergegeven welke modules er in welke kabelset aanwezig zullen zijn.

De tweede stap was het opdelen naar twee Harting stekkers, er is ruimte nodig voor 8 modules en er kunnen maximaal 6 modules in één stekker. Bij het verdelen van de modules is gekeken naar welke verdeling resulteerde in het kleinste aantal kabelsets. Hieruit kwamen verschillende combinaties waarbij hetzelfde aantal kabelsets over bleven. Met deze combinaties is gekeken naar welke wartels gebruikt konden worden, hieruit bleek dat bij één verdeling aanzienlijk minder wartels nodig had. Dit was wanneer de ethernet en Profibus in een aparte stekker gecombineerd werden. De eerste stekker bestaat uit de drie IO modules met 17 pinnen, de module met 3 pinnen voor de 230 volt voeding en de module met 8 pinnen voor het encoder signaal. Er is echter geen Harting stekker voor vijf modules, daarom is hiervoor een stekker voor zes modules gekozen. De plek voor de zesde module zal opgevuld worden met een dummie module, dit is een module zonder enige vorm van aansluiting. Een afbeelding van deze stekker is weergegeven in figuur B2-2. De tweede stekker bestaat uit de ethernet en de Profibus module, deze zullen samen een stekker van 3 modules delen. Voor deze tweede stekker zijn slechts 4 combinaties mogelijk, Ethernet en Profibus, enkel Ethernet, enkel Profibus en geen van beide. Bij de laatste combinatie is geen kabelset nodig. De verschillende types van de "CD" en "CR" hebben hetzelfde aantal en type verbindingen en zullen dus dezelfde kabelset gebruiken, hierdoor zijn er voor stekker één 11 kabelsets nodig. als we daar de 3 kabelsets van stekker twee bij op tellen zijn er in totaal 14 verschillende kabelsets nodig.

De verschillende kabelsets zijn weergegeven in figuur B2-3, hierbij is aangegeven welke modules er in welke kabelsets aanwezig zullen zijn en welke machines de kabelsets gaan gebruiken.



Figuur B2-2 Harting stekker één, Leesrichting: 8 pinnen COM, dummie, 3 pinnen 1,5 mm2, (3x) 17 pinnen 0,75 mm2

~	Document: AFST_TB Bijlage 2 Harting Stekkers v1	Auteur: Jarno Meijer		
Fontys	Datum: 8-6-2017	Pagina 2 van 5		

ON CONTIWEB

De meeraderige kabels die bij Goss Contiweb gebruikt worden zijn van LAPP. Omdat deze kabels flexibel moeten zijn om goed aangesloten te kunnen worden en daarnaast goed tegen beweging moeten kunnen is gekozen voor de "Ölflex Chain 809". Deze worden aangeboden tot en met 25 aders. Voor elke kabelset zijn de kabels zo gekozen dat er geen of zo weinig mogelijk aders ongebruikt blijven. Bij verschillende kabelsets zijn er ongebruikte aders, deze aders zullen aan de machinekant weggewerkt moeten worden. Een voorbeeld zou zijn om deze aders af te knippen tot waar de buitenkabel gestript is of door deze met een krimpkous tegen de zijkant van de kabel te bevestigen. Hiermee zou het duidelijk moeten zijn dat deze kabels niet aangesloten moeten worden en het voorkomt ook dat deze problemen als kortsluiting veroorzaken.

Het aantal kabels en de dikte hiervan verschilt per kabelset, hierop zullen de hoods en wartels aangepast moeten worden. Bij de keuze van de hoods is rekening gehouden met de voorkeuren van de bedrijfsbegeleiders. De wartels moesten aan de bovenkant van de hoods zitten en deze hoods moeten met double locking levers vastgezet worden in de housings, een voorbeeld hiervan is te zien in figuur 5-4. Hierbij bleven enkele opties over, één gat van M32, één gat van M40 of twee gaten van M40. Hierbij zijn wartels van Pflitsch gekozen, Pflitsch biedt een breed assortiment aan wartels voor enkele en meerdere kabels. De kabelset voor de "Dryer_NG_GOSS_C550/C700" heeft drie kabels dus het gebruik van wartels voor meerdere kabels is noodzakelijk. Twee wartels voor elk één kabel zijn duurder dan één wartel voor twee kabels, om deze reden is er voor gekozen zo veel mogelijk kabels door één wartel te laten gaan. Door de dikte en hoeveelheid van de kabels is het enkel bij de "Dryer_NG_GOSS_C550/C700" niet mogelijk deze door één wartel te laten gaan, dit is hierdoor ook de enige die de hood met twee gaten zal gaan gebruiken.

\rightarrow	Document: AFST_TB Bijlage 2 Harting Stekkers v1	Auteur: Jarno Meijer		
Fontys	Datum: 8-6-2017	Pagina 3 van 5		



	17 Pin (1)	17 Pin (2)	17 Pin (3)	3 Pin	8 Pin (COM)					
Kabelset 1.1						CD & CR				
Kabelset 1.2						NG C550/C700				
Kabelset 1.3						NG CL				
Kabelset 1.4						NG CL CPS				
Kabelset 1.5						Manroland RTE				
Kabelset 1.6						Manroland HW				
Kabelset 1.7						Basic				
Kabelset 1.8						KBA E/A				
Kabelset 1.9						ecochill				
Kabelset 1.10						FB				
Kabelset 1.11						FB_goss				
	Ethernet	Profibus								
Kabelset 2.1			CD & CR							
Kabelset 2.2			NG C550/C700/CL/ CL CPS & FB_goss							
Kabelset 2.3			Manroland RTE/HW, Basic, KBA E & FB							

Figuur B2-3 Modules per kabelset

In figuur B2-4 zijn de gekozen kabels met diktes en bijbehorende wartels weergegeven. Bij de kabelsets 1.# is eerst het benodigde aantal aders weergegeven. Daarna is dit omhoog afgerond naar het eerste beschikbare aantal aders per kabel. Kabel 3 is de 3 aderige 1,5 mm² kabel voor de 230 volt voeding. Kabel 4 is een 5 aderige kabel voor het encoder signaal. Hierna zijn de gaten van de gekozen hoods per kabelset weergegeven en daarnaast de bijbehorende wartel van Pflitsch. Voor de kabelsets 2.# zijn enkel de diktes van de kabels opgenomen met de bijbehorende gaten en wartels.

	Kabel 1	Kabel 2	Kabel 1*	Kabel 2*	Dikte 1	Dikte 2	Dikte 3	Dikte 4	Gat 1	Wartel 1	Gat 2	Wartel 2
Kabelset 1.1	4		4		6.5			7.1	M25	23254um2x7		
Kabelset 1.2	22	9	25	12	14.8	10.3	6.9		M25	23254dm1x7/1x10,5	M25*	23254st16
Kabelset 1.3	10		12		10.3		6.9		M25	23254dm1x7/1x10,5		
Kabelset 1.4	9		12		10.3		6.9		M25	23254dm1x7/1x10,5		
Kabelset 1.5	15		18		12.2				M25	23254st13		
Kabelset 1.6	25	17	25	25	14.8	14.8			M40	24056dm2x15		
Kabelset 1.7	14		18		12.2				M25	23254st13		
Kabelset 1.8	24	4	25	4	14.8	6.5			M40	24055dm1x7/1x14		
Kabelset 1.9	11		12		10.3				M25	23254st13		
Kabelset 1.10	21		25		14.8				M25	23254st16		
Kabelset 1.11	2		4		6.5		6.9		M25	23254um2x7		
	Dikte	Dikte										
	Ethernet	Profibus	Gat	Wartel								
Kabelset 2.1	6,5	-	M25	22553st8								
Kabelset 2.2	6,5	8	M25	22553dm1	x6/1x8			Figuur B2-4 Kabeldiktes en bijbehorende wartel			vartels	
Kabelset 2.3	-	8	M25	22553st9								

Alle onderdelen van het testsysteem zijn terug te vinden in Bijlage 1: Kosten en onderdelenoverzicht. Hierin is het bovenste gedeelte van figuur B1-2 gereserveerd voor de gebruikte Harting onderdelen.

×	Document: AFST_TB Bijlage 2 Harting Stekkers v1	Auteur: Jarno Meijer		
Fontys	Datum: 8-6-2017	Pagina 4 van 5		



				CD & CR	NG C550/C700	NG CL	NG CL CPS	Manroland RTE	Manroland HW	Basic	KBA E	KBA A	Ecochill	FB	FB_goss
Harting 1	Pin	Functie	Module	Kabel	Kabel	Kabel	Kabel	Kabel	Kabel	Kabel	Kabel	Kabel	Kabel	Kabel	Kabel
IO1 (17 pin)	1.1	DI	PLC	1.1	1.1	1.1	1.1	1.1	1.1	1.1	1.1	-	1.1	1.1	1.1
	1.2	DI	PLC	1.2	1.2	1.2	1.2	1.2	1.2	1.2	1.2	-	1.2	1.2	1.2
	1.3	DI	PLC	1.3	1.3	1.3	1.3	1.3	1.3	1.3	1.3	-	1.3	1.3	1.3
	1.4	DI	PLC	1.4	1.4	1.4	1.4	1.4	1.4	1.4	1.4	-	1.4	1.4	1.4
	1.5	DI	PLC	1.5	1.5	1.5	1.5	1.5	1.5	1.5	1.5	-	1.5	1.5	1.5
	1.6	DI	PLC	1.6	1.6	1.6	1.6	1.6	1.6	1.6	1.6	-	1.6	1.6	1.6
	1.7	DI	PLC	1.7	1.7	1.7	1.7	1.7	1.7	1.7	1.7	-	1.7	1.7	1.7
	1.8	DI	PLC	1.8	1.8	1.8	1.8	1.8	1.8	1.8	1.8	-	1.8	1.8	1.8
	1.9	DI	PLC	1.9	1.9	1.9	1.9	1.9	1.9	1.9	1.9	-	1.9	1.9	1.9
	1.10	DI	PLC	1.10	1.10	1.10	1.10	1.10	1.10	1.10	1.10	-	1.10	1.10	1.10
	1.11	DI	PLC	1.11	1.11	1.11	1.11	1.11	1.11	1.11	1.11	-	1.11	1.11	1.11
	1.12	DO	IO station	1.12	1.12	1.12	1.12	1.12	1.12	1.12	1.12	-	1.12	1.12	1.12
	1.13	DO	IO station	1.13	1.13	1.13	1.13	1.13	1.13	1.13	1.13	-	1.13	1.13	1.13
	1.14	DO	IO station	1.14	1.14	1.14	1.14	1.14	1.14	1.14	1.14	-	1.14	1.14	1.14
	1.15	DO	IO station	1.15	1.15	1.15	1.15	1.15	1.15	1.15	1.15	-	1.15	1.15	1.15
	1.16	DO	IO station	1.16	1.16	1.16	1.16	1.16	1.16	1.16	1.16	-	1.16	1.16	1.16
	1.1/	DO	IO station	1.1/	1.1/	1.1/	1.1/	1.1/	1.1/	1.1/	1.1/	-	1.1/	1.1/	1.1/
IO2 (17 pin)	2.1	DO	IO station	1.18	1.18	1.18	1.18	1.18	1.18	1.18	1.18	-	1.18	1.18	1.18
	2.2	DO	IO station	1.19	1.19	1.19	1.19	1.19	1.19	1.19	1.19	-	1.19	1.19	1.19
	2.3	DO	IO station	1.20	1.20	1.20	1.20	1.20	1.20	1.20	1.20	-	1.20	1.20	1.20
	2.4	24	IO station	1.21	1.21	1.21	1.21	1.21	1.21	1.21	1.21	-	1.21	1.21	1.21
	2.5	241	PLC	1.22	1.22	1.22	1.22	1.22	1.22	1.22	1.22	-	1.22	1.22	1.22
	2.6	240	Klemmenstrook	1.23	1.23	1.23	1.23	1.23	1.23	1.23	1.23	-	1.23	1.23	1.23
	2.7	240	IO station	1.24	1.24	1.24	1.24	1.24	1.24	1.24	1.24	-	1.24	1.24	1.24
	2.8	AU	Distation	1.25	1.25	1.25	1.25	1.25	1.25	1.25	1.25	-	1.25	1.25	1.25
	2.9		PLC	2.1	2.1	2.1	2.1	2.1	2.1	2.1	2.1	-	2.1	2.1	2.1
	2.10		PLC	2.2	2.2	2.2	2.2	2.2	2.2	2.2	2.2	-	2.2	2.2	2.2
	2.11		PLC	2.5	2.5	2.5	2.5	2.3	2.5	2.5	2.3		2.5	2.5	2.5
	2.12		PLC	2.4	2.4	2.4	2.4	2.4	2.4	2.4	2.4		2.4	2.4	2.4
	2.13		IO station	2.5	2.5	2.5	2.5	2.5	2.5	2.5	2.5	1	2.5	2.5	2.5
	2.14	DO	IO station	2.0	2.0	2.0	2.0	2.0	2.0	2.0	2.0	-	2.0	2.0	2.0
	2.16	DO	IO station	2.8	2.8	2.8	2.8	2.8	2.8	2.8	2.8	_	2.8	2.8	2.8
	2.17	DO	IO station	2.9	2.9	2.9	2.9	2.9	2.9	2.9	2.9	_	2.9	2.9	2.9
IO3 (17 nin)	3.1	DO	IO station	2 10	2 10	2 10	2 10	2 10	2 10	2 10	2 10	-	2 10	2 10	2 10
105(1) pill)	3.2	DO	IO station	2 11	2 11	2 11	2 11	2.10	2.11	2 11	2.11	_	2.10	2 11	2 11
	3.3	DO	IO station	2.12	2.12	2.12	2.12	2.12	2.12	2.12	2.12	-	2.12	2.12	2.12
	3.4	DO	IO station	2 13	2.13	2 13	2 13	2.13	2.13	2 13	2.13	_	2.13	2.13	2.13
	3.5	DO	IO station	2 14	2.14	2 14	2 14	2.12	2.14	2 14	2 14	_	2.10	2.14	2.14
	3.6	DO	IO station	2.15	2.15	2.15	2.15	2.15	2.15	2.15	2.15	-	2.15	2.15	2.15
	3.7	DO	IO station	2.16	2.16	2.16	2.16	2.16	2.16	2.16	2.16	-	2.16	2.16	2.16
	3.8	DO	IO station	2.17	2.17	2.17	2.17	2.17	2.17	2.17	2.17	2	2.17	2.17	2.17
	3.9	240	IO station	2.18	2.18	2.18	2.18	2.18	2.18	2.18	2.18	-	2.18	2.18	2.18
	3.10	241	IO station	2.19	2.19	2.19	2.19	2.19	2.19	2.19	2.19	-	2.19	2.19	2.19
	3.11	241	IO station	2.20	2.20	2.20	2.20	2.20	2.20	2.20	2.20	-	2.20	2.20	2.20
	3.12	241	IO station	2.21	2.21	2.21	2.21	2.21	2.21	2.21	2.21	-	2.21	2.21	2.21
	3.13	F	-	2.22	2.22	2.22	2.22	2.22	2.22	2.22	2.22	-	2.22	2.22	2.22
	3.14	F	-	2.23	2.23	2.23	2.23	2.23	2.23	2.23	2.23	-	2.23	2.23	2.23
	3.15	F	-	2.24	2.24	2.24	2.24	2.24	2.24	2.24	2.24	-	2.24	2.24	2.24
	3.16	F	-	2.25	2.25	2.25	2.25	2.25	2.25	2.25	2.25	-	2.25	2.25	2.25
	3.17	-	-	NC	NC	NC	NC	NC	NC	NC	NC	-	NC	NC	NC
IO4 (6 pin)	4.1	2300	Klemmenstrook	3.1	3.1	3.1	3.1	3.1	3.1	3.1	3.1	-	3.1	3.1	3.1
	4.2	2300	Klemmenstrook	3.2	3.2	3.2	3.2	3.2	3.2	3.2	3.2	-	3.2	3.2	3.2
	4.3	2300	Klemmenstrook	3.3	3.3	3.3	3.3	3.3	3.3	3.3	3.3	-	3.3	3.3	3.3
Encoder module	5.1	Encoder	TM41	4.1	4.1	4.1	4.1	4.1	4.1	4.1	4.1	-	4.1	4.1	4.1
	5.2	Encoder	TM41	4.2	4.2	4.2	4.2	4.2	4.2	4.2	4.2	-	4.2	4.2	4.2
	5.3	Encoder	TM41	4.3	4.3	4.3	4.3	4.3	4.3	4.3	4.3	-	4.3	4.3	4.3
	5.4	Encoder	TM41	4.4	4.4	4.4	4.4	4.4	4.4	4.4	4.4	-	4.4	4.4	4.4
	5.5	Encoder	TM41	4.5	4.5	4.5	4.5	4.5	4.5	4.5	4.5	-	4.5	4.5	4.5
	5.6	-	-	-	-	-	-	-	-	-	1	1	-	-	-
	5./	-	-	-	-	-	-	-	-	-	1	1	-	-	-
	5.8	-	-	-	-	-	-	-	-	-	-	-	-	-	-
				CD 8 CP	NG CSEO/CZOO	NGC	NG CL CPC	Mangaland PTC	Manroland PM	Pacia	KDAF	KDA A	Ecochill	ED	EP goog
Harting 2	nin	Eunctio	Modula	Kabel	Kabal	Kabel	Kabel	Kabol	Kabal	Kabel	Kahel	Kabal	Kabal	r D Kabel	ro_goss Kabel
	6.1	runtue			E 1	E 1	Kauel	E 1	E 1	Kabel	Kabel	Kauer	E 1	Rauel	Kapel
ru45 IVI00UTE	6.2	-		5.1	5.1	5.1	5.1	5.1	5.1	5.1	5.1	5.1	5.1	5.1	5.1
	6.2	-		5.2	5.2	5.2	5.2	5.2	5.2	5.2	5.2	5.2	5.2	5.2	5.2
	6.4	-		5.4	5.4	5.5	5.5	5.5	5.5	5.0	5.5	5.5	5.5	5.5	5.5
	6.5	-	HMI	5.5	5.4	5.5	5.4	5.4	5.4	5.5	5.4	5.4	5.4	5.4	5.4
	6.6	1	HMI	5.6	5.6	5.5	5.5	5.6	5.5	5.6	5.5	5.5	5.6	5.5	5.6
	6.7		HMI	5.7	5.7	5.7	5.0	5.7	5.0	5.7	5.0	5.0	5.0	5.0	5.0
	6.8	-	HMI	5.8	5.8	5.8	5.8	5.8	5.8	5.8	5.8	5.8	5.8	5.8	5.8
Profibus module	7.1	-	PLC	6.1	61	61	61	61	61	61	61	6.1	6.1	61	61
	72	-	PIC	6.2	6.2	6.2	62	6.2	6.2	6.2	6.2	6.2	6.2	6.2	6.2

Figuur B2-5 Pinnen en modules per machine

(Goss Contiweb, 2017)(Harting, 2017) (Lapp, 2017)





Bijlage 3: Eplan tekeningen en schetsen

De elektrische schema's zijn uitgewerkt in het tekenpakket Eplan, hiervoor zijn eerst schetsen gemaakt van hoe deze tekeningen er uit zouden moeten gaan zien. Op de volgende pagina's zijn de verschillende elektrische schetsen te vinden, op de pagina's hierna de daadwerkelijke Eplan tekeningen. Bij de Eplan tekeningen is er voor gekozen om niet de vaste layout van dit verslag aan te houden aangezien hierdoor de tekeningen te ver verkleind en hierdoor moeilijk leesbaar worden.



Document: AFST_TB Bijlage 3 Eplan tekeningen	Auteur: Jarno Meijer
en schetsen v1	
Datum: 8-6-2017	Pagina 1 van 12





×	Document: AFST_TB Bijlage 3 Eplan tekeningen en schetsen v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 2 van 12





X	Document: AFST_TB Bijlage 3 Eplan tekeningen en schetsen v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 3 van 12









-



	Document: AFST_TB Bijlage 3 Eplan tekeningen en schetsen v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 5 van 12



					_						
			100								voeding
lot	ģ		2.5					K4.2.1	>H1.0.1.1	2	>1
4 S	6HB(NUE	1	-0 ⁻²				K4.2.2	>H1.0.1.1:	3	>1
ack 00SI	x24V 135- 135- K4.9 K4.9	MOC						K4.2.3	>H1.0.1.14	+ -	> H1.0.3.10
K9 F ET 2(AO 4 SES7 DDA1 DUT DUT		8	Ŭ				K4.2.4	>H1.0.1.1:	-	> H1.0.3.11
			2					K4.3.1	>H1.0.1.10	כ ז	>1
∞			ac a					K4.3.2	>H1.0.1.1	/	>1
slot	ģ		3					K4.3.3	>H1.0.2.1		>1
P P	0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	AULE	1	-0				K4.3.4	>H1.0.2.2		>1
Racl 00S	K24V 132- 132- K4.8 K4.8 K4.8 K4.8	MOD		<u>_</u>				K4.4.1	>H1.0.2.3		>1
-K8 ET 2	00 45 100 T 100 T 100 T 100 T 100 T 100 T		8	~				K4.4.2	>H1.0.2.4		>1
			NIC I					K4.4.3	>H1.0.2.14	+ -	>1
			NC G					K4.4.4	>H1.0.2.1	5	>1
	ģ		8 1						>======================================	7	>1
	DC 6HD	VISIO		-OE				K4.5.2	>П1.0.2.1	/	>1
* • •	x24V 132- K7.1 K7.2 K7.3 K7.3	AUX 8		~*				K4.5.3	>H1.0.3.1		>1
NOX 10	00 4 00 1 00 1 00 1 00 1 00 1		2	~				K4.5.4	>П1.0.3.2		>1
¥ a a F			C C					K4.0.1	>======================================		>1
			N.G					K4.0.2	>H1.0.3.4		>1
	-000	~	212					K4.0.3	>======================================		>1
	VDC -6HD 5.1 5.2 5.2	VISIO		-O ^E				K4.0.4	>======================================		>1
400	132 132 1 1 1 1 1 1 1 1 1 1 1 2 1 1 2 1 3 2 1 3 2 1 3 2 1 3 2 1 3 2 1 3 2 1 3 2 1 3 2 1 3 2 1 3 2 1 1 2 2 1 1 1 2 2 1 1 1 1 1 1 1 1 2 1	7 AUX B		0				K4.7.1	>n1.0.3./		~1
Soot NOX	D0 2 6657 6657 001 001 001 001 001	570. 1570.	24					K4.7.2	NC		
+ a or E		11	VICC					K4.7.3	NC		
			WC-00					K4.7.4	NC		
	-000	4	C17					K4.8.1	NC		
	VDC -6HC -6HC -6HC -6HC -6HC -6HC -6HC -6H	ALSO A		<u>~</u>				K4.0.2	NC		
4 10 4	132- 132- 132- 132- 132- 132- 132- 132-	AUX 1		<u>_</u>				K4.0.5	NC		
S NOT T 2002	D0 7 001 001 001 001		8					K/ Q 1	NC NH1 0 2 8		NH1020
+ = 0 =			, we	_				K4.5.1	NC		> 111.0.2.9
			WC-1					K4.5.2	NC		
	-000	8						*1 = H1.	.0.3.12		
	VDC -6HL 4.1 4.2 4.3	BUSB		~ <u>~</u>				De outp	uts die nog niet	gebruikt wo	orden zullen nog
448	4x24 7132 1 . K4. . K4. . K4.	AUX		<u>_</u>				geen vo	eding krijgen		
K4 NOX SLOT			89							1	
u			NAC	_					D410-2		
			MC-1						X150P1		
	-000	ž		-							
	PVDC 2-6HI 3.1 3.2 3.3 3.4	BUSB		°						1	
4 m 8	4x24 7132 1 1 1 1 1 1 1 4 1 1 1 4 1 1 1 4	AUX		-0 [±]				1/4			
KACK SLOT SLOT			MC					/1.0	0.00	1 m	
	-	└	1.00	-					X A	N.	
			1							ון וכ	
	1000 1000	×.		x					ROFINET RAS PR		
	4VD. 2-6F 2-2.1 2.2 2.3 2.3	(BUSE	80.	8 				[-VE		
408	4x2 5713 31 T K4 T K4 T K4 T K4	ON ON	LI-DWA	<u>۔</u>					/1.0		
KACK BACK				BL							
	<u> </u>	<u> </u>		edir							
_			-5	<u>×</u> ×							
LS N				rne							
-6P		Ĕ.,	80-0	tte							
1155		-X5 PS2 ADAP	45								
≧		BUS		0 [±]	[
			21-	21-344		~	1				
					117	30					
					AC	AC					
						>					



Document: AFST_TB Bijlage 3 Eplan tekeningen	Auteur: Jarno Meijer
en schetsen v1	
Datum: 8-6-2017	Pagina 6 van 12





	Document: AFST_TB Bijlage 3 Eplan tekeningen	Auteur: Jarno Meijer
	en schetsen v1	
Fontys	Datum: 8-6-2017	Pagina 7 van 12





~	Document: AFST_TB Bijlage 3 Eplan tekeningen en schetsen v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 8 van 12





X	Document: AFST_TB Bijlage 3 Eplan tekeningen en schetsen v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 9 van 12



=CON+S60/1.0

=CON+S60/1.0

=101+560/1.0

=LIM+S60/1.3







Harting H2.0 (Housing)



X	Document: AFST_TB Bijlage 3 Eplan tekeningen en schetsen v1	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 11 van 12



HARTING H1.0 (Housing)

Harting H1.0.1		Harting H1.0.1					
	17 ninnen		DI: IN	H1.0.1.1	>X121.1		
	17 phillen		DI: IN	H1.0.1.2	>X121.2		
			DI: IN	H1.0.1.3	>X121.3		
			DI: IN	H1.0.1.4	>X121.4		
	Harting H1.0.2		DI: IN	H1.0.1.5	>X120.3		
	17 pinnen		DI: IN	H1.0.1.6	>X120.4		
			DI: IN	H1.0.1.7	>X120.6		
			DI: IN	H1.0.1.8	>X120.7		
		1	DI: IN	H1.0.1.9	>X120.9		
	Harting H1.0.3		DI: IN	H1.0.1.10	>X120.10		
	17 pinnen		DI: IN	H1.0.1.11	>X130.1		
			DO: OUT	H1.0.1.12	>K4.2.1		
			DO: OUT	H1.0.1.13	>K4.2.2		
	Harting H1.0.4		DO: OUT	H1.0.1.14	>K4.2.3		
	3 ninnen		DO: OUT	H1.0.1.15	>K4.2.4		
	5 pinnen		DO: OUT	H1.0.1.16	>K4.3.1		
			DO: OUT	H1.0.1.17	>K4.3.2		
	Harting H1.0.5						
	Dummie						
	Harting 111 0 C						
	8 pinnen						

Harting H1	.0.2	
DO: OUT	H1.0.2.1	>K4.3.3
DO: OUT	H1.0.2.2	>K4.3.4
DO: OUT	H1.0.2.3	>K4.4.1
DO: OUT	H1.0.2.4	>K4.4.2
24I: IN	H1.0.2.5	>X130.6
240: OUT	H1.0.2.6	>PISA1+
240: OUT	H1.0.2.7	>PISA1+
AO: OUT	H1.0.2.8	>K4.9.1
AO: REV	H1.0.2.9	>K4.9 REV
DI: IN	H1.0.2.10	>X121.7
DI: IN	H1.0.2.11	>X121.8
DI: IN	H1.0.2.12	>X121.10
DI: IN	H1.0.2.13	>X121.11
DI: IN	H1.0.2.14	>X131.1
DO: OUT	H1.0.2.15	>K4.4.3
DO: OUT	H1.0.2.16	>K4.4.4
DO: OUT	H1.0.2.17	>K4.5.1
DO: OUT	H1.0.2	>K4.5.2

Harting H1	Harting H1.0.3				
DO: OUT	H1.0.3.1	>K4.5.2			
DO: OUT	H1.0.3.2	>K4.5.3			
DO: OUT	H1.0.3.3	>K4.5.4			
DO: OUT	H1.0.3.4	>K4.6.1			
DO: OUT	H1.0.3.5	>K4.6.2			
DO: OUT	H1.0.3.6	>K4.6.3			
DO: OUT	H1.0.3.7	>K4.6.4			
DO: OUT	H1.0.3.8	>K4.7.1			
240: OUT	H1.0.3.9	>PISA1+			
241: IN	H1.0.3.10	>K4.2.3 IN			
241: IN	H1.0.3.11	>K4.2.4 IN			
24I: IN	H1.0.3.12	>K4. 2-8 IN			
F	H1.0.3.13				
F	H1.0.3.14				
F	H1.0.3.15				
F	H1.0.3.16				
NC					
*F' FREF BUT NOT USED					
NC by default					

Harting H1.0.4			
2300: OUT H1.0.4.1	L1		
2300: OUT H1.0.4.2	M1		
2300: OUT H1.0.4.3	Aarde		

Harting H1.0.5 Dummie: geen aansluitingen

Harting H1	.0.6		
Encoder	H1.0.6.1	>Enc1	
Encoder	H1.0.6.2	>Enc2	
Encoder	H1.0.6.3	>Enc3	
Encoder	H1.0.6.4	>Enc4	
Reference	H1.0.6.5	>Rev5	
NC			
NC			
NC			



Document: AFST_TB Bijlage 3 Eplan tekeningen	Auteur: Jarno Meijer
en schetsen v1	
Datum: 8-6-2017	Pagina 12 van 12

Panelshop

2

3

Information Informatie

1

0

Project name Projectnaam Equipment / Serial number Machine type Machinetype Customer name Klantnaam Location Locatie

: Multi testbox

4

- : Testbox 0001
- : Pressconnections

5

6

7

: CONTIWEB

Electrical specification Elektrische specificatie

Incoming main power only with copper wire and according to local requirements Inkomende hoofdvoeding alleen met koper en conform lokale eisen

Mains type Nettype		: TN/TT
Number of phases Aantal fase		: 3 Phase
Mains voltage Netspanning		: 400 VAC
Frequency Frequentie		: 50 Hz
Total full-load amperes Totale vollast stroom	Ιb	: 19 A
Main fuse Hoofdzekering	In	: 25 A
Largest motor (FLA) Grootste motor (FLA)		: 0,38 A
Residual-current device value Aardlekschakelaar		: na
Short-circuit current rating Kortsluitstroom		: 10 kA
Control voltage Stuurspanning		: 24 VDC /
Installed power Geinstalleerd vermogen		: 11 kW
Installation according to EN60204-1 Installatie volgens EN60204-1		: yes
Installation according to UL508A / NFPA 79		: no
Enclosure type rating		: IP 55

ΓN/TT	
3 Phase + PE	
100 VAC + PE	
50 Hz	

Enclosed Industrial control Panel

```
/ 230 VAC
```

Panelshop Engineer Bergmans INFORMATION PAGE Multi testbox P.O. Box 203 S Date Eng. 4-1-2017 5830 AE Boxmeer (NL) **INFORMATIEBLAD** Testbox 0001 t +31 (0)485 597 111 Edit Eng. Mark Bergm CONTIWEB e contiweb.info@contiweb.con CONTIWEB Title page order Edit Date 29-5-2017 rade register Findhoven 17167501 Titel pagina order Print date 1-6-2017 Eplan 2.6.3



Document: WH7001471	/-	=	
Source:		+	
Copy from:			
Retrofit:		Page:	1
Service delivery:		Total:	1/50

Revision	Inform	nation:
----------	--------	---------

1

0

Network Nutrication I Image:	D	_	
Image:	Revision	Function	Modification
Image:			
Image:			
Image:			
Image:			
Image:			
Image:			
Image:			
Image:			
Image:			
Danelshon			
Danalshan			
Danalshan			
Danalshan			
Danalchan			
		1	Danalchan

3

4

5

6

7

2

Panelshop



Panelshop

	Engineer Bergmans	Multi testbox
P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tactbox 0001
t +31 (0)485 597 111	Edit Eng.	
Trade register Eindhoven 17167501	Edit Date 10-4-2017	CONTIWEB
	Print date 1-6-2017	Eplan 2.6.3

INFORMATION PAGE INFORMATIEBLAD Project revision overview

Ву	Date	Change nr.

8

Panelshop

9

8000

Document: WH7001471 /-	=	
Source:	+	
Copy from:		
Retrofit:	Page:	3
Service delivery:	Total:	2/50

	0				1			2	2				3			4	1				5			6				7	
	e																												
	nam																						 						
	Cable														 								 		 				
		-												 	 								 	 	 				
	<u> </u>														 														
					Target designation + Connection point (+ wire code)		=CAB1+S01-GND1.1																						
		Strip	+ 		jumper	-	-																						
	t				terminal	ND1	QND																						
					<u> </u>																								
					Target designation + Connection point	=HMI1+S01-PC1 P																							
do																													
h																													
n el																													
an Jra	me													 	 									 	 				
P ₂ ag	le na													 	 								 	 	 				
di	Cab														 										 				
a															 										 				
in																													
LU																													
Le																									Pa	ne	els	hc	ממ
		P	0. Box 202		Engineer Bergn	mans	Μι	ulti te	estbo	ох							INF		1ATI	ON I	PAGE							-	<u> </u>
	J //⊑'	5 5	830 AE Boxmeei +31 (0)485 597	r (NL) ' 111	Date Eng. 4-1-2 Edit Eng. Mark	017 Bergma	Testbox 0001				INF	ORM	1ATI	EBL	٩D														
solutions to impress e contiweb.info@contiweb.com Trade register Eindhoven 17167501 Edit Date 29-5-2017						2017								Terminal connection list															

Eplan 2.6.3

Print date 1-6-2017

Terminal connection list Klemmen aansluitlijst

	9			8	ł		
-							
ŭ							
ne							
hc							
ğ							
		<u> </u>					
I 8001					<u> </u>		

		0001	
Document: WH7001471 /-	=		
Source:	+		
Copy from:	'		
Retrofit:	Page:	8000	
Service delivery:	Total:	3/50	

		0			1			2	2				3				4	4				5				6			7	
	Panelshop																													
		e																												
		nam																												
		Cable																									 			
	+																													
					Target designation + Connection point (+ wire code)																									
		strip =+-X28			jumper	-	_	-	-																					
			II		terminal	35	36	GND	GND																					
				-																										
					Target designation + Connection point																									
0																														
b																														
ЧS		F																												
	E	-																							-					
Ŭ	<u>ה</u>	e																												
Da	ی ا	e nan																												
	<u>i</u>	Cable																												
-	<u></u>																													
-																														
-	Ē	F																												
	ן פ	-																									 			
ŀ	— L																										P۲	nelo	shc	<mark>n (</mark>
SUUU CON soluti	N I I I I I I I I I I	EB	P.O. Box 203 5830 AE Boxmeer t +31 (0)485 597 e contiweb.info@v Trade register Eindhover	(NL) 111 contiweb.com 17167501	Engineer Bergm Date Eng. 4-1-20 Edit Eng. Mark 8 Edit Date 29-5-2	nans 017 Bergmar 2017	Mı Te	Multi testbox Testbox 0001 CONTIWEB						INFORMATION PAGE INFORMATIEBLAD Terminal connection list																
	solutions to impress Trade register Eindhoven 1/16/501 Eult Date 25/3/2017 Eplan 2.6.3										Klemmen aansluitlijst																			

		9			8	ł		
ar								
ן פו								
S								
0								
ס								
FO/10	=IN							

Document: WH7001471 /-	=
Source:	+
Copy from:	
Retrofit:	Page: 8001
Service delivery:	Total: 4/50

	0	1	2		3	4		5	6			7		8		9	
	Structu	ure code list	Panelsł	юр													
	Code Code	Page description Paginabeschrijvin	n Ig		Code Code		Pag Pagi	ge description nabeschrijving			Code Code		F Pa	Page descript aginabeschrij	tion jving		
	+MACH	MACHINE LOCATION MACHINE LOKATIE															
	+S01	MAIN CABINET HOOFDSCHAKELKAST															
ſ	+S02	CABINET SCHAKELKAST															
	+OSL	ORDER SPECIFIC LENGTH CABLES ORDER SPECIFIEKE LENGTE KABELS															Pa
	+OV	OVERVIEW I/O OVERZICHT I/O															ne
	+SPL	SPARE PARTS LIST RESERVE ONDERDELENLIJST															lsh
	+CABLES																op
-	+H1																
	+H1.0																
	+H2																
-	+H2.0																
-																	
-																	
d																	
ho																	
els																	
an(
٩																	
-																	
-																	
-																	
_/8001										Pa	nelsh	ор				2	20
CON	TIWEB	P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501 Edit Date 29-5-2017 Print date 1-6-2017 Enlan	Iti testbox stbox 0001 NTIWEB 2.6.3			GEN ALGE Struc	ERAL IN EMENE I cture co	IFORMATION INFORMATIE de list					-	Document: WH70 Source: Copy from: Retrofit: Service deliverv'	001471 /-	- = INFC + Page: 10)

Panelshop

3

4

5

2

GENERAL INFORMATION

1

0

WIRE SPECIFICATION		COLOUR	MINIMUM (CE	CROSS SECTION AREA UL
MAIN CURRENT	: 200-600VAC	: BLACK	: 2.5	mm² 14 AWG
A.C. CONTROL CURRENT	: L	: RED	: 0.75	mm² 18 AWG
	: N	: WHITE	: 0.75	mm ² 18 AWG
	: SWITCHED CIRCUIT	: RED	: 0.5	mm² 20 AWG
D.C. CONTROL CURRENT	: +	: BLUE	: 0.75	mm² 18 AWG
	: -	: WHITE-BLUE	: 0.75	mm² 18 AWG
	: SWITCHED CIRCUIT	: BLUE	: 0.5	mm² 20 AWG
MEASURING AND	: +	: BLUE	: 0.75	mm² 18 AWG
REGULATION SIGNALS	: -	: WHITE-BLUE	: 0.75	mm² 18 AWG
EARTH		: GREEN-YELLOW	: 1 mi	m² 18 AWG
INTER CONNECTIONS		: ORANGE	: 1 m	m² 18 AWG

<u>IEC 60</u>	757 COLOUR-CODING EXPLANATION
WH	= WHITE
BN	= BROWN
GN	= GREEN
YE	= YELLOW
GY	= GRAY
PK	= PINK
BU	= BLUE
RD	= RED
BK	= BLACK
VT	= VIOLET
OG	= ORANGE
TQ	= TURQOISE
TT BG WHBN GNYE	 TRANSPARENT BEIGE WHITE-BLUE GREEN-YELLOW

6

7

LEGEND MATERIAL LIST

M =	=	ordered	by	BOM	mechanical	engineerin	ç
-----	---	---------	----	-----	------------	------------	---

- E = ordered by BOM electrical engineering
- CSL = configuration specific lenght of cable, ordered with CSL BOM
- OSL = order specific lenght of cable, ordered with OSL BOM



CONTIWEB

	-		
	Engineer	Bergmans	Multi testhox
P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng.	4-1-2017	Tostboy 0001
t +31 (0)485 597 111	Edit Eng.	Mark Bergmans	TESLOX UUUI
Trade register Eindhoven 17167501	Edit Date	29-5-2017	CONTIWEB
	Print date	1-6-2017	Eplan 2.6.3

GENERAL INFORMATION ALGEMENE INFORMATIE Project specifications general

Panelshop

F04_001_GCWB_235_Info-Project-Specifications-General_201	50917

9

Panelshop

8

KLAUKE STANDARD CABLE LUGS "R" ON FINE STRANDED WIRES.						
TOOL TYPE	mm²	AWG	NUMBER of CRIMPS			
K2 or K5 K2 or K5 K5 K5 K5 K5 or K6 K6 K6 K6	6 10 25 35 50 70 95 120	10 7 5 3 2 1/0 2/0 3/0 4/0	1 1 2 2 2 2 2 2 2 2 2 2 2 2			



١.	л	
۷	1	

Document: WH7001471 /-	= INFO
Source:	+
Copy from:	1
Retrofit:	Page: 20
Service delivery:	Total: 6/50

21

Panelshop

3

4

5

6

MOTOR INFORMATION

1

0

Wiring Motor (Δ)

2

Motor Power:			Motor (Current:	Wiring inside of	Field
			400/50	460/60	electrical cabinet	wiring connection
	KW /	HP	Amp.	Amp.	mm ² AWG	mm ² AWG
Δ	8	11	15,3	13,5	6 / 10	6 / 10
Δ	9	10,5	17,2	15,6	6 / 10	6 / 10
Δ	12	16	23,1	20,2	6 / 10	6 / 10
Δ	13,5	18	24,6	22,1	6 / 10	6 / 10
Δ	16	21,5	30,5	26,3	6 / 10	10 / 8
Δ	19	25,5	34,6	31,1	10 / 8	16 / 6
Δ	20	27	36	33	10 / 8	16 / 6
Δ	24	32	43,3	39,4	10 / 8	16 / 6
Δ	25	33,5	44,6	40,8	10 / 8	16 / 6
Δ	26	35	45,3	41,3	10 / 8	16 / 6
Δ	30	40	54,7	49,3	16 / 6	25 / 4
Δ	33	44	58,7	53,1	16 / 6	25 / 4
Δ	37	49,5	69,1	61,2	25 / 4	25 / 4
Δ	55	74,8	95,9	81,1	35 / 2	35 / 2

Motor Power:			Motor (Current:	Wiring inside of	Field	
			400/50	460/60	electrical cabinet	wiring connection	
	KW	/ HP	Amp.	Amp.	mm² AWG	mm² AWG	
٦	2	3	4,8	4,2	2,5 / 14	2,5 / 14	
٦	8	11	15,3	13,5	6 / 10	6 / 10	
٦	2,5	3,5	5,7	5,2	2,5 / 14	2,5 / 14	
٦	9	10,5	17,2	15,6	6 / 10	6 / 10	
٦	3	4	7,3	7	2,5 / 14	2,5 / 14	
٦	12	16	23,1	20,2	6 / 10	6 / 10	
٦	3,3	4,5	7,9	7,2	2,5 / 14	2,5 / 14	
٦	13,5	18	24,6	22,1	6 / 10	6 / 10	
۲	4	5,5	9,6	8,9	2,5 / 14	6 / 10	
۲ ۲	16	21,5	30,5	26,3	6 / 10	10 / 8	
٦	4,5	6	10,4	9,5	2,5 / 14	6 / 10	
٦	19	25,5	34,6	31,1	10 / 8	16 / 6	
٦	5,5	7,5	12,7	11,8	2,5 / 14	6 / 10	
٦	20	27	36	33	10 / 8	16 / 6	
٦	6	8	14,8	13,5	4 / 12	6 / 10	
٦	24	32	43,3	39,4	10 / 8	16 / 6	
٦	6,3	8,5	14,3	13,6	4 / 12	6 / 10	
٦	25	33,5	44,6	40,8	10 / 8	16 / 6	
٦	6,6	9	14,7	13,4	4 / 10	6 / 10	
٦	26	35	45,3	41,3	10 / 8	16 / 6	
٦	7,5	10	17,9	16,4	6 / 10	10 / 8	
٦	30	40	54,7	49,3	16 / 6	25 / 4	
٦	8,5	11	18,4	17,2	6 / 10	10 / 8	
٦	33	44	58,7	53,1	16 / 6	25 / 4	
ب	9	12	21	19,2	6 / 10	10 / 8	
۲ ۲	37	49,5	69,1	61,2	25 / 4	25 / 4	
人	15	20,4	31,5	27,1	10 / 8	16 / 6	
人 人	55	74,8	95,9	81,1	35 / 2	35 / 2	

Panelshop

20
OU
CONTIWEB
solutions to impress

Panelshop

P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Engineer	Bergmans	Multi testbox
	Date Eng.	4-1-2017	Tostboy 0001
	Edit Eng.	Mark Bergmans	TESLOX UUUI
	Edit Date	29-5-2017	CONTIWEB
	Print date	1-6-2017	Eplan 2.6.3

GENERAL INFORMATION ALGEMENE INFORMATIE Project specification motors

Wiring Motor 2/4-Pole Dahlander (YY/Y)

7

		8	9	
--	--	---	---	--

F04_001_GCWB_235_Info-Project-Specifications-Motors_20150730

Panelshop

	=MSW/1
Document: WH7001471 /-	= INFO
Source:	+
Copy from:	1
Retrofit:	Page: 21
Service delivery:	Total: 7/50

0	1	2	3	4	5	6	7
		Panels	shop				
			-				
Informa	tion						
Project nan Function na	ne ame		: WH7 :	7001471	/- = MSW		
Description	1		IAN : HOC	N SWITCH DFDSCHAKE	LAAR		
Description Description Machine ty	2 3		: : · Droc	sconnection			
			.1103		15		

Revision Information: MSW

Revision	Function	Modification
		Panelshop

=INFO/21

Panelshop



D.O. D. 202	Engineer B	Bergmans	Multi testbox
P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng. 4	+1-2017	Tacthay 0001
t +31 (0)485 597 111	Edit Eng. M	4ark Bergmans	
Trade register Eindhoven 17167501	Edit Date 2	24-3-2017	CONTIWEB
	Print date 1	-6-2017	Eplan 2.6.3

MAIN SWITCH HOOFDSCHAKELAAR Title / Revision page overview

∇
۵
D
S
Ο
σ
shop

9

Ву	Date	Change nr.
	By	By Date Image: Constraint of the second secon

8

 Document:
 WH7001471
 / =
 MSW

 Source:
 +
 +
 +

 Copy from:
 Page:
 1

 Retrofit:
 Page:
 1

 Service delivery:
 Total:
 8/50

+S01/1



Main voltage connection Hoofdvoeding aansluiting



Fastara Barrana		
Engineer Bergmans	Multi testhox	MAIN SWITCH
Date Eng. 4-1-2017		
Date Eng. 11201/	Testhay 0001	HOOFDSCHAKFLAAR
Edit Eng. Mark Bergman		
	CONTIMER	Electrical diagram
Edit Date 29-5-2017	CONTINED	
Print date 1-6-2017	Eplan 2.6.3	Elektrisch schema

Panelshop



Panelshop

Document: WH7001471 /-	= MSW
Source:	+ \$01
Copy from:	1 301
Retrofit:	Page: 1
Service delivery:	Total: 9/50

=VAC+/1

0	1	2	3	4		5	6	7						
		Panels	shop											
Informat	tion													
Project nam Function na	ne me		: WH7 :	7001471	/- = VAC									
Description	1		: CON STU	ITROL VOI URSPANN	LTAGE ING									
Description	2		:											
Description	3		: CE 8	k UL										
Machine typ)e		: Pres	sconnectio	ons									

Revision Information: VAC

Revision	Function	Modification
/1		Panelshop

=MSW+S01/1

Panelshop



		Engineer Bergmans	Multi testhox
	P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tacthoy 0001
R	t +31 (0)485 597 111 ́	Edit Eng.	Testbox 0001
	Trade register Eindhoven 17167501	Edit Date 16-5-2017	CONTIWEB
		Print date 1-6-2017	Eplan 2.6.3

CONTROL VOLTAGE STUURSPANNING Title / Revision page overview

J
۵
D
S
Ο
σ
shop

9

Ву	Date	Change nr.

8

 Document:
 WH7001471
 / =
 VAC

 Source:
 +
 +
 +

 Copy from:
 WH7001082 +
 +

 Retrofit:
 Page:
 1

 Service delivery:
 Total:
 10/50

+S01/2



Panelshop

+/1

- **ON** CONTIWEB
- Engineer Bergmans Multi testbox P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 Date Eng. 4-1-2017 Testbox 0001 Edit Eng. Mark Bergm e contiweb.info@contiweb.con CONTIWEB Edit Date 29-5-2017 Trade register Findhoven 17167501 Eplan 2.6.3 Print date 1-6-2017

CONTROL VOLTAGE STUURSPANNING Electrical diagram - 24VDC / 230VAC



Panelshop



Panelshop			8000
	Document: WH7001471	/-	= VAC
	Source:		⊥ S01
	Copy from:		
	Retrofit:		Page: 2
	Service delivery:		Total: 11/50

				1		1	F	Par	าย	lsł	10	р	,		4				 5	,			0				
-																								<u> </u>		<u> </u>	
: name															 									-		<u> </u>	-
Cable																											
	5	Control voltage		Target designation + (+ wire code)	-F3	-F3			-F3 2	-F3	-F3 4																
č	Strip	LUCL abinet S01 24VDC		jumper	-	•	•	•	-	-	•	•															
				terminal	÷	÷	4	μ	2+	+ ۳	4 +	5+															
		Terminal stri		ation	24V DC	0	μ	۸0	1L+	+24V	9	7															
				Target designa + Connection poi	=HMI1-PC1	=HMI1-PC1	=IO1-K0	=CON-K1	=IO1-K0	=CON-K1	=IO1-H102	=IO1-H102															
																								<u> </u>			
+															 									<u> </u>	<u> </u>	<u> </u>	
F																										<u> </u>	<u> </u>
name																											
Cable																								<u> </u>			
+															 									<u> </u>	<u> </u>	<u> </u>	
F																										<u> </u>	
																								Pi	an	els	sh
EB	P.O. Box 5830 AE t +31 (0) e contiwe	203 Boxmeer (NL 485 597 111 b.info@cont	.) iweb.co	Engineer Bergr Date Eng. 4-1-2 Edit Eng.	mans 017	Mu Te	ulti te stbo	estbo x 00	ox 01							CON STU	TRC URS)L V(PANI	AGE G	liat							

Panelshop	diagram
	al

o N								
CONTIWEB								
solutions to impress								

2

	Engineer Bergmans	Multi testbox					
er (NL)	Date Eng. 4-1-2017	Tocthoy 0001					
7 111 Deantiwoh.com	Edit Eng.						
20000000000000000000000000000000000000	Edit Date 18-5-2017	CONTIWEB					
	Print date 1-6-2017	Eplan 2.6.3					

Terminal connection list Klemmen aansluitlijst

	1	3				9		
								a
								ne
								S S
								hc
								p
								8001
			\ <u>\</u>	7001	/71	/	- 14	

Document: WH7001471 /-	= VAC
Source:	+ \$01
Copy from:	
Retrofit:	Page: 8000
Service delivery:	Total: 12/50

	0			1			2			3	3			4					5			6	,			7	
	Panelshop							,							 	 	,		 1								
	ne																										
	le nar																										
	Cab																										
																											-
		S	trol voltage	Target designation + Connection point (+ wire code)	5		6																				
		×	CO				Ę																				
		strip C+S01	inet S01 230VAC	jumper		_	7	-																			
		AC	(3 Cab	torminal	_		2														 						
			strip >	terminar																	 						
		11	Terminal	ation	1		2																				
				Target design + Connection p	=I01-H104		=I01-H104																				
0																											
L L																											
an Jra	ame																				 						
<u>a</u> <u>a</u>	ble n																				 			-	 		
р	Ca																							\rightarrow	 		+
lal																					 				 		
nir									_																 		_
urn																											
Te																								р-			
8000																								٢٥	SIS	IU	Ŋ
CONTIV solutions to impr	Engineer Bergm Date Eng. 4-1-20 Edit Eng. Mark I Edit Date 29-5-2 Print date 1-6-20	nans 017 Bergmans 2017 017	Muli Test CON	ti te tbox NTIV 2.6.3	stbox c 0001 VEB							CON STU Terr Kler	NTRO IURS mina nme	DL V SPAN al coi en ac	OLT/ ININ nnec	AGE G tion itliis	list										

		9				8	1		
ar									
le									
JS I									
0									
σ									
↓ +/1									
, <u>.</u> Г	- V	/	471	7001	۱۸/H-				

Document: WH7001471	/-	= VAC						
Source:		+ \$01						
Copy from:								
Retrofit:		Page: 8001						
Service delivery:		Total: 13/50						
0	1	2	3	4		5	6	7
----------------------------	-----------	--------	--------------	-----------	-------------	---	---	---
		Panels	shop					
			_					
Informa	tion							
Project nan Function na	ne ame		: WH7 :	7001471	/- = CON			
Description	1		: CON BES	ITROL SYS	STEM			
Description Description	2 3		:					
Machine ty	ре		: Pres	sconnecti	ons			

Revision Information: CON

Revision	Function	Modification
1/8001		Panelshop

=VAC+S01/8001

Panelshop



	D.O. B	Engineer	Bergmans	Multi testbox
	P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng.	4-1-2017	Tocthoy 0001
2	t +31 (0)485 597 111	Edit Eng.	Mark Bergmans	
	Trade register Eindhoven 17167501	Edit Date	24-3-2017	CONTIWEB
		Print date	1-6-2017	Eplan 2.6.3

CONTROL SYSTEM BESTURING Title / Revision page overview

J
۵
D
S
Ο
σ
shop

9

Ву	Date	Change nr.

8

+S01/1 Document: WH7001471 /- = CON Source: Copy from: Page: 1 Total: 14/50 Retrofit: Service delivery:



+/1				
		Engineer Bergmans	Multi testbox	CONTROL SYSTEM
ON	5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tacthox 0001	BESTIDING
CONTIWER	t +31 (0)485 597 111	Edit Eng. Mark Bergmans		DESTORING
solutions to impress	Trade register Eindhoven 17167501	Edit Date 29-5-2017	CONTIWEB	Electrical diagram
		Print date 1-6-2017	Eplan 2.6.3	Flektrisch schema



P.O. Box 203
S830 AE Boxmeer (NL)
t +31 (0)485 597 111
e contiweb.info@contiweb.com
Trade register Eindhoven 17167501Eng.Multi testbox
Testbox 0001CONTROL SYSTEM
BESTURINGDate Eng. 4-1-2017
Edit Eng.Date Eng. 4-1-2017
Edit Date 30-5-2017Date Signed and a set of test of t

	1011	/ -
Document: WH7001471 /-	= CON	
Source:	+ \$01	
Copy from:	- SOT	
Retrofit:	Page: 2	
Service delivery:	Total: 16	/50

0	1	2	3	4		5	6	7
		Panels	shop					
Informa	tion							
Project nan Function na	ne ame		: WH7 :	7001471	/- = IO1			
Description	1		: I/O : I/O :	SLAVE 1 SLAVE 1				
Description	2		:					
Description	3		:					
Machine ty	be		: Pres	sconnectio	ons			

Revision Information: IO1

Revision	Function	Modification
/2		Panelshop

=CON+S01/2

Panelshop



P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Engineer	Bergmans	Multi testbox
	Date Eng.	4-1-2017	Tocthoy 0001
	Edit Eng.	Mark Bergmans	TESLOX UUUI
	Edit Date	24-3-2017	CONTIWEB
	Print date	1-6-2017	Eplan 2.6.3

I/O SLAVE 1 I/O SLAVE 1 Title / Revision page overview

J
۵
D
S
Ο
σ
shop

9

Ву	Date	Change nr.

8

 Document:
 WH7001471
 / =
 IO1

 Source:
 +
 +
 +
 +

 Copy from:
 Page:
 1
 1

 Service delivery:
 Total:
 17/50

+S01/1

IM155-6PN-ST Name: IP adress: 192.168.1.2

Panelshop





VAC/5A NO ST	-K8 RACK 4 SLOT 8 ET 200SP AQ 2XU/I HS FURTHER /10.0 /10.2
SAR	ALIX BUSBAR
м	O _{L+} M

	U
Ω	Ŭ
	3
	D
U	0
_	5
C	2
τ	3

			2
Document: WH7001471	/-	= I	01
Source:		+ s	01
Copy from:		. 3	UT
Retrofit:		Page:	1
Service delivery:		Total:	18/50

				•	1		1
0	1	2	3	4	5	6	7



Panelshop

CONTIWEB solutions to impress

D.O. D	Engineer Bergmans	Multi testbox	I/O SLAVE 1
5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tostboy 0001	I/O SLAVE 1
t +31 (0)485 597 111	Edit Eng. Mark Bergmans		
Trade register Eindhoven 17167501	Edit Date 29-5-2017	CONTIWEB	Electrical diagram - Interface module
	Print date 1-6-2017	Eplan 2.6.3	

Panelshop

8	9

Panelshop

Document: WH7001471	/-	= I(01	
Source:		+ 5	01	
Copy from:		' '	OT.	
Retrofit:		Page:	2	
Service delivery:		Total:	19/50	



Panelshop



ON CONTIWEB

D.O. D. 202	Engineer	Bergmans	Multi testhox
P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Date Eng.	4-1-2017	Toctbox 0001
	Edit Eng.	Mark Bergmans	TESLOX UUUI
	Edit Date	29-5-2017	CONTIWEB
	Print date	1-6-2017	Eplan 2.6.3

Electrical diagram - Dig. outputs slot 1

uncti	etekst]		
nbolis	sch adres]		
D0.4	4.1.3 RQ 4x120V	ET 200SP /DC-230VAC/5A NO ST) -
0) 8 RQ3-	DO 3	
	11		
	COL		
۲ ۲	F -		
C F	6.3 C		

Document: WH7001471 /-	= IO1
Source:	↓ \$01
Copy from:	
Retrofit:	Page: 3
Service delivery:	Total: 20/50

Panelshop

0	1	2	3	4	5	6	7
		Panels	shop				



=IO1-H102 = Plug H102



P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Engineer Bergmans	Multi testbox
	Date Eng. 4-1-2017	Tocthoy 0001
	Edit Eng.	
	Edit Date 22-5-2017	CONTIWEB
	Print date 1-6-2017	Eplan 2.6.3

I/O SLAVE 1 I/O SLAVE 1 Electrical diagram - Dig. outputs slot 2

Panelshop

= **IO1** Document: WH7001471 /- | Source: + **S01** Copy from: 4 21/50 Retrofit: Page: Total: Service delivery:

5

Panelshop

9

0	1	2	3	4	5	6	7
		Panels	shop				



ON CONTIWEB

P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111

e contiweb.info@contiweb.com

Trade register Eindhoven 17167501

Engineer Bergmans

Date Eng. 4-1-2017

Print date 1-6-2017

Eplan 2.6.3

Edit Eng.



8

Document: WH7001471 /-	= IO1
Source:	+ \$01
Copy from:	1 301
Retrofit:	Page: 5
Service delivery:	Total: 22/50

6

Panelshop

0	1	2	3	4	5	6	7
		Panels	shop				



=IO1-H103 = Plug H103



D.O. D	Engineer Bergmans	Multi testbox
5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tocthoy 0001
t +31 (0)485 597 111	Edit Eng.	
Trade register Eindhoven 17167501	Edit Date 22-5-2017	CONTIWEB
	Print date 1-6-2017	Eplan 2.6.3

I/O SLAVE 1 I/O SLAVE 1 Electrical diagram - Dig. outputs slot 4

Panelshop

Document: WH7001471	/-	= IC	D1	
Source:		+ 5	01	
Copy from:		1.2	OT .	
Retrofit:		Page:	6	
Service deliverv:		Total:	23/50	

7

Panelshop

9

0	1	2	3	4	5	6	7
		Panels	shop				



ON CONTIWEB



8

Document: WH7001471 /-	= IO1
Source:	⊥ S01
Copy from:	- 501
Retrofit:	Page: 7
Service delivery:	Total: 24/50

8

Panelshop

0	1	2	3	4	5	6	7
		Panels	shop				





functietekst]	
mbolisch adres]	
DO.4.6.3 ET 200SP BO 4x120VDC-230VAC/5A NO ST	
8 4 6 RQ3- DO3	

8

Document: WH7001471 /-	= IO1
Source:	+ \$01
Copy from:	- 501
Retrofit:	Page: 8
Service delivery:	Total: 25/50

9

Panelshop

0	1	2	3	4	5	6	7
		Panels	shop				

[functietekst]	[functietekst]	[functietekst]	[functietekst]	
-[symbolisch adres]	-[symbolisch adres]	-[symbolisch adres]	-[symbolisch adres]	
-K7 DO.4.7.0 ET 200SP RQ 4x120VDC-230VAC/5A NO ST 1 0 5 4 7 RQ0+ DO0	-K7 DO.4.7.1 ET 200SP RQ 4x120VDC-230VAC/5A NO ST 6 4 7 RQ1+ DO 1	-K7 DO.4.7.2 ET 200SP RQ 4x120VDC-230VAC/5A NO ST 7 4 7 RQ2+ DO2	-K7 DO.4.7.3 ET 200SP RQ 4x120VDC-230VAC/5A NO ST 8 4 7 RQ3+ RQ3- DO 3	



D.O. D	Engineer Bergmans	Multi testbox					
5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tocthoy 0001					
t +31 (0)485 597 111	Edit Eng.						
Trade register Eindhoven 17167501	Edit Date 17-5-2017	CONTIWEB					
	Print date 1-6-2017	Eplan 2.6.3					

I/O SLAVE 1 I/O SLAVE 1 Electrical diagram - Dig. outputs slot 7

Panelshop

Document: WH7001471 /-	= IO1
Source:	+ \$01
Copy from:	1 301
Retrofit:	Page: 9
Service delivery:	Total: 26/50

10

Panelshop

9

3

4

5

6

7

2

	[functietekst]		[functietekst]	
	-[symbolisch adres]		-[symbolisch adres]	
-K8 /1.8	$\begin{array}{c} \text{AI.4.8.0} \\ \begin{array}{c} & \\ & \\ & \\ & \\ & \\ & \\ & \\ & \\ & \\ & $	ET 200SP AQ 2xU/I HS 4 8 AO 0	$\begin{array}{c ccccc} -K8 & AI.4.8.1 & ET & 2i \\ /1.8 & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & & & \\ & & & & \\ & & & & & \\ & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & \\ & & & & & \\ & & & & \\ & & & & \\ & & & & & \\ & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & & \\ & & & & \\ & & & & & \\ & & & & & \\ & & & & \\ & & & & & \\$	00SP /I HS 1

Panelshop

0

1



D.O. D. 202	Engineer Bergmans	Multi testbox
P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tocthoy 0001
t +31 (0)485 597 111	Edit Eng.	
Trade register Eindhoven 17167501	Edit Date 18-5-2017	CONTIWEB
	Print date 1-6-2017	Eplan 2.6.3

=I01-H102 - ∰)-/4.5 =I01-H102 - ∰)-/4.5

I/O SLAVE 1 I/O SLAVE 1 Electrical diagram - Analog output slot 8

Panelshop

8	9

Panelshop

Document: WH7001471 = **IO1** /-Source: + **S01** Copy from: Page: 10 Total: 27/50 Retrofit: Service delivery:

=PRE+/1

0	1	2	3	4		5	6	7
		Panels	shop					
			-					
Informa	tion							
Project nan Eunction na	ne		: WH7	7001471	/- = PRF			
T directori ne			·					
Description	1		: PRE PER	SS CONNE SVERBINE	ECTION DINGEN	IS I		
Description	2		:					
Description	3		:					
Machine ty	ре		: Pres	sconnectio	ons			

Revision Information: PRE

Revision	Function	Modification
 10		Panelshop

=IO1+S01/10

Panelshop



	D.O. Dev 202	Engineer	Bergmans	Multi testbox
	P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng.	4-1-2017	Tactbox 0001
8	t +31 (0)485 597 111	Edit Eng.	Mark Bergmans	
	Trade register Eindhoven 17167501	Edit Date	24-3-2017	CONTIWEB
		Print date	1-6-2017	Eplan 2.6.3

PRESS CONNECTIONS PERSVERBINDINGEN Title / Revision page overview

J
۵
D
S
Ο
σ
shop

9

Ву	Date	Change nr.
	By	By Date Image: Constraint of the second secon

8

+S01/8000 <u>Document: WH7001471 /-</u> = PRE Source: + Copy from: Retrofit: Page: 1 Service delivery: Total: 28/50

	0			1			2				3				4					5					6					7	
		1	1			1	Pa	ne	Ish	lob)		 											,		,	,	,			
	me																														
	le na																														
	Cab																														
																															-
																					-										-
		-X1		Target designation + Connection point (+ wire code)																											
		E+S01		jumper	-	-																									
		RI		terminal	12	DND																									
		Π	-																		_										+
				Target designation + Connection point																											
0																															
do																															
sh																															
<u>n</u>																															-
an Jra	ame																														-
Pi Jac	ble në																				-										-
q	Cal												 																		-
lal													 																		_
nir													 																		
ern													 																		
Ĕ																											Ð-	s m	لملح	h	m
+/1				Engineer Bergm	lans	N. A. 11-	L 1																				ГО	1110	212	IU	Ч
P.O. Box 203 S830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501			Test	Multi testbox Testbox 0001 CONTIWEB							PERSVERBINDINGEN Terminal connection list																				

Document: WH7001471 /-	= PRE
Source:	+ \$01
Copy from:	
Retrofit:	Page: 8000
Service delivery:	Total: 29/50

		0			1			:	2				3	3				4	1				5				6	5				7	
	F	,		1		1	1	P	Par	າຍ	lst	10	p	1	1										 						1	1	
		e [
		e nan																															-
		Cable																									\vdash						-
	_																																
			-X2		Target designation + (+ wire code)																												
			E+S01		jumper	-	-	-	-	-	-	-	-	-	-	-	-	-															
			PRE		terminal	Ħ	12	18	23	24	25	26	27	28	29	30	GND	GND															
			II		Target designation + Connection point																												
d																																	
Q																																	
<u>ר</u>																																	
שא		ſ																															
		me																															-
	5	le na																								<u> </u>							
÷	5	Cab																															
inal	5																																
8	=	f																															-
<u>ר</u>	5	ŀ																								┝──┤							
H	• [P=	and	əlc	h	m
8000	N W to impress	ΈB	P.O. Box 203 5830 AE Boxmeer t +31 (0)485 597 e contiweb.info@c Trade register Eindhoven	(NL) 111 contiweb.com 17167501	Engineer Bergn Date Eng. 4-1-20 Edit Eng. Mark Edit Date 29-5- Print date 1-6-20	nans 017 Bergmar 2017 017		Ilti te stbo NTI	estbo x 00 WEB	ox 01 }									PRE PER Terr Kler	SS (SVE mina mme	CON RBII al co en aa	NEC NDIN nnec	TION IGEN tion	IS I list t					<u> </u>	<u> </u>			<u>'</u>

		9				3	1		
ס									
ar									
l e									
h sh									
\overline{Q}									
]									
11+/1	=HM	,	474	7001	<u> </u>				

Document: WH7001471 /-	= PRE
Source:	+ \$01
Copy from:	1 501
Retrofit:	Page: 8001
Service delivery:	Total: 30/50

0	1	2	3	4		5	6	7
		Panels	shop					
Informa	tion							
Project nan Function na	ne ame		: WH7 :	7001471	/- = HMI	1		
Description	1		: HUM BED	1an Mach Ieningsp	IINE IN ⁻ ANEEL	Terface 1 1		
Description	2		:					
Description	3		:					
Machine ty	ре		: Pres	sconnectio	ons			

Revision Information: HMI1

Revision	Function	Modification
1/8001		Panelshop

=PRE+S01/8001

Panelshop



D.O. D. 202	Engineer	Bergmans	Multi testhox
P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng.	4-1-2017	Tactbox 0001
t +31 (0)485 597 111	Edit Eng.	Mark Bergmans	
Trade register Eindhoven 17167501	Edit Date	24-3-2017	CONTIWEB
	Print date	1-6-2017	Eplan 2.6.3

HUMAN MACHINE INTERFACE 1 BEDIENINGSPANEEL 1 Title / Revision page overview Titel / Revisie overzicht pagina

J
۵
D
S
Ο
σ
shop

9

Ву	Date	Change nr.
	By	By Date Image: Constraint of the second secon

8

+S01/1

Document: WH7001471 /-	= HMI1
Source:	+
Copy from:	1
Retrofit:	Page: 1
Service delivery:	Total: 31/50





8	9

Panelshop

Document: WH7001471	/-]= H	MI1
Source:		+ 5	01
Copy from:		· J	UT .
Retrofit:		Page:	1
Service delivery:		Total:	32/50

		0			1				<u> </u>		l hc		3			4	ł				5			 6			7	
	F								all		5110	Ψ		1	I									 	 		,	
		me																										
elshop m	ole na																											
	Cat																											
			1-X1		Target designation + (+ wire code)																							
			1+S0		jumper	-																						
			Ξ		terminal	ND																						
			Ī			U																			 			
			II		Target designation + Connection point																							
Q																												
<u>s</u>	_																											
Jel m		F																										
ה <u>ה</u>	5	ame																										
<u> </u>	ם ו	able r																										
τ	<u> </u>																											
	<u> </u>	F																										
		+																										
	D	-		+																		+						
	- [Pa	inels	shc	מכ
P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiveb.info@contiweb.com Trade register Eindhoven 17167501 Engineer Bergmans Date Eng. 4-1-2017 Edit Eng. Edit Date 16-5-2017 Print date 1-6-2017						Mu Tes CO	lti tes stbox NTIV 2.6.3	stbox 000 VEB	x)1							HUN BED Terr Klen	4AN DIENI minal mmei	MAC NGS I cor	HINE PANE nectionsluit	INTE EL 1 on lis	RFA t	CE 1					<u> </u>	

		9				3	1		
ar									
l le									
S									
0									
ס									
] +OV/1	=PLC-								
		,	474	7004	\ A /I I -				

1	Document: WH7001471 /-	= HMI1
	Source:	⊥ S01
- [Copy from:	1 301
	Retrofit:	Page: 8000
	Service delivery:	Total: 33/50

I/O overview diagram

1

0

Panelshop

3

Group Rack Module

4

4

4

4

4

4

4

4

[symbolisch adres]

[symbolisch adres]

[symbolisch adres]

[symbolisch adres]

2

5

6

[functietekst]

[functietekst]

[functietekst]

[functietekst]

Panelshop

7

						Project Name: WH7001471		
Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Function Text	Terminal
=IO1+S01-K1	DO.4.1.0	=IO1+S01/3		4	1	[symbolisch adres]	[functietekst]	5
=IO1+S01-K1	DO.4.1.1	=IO1+S01/3		4	1	[symbolisch adres]	[functietekst]	6
=IO1+S01-K1	DO.4.1.2	=IO1+S01/3		4	1	[symbolisch adres]	[functietekst]	7
=IO1+S01-K1	DO.4.1.3	=IO1+S01/3		4	1	[symbolisch adres]	[functietekst]	8

4

Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Function Text	Terminal
=IO1+S01-K2	DO.4.2.0	=IO1+S01/4		4	2	[symbolisch adres]	[functietekst]	5
=IO1+S01-K2	DO.4.2.1	=IO1+S01/4		4	2	[symbolisch adres]	[functietekst]	6
=IO1+S01-K2	DO.4.2.2	=IO1+S01/4		4	2	[symbolisch adres]	[functietekst]	7
=IO1+S01-K2	DO.4.2.3	=IO1+S01/4		4	2	[symbolisch adres]	[functietekst]	8

Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Function Text	Terminal
=IO1+S01-K3	DO.4.3.0	=IO1+S01/5		4	3	[symbolisch adres]	[functietekst]	5
=IO1+S01-K3	DO.4.3.1	=IO1+S01/5		4	3	[symbolisch adres]	[functietekst]	6
=IO1+S01-K3	DO.4.3.2	=IO1+S01/5		4	3	[symbolisch adres]	[functietekst]	7
=IO1+S01-K3	DO.4.3.3	=IO1+S01/5		4	3	[symbolisch adres]	[functietekst]	8

Symbolic Adress

Device tag PLC

=IO1+S01-K4

=IO1+S01-K4

=IO1+S01-K4

=IO1+S01-K4

Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Function Text	Terminal
=IO1+S01-K5	DO.4.5.0	=IO1+S01/7		4	5	[symbolisch adres]	[functietekst]	5
=IO1+S01-K5	DO.4.5.1	=IO1+S01/7		4	5	[symbolisch adres]	[functietekst]	6
=IO1+S01-K5	DO.4.5.2	=IO1+S01/7		4	5	[symbolisch adres]	[functietekst]	7

=HMI1+S01/8000



2 O Box 203	Engineer Bergmans	Multi testbox
P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tostbox 0001
: +31 (0)485 597 111 ́ contiweb info@contiweb cor	Edit Eng.	
Trade register Eindhoven 17167501	Edit Date 17-5-2017	CONTIWEB
	Print date 1-6-2017	Eplan 2.6.3

Address

DO.4.4.0

DO.4.4.1

DO.4.4.2

DO.4.4.3

Placement

=IO1+S01/6

=IO1+S01/6

=IO1+S01/6

=IO1+S01/6

PROGRAMMABLE LOGIC CONTROLLER PROGRAMMEERBARE LOGISCHE EENHEID PLC diagram PLC-diagram

8	9

Panelshop

Function Text	Terminal
	5
	6
	7
	8

Document: WH7001471 /-	= P	LC
Source:	+ o	V
Copy from:		
Retrofit:	Page:	1
Service delivery:	Total:	34/50

I/O overview diagram

1

0

Panelshop

2

Project Name: WH7001471

5

6

Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Fu
=IO1+S01-K5	DO.4.5.3	=IO1+S01/7		4	5	[symbolisch adres]	[functietekst]

4

3

Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Function Text	Terminal
=IO1+S01-K6	DO.4.6.0	=IO1+S01/8		4	6	[symbolisch adres]	[functietekst]	5
=IO1+S01-K6	DO.4.6.1	=IO1+S01/8		4	6	[symbolisch adres]	[functietekst]	6
=IO1+S01-K6	DO.4.6.2	=IO1+S01/8		4	6	[symbolisch adres]	[functietekst]	7
=IO1+S01-K6	DO.4.6.3	=IO1+S01/8		4	6	[symbolisch adres]	[functietekst]	8

Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Function Text	Terminal
=IO1+S01-K7	DO.4.7.0	=IO1+S01/9		4	7	[symbolisch adres]	[functietekst]	5
=IO1+S01-K7	DO.4.7.1	=IO1+S01/9		4	7	[symbolisch adres]	[functietekst]	6
=IO1+S01-K7	DO.4.7.2	=IO1+S01/9		4	7	[symbolisch adres]	[functietekst]	7
=IO1+S01-K7	DO.4.7.3	=IO1+S01/9		4	7	[symbolisch adres]	[functietekst]	8

Device tag PLC	Address	Placement	Group	Rack	Module	Symbolic Adress	Function Text	Terminal
=IO1+S01-K8	AI.4.8.0	=IO1+S01/10		4	8	[symbolisch adres]	[functietekst]	5
=IO1+S01-K8	AI.4.8.1	=IO1+S01/10		4	8	[symbolisch adres]	[functietekst]	6



	Engineer Bergmans	Multi testbox
P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Toothow 0001
t +31 (0)485 597 111	Edit Eng.	
Trade register Eindhoven 17167501	Edit Date 17-5-2017	CONTIWEB
	Print date 1-6-2017	Eplan 2.6.3

PROGRAMMABLE LOGIC CONTROLLER PROGRAMMEERBARE LOGISCHE EENHEID PLC diagram PLC-diagram

	8	9	
unctior	n Text	Terminal	

7

Panelshop

-	υ
Ω	ע
	J
(D
Ī	Λ
	כ
(D
τ	3

	=CAB1+/1
Document: WH7001471 /-	= PLC
Source:	
Copy from:	
Retrofit:	Page: 2
Service delivery:	Total: 35/50

0	1	2	3	4		5	6	7
		Panels	shop					
			-					
Informa	tion							
Project nar	ne		: WH7	7001471	/-			
Function na	ame		:		=CA	B1		
Description	1		: CAB	INET OVE	RVIEV	V S01		
			SCH	AKELKAST	FOVEF	RZICHT S01		
Description	2		:					
Description	3		:					
Machine ty	ре		: Pres	sconnecti	ons			

Revision Information: CAB1

Revision	Function	Modification
//2		Panelshop

=PLC+OV/2

Panelshop

S
CONTIWEB
solutions to impress

	D.O. D	Engineer	Bergmans	Multi testbox
	P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng.	4-1-2017	Tostboy 0001
	t +31 (0)485 597 111	Edit Eng.	Mark Bergmans	
·	Trade register Eindhoven 17167501	Edit Date	24-3-2017	CONTIWEB
		Print date	1-6-2017	Eplan 2.6.3

CABINET OVERVIEW S01 SCHAKELKASTOVERZICHT S01 Title / Revision page overview Titel / Revisie overzicht pagina

J
۵
D
S
Ο
σ
shop

9

Ву	Date	Change nr.
	By	By Date Image: Constraint of the second secon

8

 Document:
 WH7001471
 / =
 CAB1

 Source:
 +
 +
 +

 Copy from:
 Page:
 1

 Retrofit:
 Page:
 1

 Service delivery:
 Total:
 36/50

+S01/1







P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Engineer	Bergmans	Multi testbox
	Date Eng.	4-1-2017	Tostboy 0001
	Edit Eng.	Mark Bergmans	
	Edit Date	29-5-2017	CONTIWEB
	Print date	1-6-2017	Eplan 2.6.3

CABINET OVERVIEW S01 SCHAKELKASTOVERZICHT S01 Grounding bus bar definitions Aardrail definities

Panelshop

8	9	

Panelshop

Document: WH7001471	 = C	AB1	
Source:	+ 5	01	
Copy from:		' '	UT .
Retrofit:		Page:	1
Service delivery:		Total:	37/50



CONTIWEB solutions to impress		Engineer	Bergmans
	P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng.	4-1-2017
	t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Edit Eng.	
		Edit Date	23-5-2017
		Print date	1-6-2017

1

Multi testbox Testbox 0001 CONTIWEB Eplan 2.6.3

CABINET OVERVIEW S01 SCHAKELKASTOVERZICHT S01 Mounting plate

	8		9	
-				
				1
				IE
				<u>S</u>
				L L
				0
				ק
				l
				3
	Document: WH70	01471 /	- =	CAB1
	Source:			S01
	Copy from:			JUT

Retrofit:

Service delivery:

Page: 2 Total: 38/50

0		1	2	3	4	5	6	7
			Pane	hop				
				·				
dc								
, ho								
U.								
Pa								
_							Pai	helshon
2	D.O. D. 200	Engineer Bergmans	Multi testhox		CARIN	FT OVERVIEW S01	i di	
	P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111	Date Eng. 4-1-2017 Edit Eng.	Testbox 0001		SCHAI	KELKASTOVERZICHT SO:	L	
	e contiweb.info@contiw Trade register Eindhoven 17167	Print date 1 6 2017						

8	9

Document: WH7001471	/-	= C	AB1	
Source:	_+ S01			
Copy from:	1.2	UT .		
Retrofit:		Page:	3	
Service delivery:		Total:	39/50	



SCHAKELKASTOVERZICHT S01

Edit Eng.

Edit Date 18-5-2017

Print date 1-6-2017

CONTIWEB

Eplan 2.6.3

veb.info@contiweb.

Source: + **S01** Copy from: 4 40/50 Page: Retrofit: Total: Service delivery

-		Davala			-					
0	1	2	3	4	5	6	7	8	9	

Pos Tag Component Quantity Description 1	Length	Description 2	Type number Article number	Manufacturer	Certificates	supl Retro
=IO1+S01 -W3 WH095095305 1 CABLE, ETHERNET	1 m	ETHERLINE PN Cat.5 Y FLEX FC 2X2XAWG22/7	2170886 CABLE.ETH 2X2XAWG22/7	LAPP	DUZX.E236660	E OSL
						_
						an
						le
						9
2						
<u>2</u>						
5						
NP1 + C01/4	I	1	Panelshop			

=CAB1+S01/4	
	-

CONTIVEB solutions to impress	D. O. D. 202	Engineer Bergmans	Multi testbox
	P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Date Eng. 4-1-2017	Toothoy 0001
		Edit Eng. Mark Bergmans	
		Edit Date 1-6-2017	CONTIWEB
		Print date 1-6-2017	Eplan 2.6.3

REPORTS VERWERKINGEN ORDER SPECIFIC LENGTH CABLES ORDER SPECIFIEKE LENGTE KABELS

	+SPL/1
Document: WH7001471 /-	= REP
Source:	
Copy from:	
Retrofit:	Page: 1
Service delivery:	Total: 41/50

Spare parts list Reserveonderdelenlijst

0

1		2	3	4	5	6	7	8	9
list		Panelsh	ор						
erdeleni	ijst								
Cabinet Location	Component tag name	Drawing page	Component Order number		Description 1 (Englisch)		Description 1 (translated)	Length	
		=CAB1+S01/2	WH095833716	MOUNTING PLATE		MOUNTING PLAT	E		
+501	=MSW+S01-O1	=MSW+S01/1	WH095200834	SWITCH-DISCONNECTO	DR 3P	SWITCH-DISCON	- NECTOR 3P		1
+501	=MSW+S01-Q1	=MSW+S01/1	WH095252331	COVER SWITCH-DISCO	NNECTOR	COVER SWITCH-F	DISCONNECTOR		1
+501	=VAC+S01-F1	=VAC+S01/2	WH095190208	CIRCUIT BREAKER		CIRCUIT BREAKE	R		1
+S01	=VAC+S01-F2	=VAC+S01/2	WH095190208	CIRCUIT BREAKER		CIRCUIT BREAKE	R		1
+S01	=VAC+S01-F3	=VAC+S01/2	WH095200717	CURRRENT LIMITTING	MODULE	CURRRENT LIMIT	TING MODULE		1
+S01	=VAC+S01-F4	=CAB1+S01/2	WH095200717	CURRRENT LIMITTING	MODULE	CURRRENT LIMIT	TING MODULE		1
+S01	=VAC+S01-G1	=VAC+S01/2	WH095832357	POWER SUPPLY UNIT		POWER SUPPLY L	INIT		
+S01	=CON+S01-K1	=CON+S01/1	WH095833717	CONTROL UNIT		CONTROL UNIT			
+S01	=CON+S01-K1	=CON+S01/1	WH095833716	MOUNTING PLATE		MOUNTING PLAT	=		
+S01	=CON+S01-K1	=CON+S01/1	NA02WH095833656	CF CARD		CF CARD			
+S01	=CON+S01-K1	=CON+S01/1	WH095832783	FLASHDISK CF CARD		FLASHDISK CF CA	RD		
+S01	=CON+S01-K2	=CON+S01/2	WH095833730	TERMINAL MODULE		TERMINAL MODU	LE		
+S01	=CON+S01-W1	=CON+S01/2	WH095095305	CABLE, ETHERNET		CABLE, ETHERNE	Т	1 m	
+S01	=CON+S01-W1	=CON+S01/2	WH095832244	CONNECTOR		CONNECTOR		<u>1 m</u>	
+S01	=CON+S01-W2	=CON+S01/2	WH095095308	CABLE, TWISTED PAIR		CABLE, TWISTED	PAIR	2 m	
+S01	=101+S01-K0	=101+S01/1	WH095832307	INTERFACE MODULE IM	1 155-6 PN ST		JLE IM 155-6 PN ST		
+501	=I01+S01-K1	=101+S01/1	WH095832306		1				1
+501	=101+S01-K1	=101+501/1	WH095832311	BASE UNIT (FURTHER)	2014114	BASE UNIT (FURT	HER) 20MM		
+501	=101+501-K2	=101+501/1	WFI095832300		1 20MM				1
+501	-IO1+S01-K2	=101+301/1 =101+S01/1	WH095832306		4				1
+501	-IO1+S01-K3	=101+301/1 =101+\$01/1	WH095832311	BASE LINIT (FURTHER)	20MM				1
+501	=I01+S01-K5	=IO1+S01/1	WH095832306		1		20MM		1
+501	=IO1+S01-K4	=I01+S01/1 =I01+S01/1	WH095832311	BASE UNIT (FURTHER)	20MM	BASE UNIT (FURT	THER) 20MM		1
+501	=IO1+S01-K5	=IO1+SO1/1	WH095832306		1		20MM		1
+S01	=I01+S01-K5	=IO1+S01/1	WH095832311	BASE UNIT (FURTHER)	20MM	BASE UNIT (FURT	HER) 20MM		1
+S01	=IO1+S01-K6	=IO1+S01/1	WH095832306	OUTPUT MODULE 20MM	1	OUTPUT MODULE	20MM		1
+S01	=IO1+S01-K6	=IO1+S01/1	WH095832311	BASE UNIT (FURTHER)	20MM	BASE UNIT (FURT	THER) 20MM		1
+S01	=IO1+S01-K7	=IO1+S01/1	WH095832306	OUTPUT MODULE 20MM	1	OUTPUT MODULE	20MM		1
+S01	=IO1+S01-K7	=IO1+S01/1	WH095832311	BASE UNIT (FURTHER)	20MM	BASE UNIT (FURT	HER) 20MM		
+S01	=IO1+S01-K8	=IO1+S01/1	WH095832334	ANALOG OUTPUT MODU	JLE	ANALOG OUTPUT	MODULE		1
+S01	=IO1+S01-K8	=IO1+S01/1	WH095832308	BASE UNIT (FURTHER)		BASE UNIT (FURT	HER)		1
+S01	=IO1+S01-S1	=IO1+S01/3	WH095262292	CONTACT BLOCK, FROM	ITMOUNT 2NC, SPRING	CONTACT BLOCK	FRONTMOUNT 2NC, SPRING		1
+S01	=IO1+S01-S1	=IO1+S01/3	WH095262298	MUSHROOM BUTTON H	EAD	MUSHROOM BUT	TON HEAD		1
+S01	=IO1+S01-S1	=IO1+S01/3	WH095262297	EMERGENCY STOP GUA	RDING RING	EMERGENCY STO	P GUARDING RING		1
+S01	=I01+S01-S1	=IO1+S01/3	WH095262283	BODY / FIXING COLLAR		BODY / FIXING C	OLLAR		1
+S01	=I01+S01-S2	=IO1+S01/3	WH095262292	CONTACT BLOCK, FROM	ITMOUNT 2NC, SPRING	CONTACT BLOCK	FRONTMOUNT 2NC, SPRING		1
+501	=101+S01-W3	=101+S01/2	WH095095305	CABLE, ETHERNET		CABLE, ETHERNE	1	I m	
+501	=101+501-W3	=101+501/2	WH095832244		1770			I m	1
+501		=HMI1+S01/1	WFI095833712	CEAST CARD	+//D		C IPC477D		1
+501	-HMI1+S01-PC1	$=\PiMI1+501/1$ =HMI1+S01/1	WH095052701						1
+501	-HMI1+501-PC1	=HMI1+501/1 =HMI1+S01/1	WH095112002		RED		ang, red		1
+\$01	=HMI1+S01-W4	=HMI1+S01/1	WH095095305				Г	2 m	1
+\$01	=HMI1+S01-W4	=HMI1+S01/1	WH095832244	CONNECTOR		CONNECTOR	1	2 m	
+501	=HMI1+S01-W5	=HMI1+S01/1	WH095095305				Г	2 m	1
+S01	=HMI1+S01-W5	=HMI1+S01/1	WH095832244	CONNECTOR		CONNECTOR		2 m	1
+S01	=CAB1+S01-GND1.1	=CAB1+S01/1	WH095701009	EARTHRAIL		EARTHRAIL			
	I			1					1

+OSL/1

Panelshop

- CONTINEB solutions to impress
- P.O. Box 203
5830 AE Boxmeer (NL)
t +31 (0)485 597 111
e contiweb.info@contiweb.com
Trade register Eindhoven 17167501Engineer Bergmans
Date Eng. 4-1-2017
Edit Eng. Mark Bergmans
Edit Date 1-6-2017Multi testbox
Testbox 0001
CONTIWEB
Eplan 2.6.3REPORTS
VERWERKINGEN
Spare parts list
Reserveonderdelenlijst

Panelshop

	+CABLES/1
Document: WH7001471 /-	= REP
Source:	+ SPI
Copy from:	
Retrofit:	Page: 1
Service delivery:	Total: 42/50

2	3	
Panels	shop	

Cable diagram

Cable name	=CON+S0	1-W1		cable type CAT5					
function text	CONTROL SYSTEM BESTURING			no. of condu	uctors	2X2	cross-sectio	n 22	cable length 1
function tex	t	Page / column	Target designation from	Connection point	conductor	Target designation to	Connection point	Page / column	function text
DRIVE-CLIQ		/1.1	-K1	X100:X100		-K2	X500:X500	/2.1	DRIVE-CLiQ
Cable name =CON+S01-W2			cable type TP for RS-485						
function text	CONTROL SYSTEM BESTURING			no. of condu	uctors	3x2	cross-sectio	n 24	cable length 2
function tex	t	Page / column	Target designation from	Connection point	conductor	Target designation to	Connection point	Page / column	function text
		/2.5	=IO1-H106	1	WHBU	-K2	X520:1	/2.5	A
		/2.6	=IO1-H106	2	BUWH	-K2	X520:6	/2.6	A*
		/2.6	=IO1-H106	3	WHOG	-K2	X520:3	/2.6	В
		/2.6	=IO1-H106	4	OGWH	-K2	X520:8	/2.6	B*
		/2.6	=IO1-H106	5	WHGN	-K2	X520:2	/2.6	R
					GNWH				
					SH				
		/2.7	-W2			-K2	PE	/2.7	GND



8	9

		2
Document: WH7001471 /-	= F	REP
Source:	+ (ARI FS
Copy from:		
Retrofit:	Page:	1
Service delivery:	Total:	43/50

2	
Panels	shop

Cable diagram

-									
Cable name	=I01+S01	-W3		cable type		CAT5			
function text	I/O SLAVE 1 I/O SLAVE 1	I/O SLAVE 1 I/O SLAVE 1			ictors	2X2	cross-sectio	n 2	
function te	ext	Page / column	Target designation from	Connection point	conductor	Target designation to	Connection point	Page	
PROFINET RJ45		=CON/1.7	=CON-K1	X150-P1:X150-P1		-КО	X1:P1	/2.1	
Cable name	ble name =HMI1+S01-W4			cable type		CAT5			
function text	HUMAN MACHINE INTERFACE 1 BEDIENINGSPANEEL 1			no. of condu	no. of conductors 2X2			cross-section 2	
function te	ext	Page / column	Target designation from	Connection point	conductor	Target designation to	Connection point	Page	
ETHERNET RJ45		=CON/1.8	=CON-K1	X127:X127		-PC1	ETH1:ETH1	/1.4	
Cable name	=HMI1+S	01-W5	•	cable type		CAT5			
function text	text HUMAN MACHINE INTERFACE 1 BEDIENINGSPANEEL 1		no. of condu	no. of conductors 2X2		cross-section 2			
function te	ext	Page / column	Target designation from	Connection point	conductor	Target designation to	Connection point	Page	
ETHERNET RJ45		/1.5	=IO1-H201	1		-PC1	ETH2:ETH2	/1.5	



Panelshop

8	9
0	5

22	cable length	1	
/ column	function to	ext	
	PROFINET RJ45		1
]
22	cable length	2] P
/ column	function to	ext	Ine
	ETHERNET 1 PN/IE X1 P1		<u> </u>
]]
22	cable length	2	
/ column	function to	ext	
	ETHERNET 2 (LAN) X2 P1		7

			3
Document: WH7001471 /-	=	R	EP
Source:	+	C	ARI FS
Copy from:			
Retrofit:	Page	9:	2
Service delivery:	Tota	l:	44/50

2

3

Project : WH7001471

4

5

6

7

Overview cable run list Overzicht kabelloop

0

#	Cable name	Cable B	etween:
1	=CON+S01-W1 2170886 CAT5 2X2x22 AWG	=CON+S01-K1	=CON+S01-K2
2	=CON+S01-W2 9843 TP for RS-485 3x2x24 AWG	=IO1+S01-H106	=CON+S01-K2
3	=IO1+S01-W3 2170886 CAT5 2X2x22 AWG	=CON+S01-K1	=IO1+S01-K0
4	=HMI1+S01-W4 2170886 CAT5 2X2x22 AWG	=CON+S01-K1	=HMI1+S01-PC1
5	=HMI1+S01-W5 2170886 CAT5 2X2x22 AWG	=IO1+S01-H201	=HMI1+S01-PC1

1



	Engineer Bergmans	Multi testbox
5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Toothoy 0001
t +31 (0)485 597 111	Edit Eng. Mark Bergma	
Trade register Eindhoven 17167501	Edit Date 1-6-2017	
	Print date 1-6-2017	Eplan 2.6.3

REPORTS VERWERKINGEN Cable list Kabellijst

Panelshop

8	9

Panelshop

Document: WH7001471	/-	= REP	
Source:		+ CABLES	
Copy from:			
Retrofit:		Page: 3	
Service delivery:		Total: 45/50	

Installation overview cable run list

Cable nam	e Source (from) Target (to)	Cable type	All conductors	Conductors used	Cross-section [mm]	Length [m]	Function text	Graphical page of cable diagram	Supplied by (if not Contiweb)
=CON+S01-W1	=CON+S01-K1	=CON+S01-K2	CAT5 WRL	2X2	1	22	1	CONTROL SYSTEM	=REP+CABLES/1	
=CON+S01-W2	=IO1+S01-H106	=CON+S01-K2	TP for RS-485	3x2	5	24	2	CONTROL SYSTEM	=REP+CABLES/1	
=IO1+S01-W3	=CON+S01-K1	=IO1+S01-K0	CAT5 WRL	DSL 2X2	1	22	1	I/O SLAVE 1	=REP+CABLES/2	
=HMI1+S01-W4	=CON+S01-K1	=HMI1+S01-PC1	CAT5 WRL	2X2	1	22	2	HUMAN MACHINE INTERFACE 1	=REP+CABLES/2	
=HMI1+S01-W5	=IO1+S01-H201	=HMI1+S01-PC1	CAT5 WRL	2X2	1	22	2	HUMAN MACHINE INTERFACE 1	=REP+CABLES/2	

3				
	D.O. D	Engineer Bergmans	Multi testbox	REPORTS
S	5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Tacthox 0001	
CONTIWER	VEB t +31 (0)485 597 111 e contiweb.info@contiweb.com Trade register Eindhoven 17167501	Edit Eng. Mark Bergmans		
solutions to impress		Edit Date 1-6-2017	CONTIWEB	Cable run list
		Print date 1-6-2017	Eplan 2.6.3	Kabelloopliist

Document: WH7001471 /-	= REP
Source:	+ CARLES
Copy from:	
Retrofit:	Page: 4
Service delivery:	Total: 46/50

Communication cable overview Panelshop Communicatiekabel overzicht

1

0

Project : WH7001471

5

6

7

4

#	Ethernet Cable	Length	Cab	le Bet	ween:	
1	=HMI1+S01-W4	2 m	=CON+S01-K1	X127	=HMI1+S01-PC1	ETH1
2	=HMI1+S01-W5	2 m	=IO1+S01-H201		=HMI1+S01-PC1	ETH2

2

3

#	Profinet Cable	Length		Cable Bet	ween:	
3	=CON+S01-W1	1 m	=CON+S01-K1	X100	=CON+S01-K2	X500
4	=IO1+S01-W3	1 m	=CON+S01-K1	X150-P1	=IO1+S01-K0	X1



	Engineer Bergmans	Multi testbox
5830 AE Boxmeer (NL)	Date Eng. 4-1-2017	Toctbox 0001
t +31 (0)485 597 111	Edit Eng. Mark Bergma	
Trade register Eindhoven 17167501	Edit Date 29-5-2017	
	Print date 1-6-2017	Eplan 2.6.3

REPORTS VERWERKINGEN Communication cable overview Communicatiekabel overzicht

Panelshop

8	9

Panelshop

= REP Document: WH7001471 /-Source: + CABLES Copy from: Page: 100 Total: 47/50 Retrofit: Service delivery:

=MAT+/1

MAT

1

0

Panelshop

3

4

5

6

7

8

9

2

Bi	Bill of materials Materiaallijst										
Pos	Tag	Component	Quantity	Description 1	Length	Description 2	Type number Article number	Manufacturer	Certificates	supl ^f	Retro fit
1		NA00WH095832322	1	EARTH TERMINAL (TENSION-SPRING)		2,5 MM ² GREEN-YELLOW (3 CONNECTIONS)	ZSL 2,5/3A GNYE CON.ZSL 2,5/3A EARTH	CONTA CLIP	XCFR2.E95701	E	
2		NA00WH095145431	1	DOUBEL-LEVEL EARTH TERMINAL (TENSION-SPRING)		2 x 2,5 MM ² GREEN-YELLOW (4 CONNECTIONS)	ZSLD 2,5 GNYE CON.ZSLD 2,5	CONTA CLIP	XCFR2.E95701	E	
3		WH095833716	1	MOUNTING PLATE MONTAGEPLAAT		BACKPLANE FOR SIMOTION D410	6AU1400-7AA05-0AA0 SIE.6AU1400-7AA05-0AA0	SIEMENS		E	
4	=MSW+S01 -Q1	WH095200834	1	SWITCH-DISCONNECTOR 3P HOOFDSCHAKELAAR		In: 32A IEC / 30A UL Iq: 80kA IEC / 5 kA UL	P1-32/EA/SVB-SW MOE.P1-32/EA/SVB-SW	MOELLER/EATON	NLRV.E36332	E	
5	=MSW+S01 -Q1	WH095252331	1	COVER SWITCH-DISCONNECTOR		FOR P1-/EA/SVB	H-P1 MOE.H-P1	MOELLER/EATON	NLRV.E36332	E	ar
6	=VAC+S01 -F1	WH095190208	1	CIRCUIT BREAKER VERMOGENSCHAKELAAR		I=3A 1-POL. D CAR.	SE.60121 SE.60121_3A_D	SCHNEIDER	DIVQ.E215117	E	<u>J</u>
7	=VAC+S01 -F2	WH095190208	1	CIRCUIT BREAKER VERMOGENSCHAKELAAR		I=3A 1-POL. D CAR.	SE.60121 SE.60121_3A_D	SCHNEIDER	DIVQ.E215117	E	<u>L</u> S
8	=VAC+S01 -F3	WH095200717	1	CURRRENT LIMITTING MODULE STROOMBEPERKINGS APPARAAT		24VDC 4X3,7A	PISA11.CLASS2 PULS.PISA11.CLASS2	PULS	NMTR.E198865	E	<u>jo</u>
9	=VAC+S01 -F4	WH095200717	1	CURRRENT LIMITTING MODULE STROOMBEPERKINGS APPARAAT		24VDC 4X3,7A	PISA11.CLASS2 PULS.PISA11.CLASS2	PULS	NMTR.E198865	E	
10	=VAC+S01 -G1	WH095832357	1	POWER SUPPLY UNIT VOEDING		SITOP 10A, 120/230-500VAC,24VDC	6EP1334-3BA00 SIE.6EP1334-3BA00	SIEMENS		E	
11	=VAC+S01 -X1	WH095147916	2	SCREW END STOP		FOR RAIL TS35	ES 35/K/ST BG CON.ES35/K/ST	CONTA CLIP	-	E	
12	=VAC+S01 -X1	WH095147950	1	MARKER HOLDER FOR END STOP		BEIGE	ZSchT 6 CON.ZSchT6	CONTA CLIP	-	E	
13	=VAC+S01 -X1	NA00WH095147921	2	END PLATE (FOR ZRK 2,5/2A)		BEIGE	ZAP 2,5/2A BG CON.ZAP 2,5/2A_END_PLATE	CONTA CLIP	-	E	
14	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	ZRK 2,5/2A BG CON.ZRK 2,5/2A	CONTA CLIP	XCFR2.E95701	E	
15	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	ZRK 2,5/2A BG CON.ZRK 2,5/2A	CONTA CLIP	XCFR2.E95701	E	
16	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	ZRK 2,5/2A BG CON.ZRK 2,5/2A	CONTA CLIP	XCFR2.E95701	E	
17	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	ZRK 2,5/2A BG CON.ZRK 2,5/2A	CONTA CLIP	XCFR2.E95701		
18	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	CON.ZRK 2,5/2A BG	CONTA CLIP	XCFR2.E95701		
19	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	ZRK 2,5/2A BG CON.ZRK 2,5/2A	CONTA CLIP	XCFR2.E95701		
10	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	CON.ZRK 2,5/2A	CONTA CLIP	XCFR2.E95701		
	=VAC+S01 -X1	NA00WH095145421	1	TERMINAL (TENSION-SPRING)		2,5 MM ² BEIGE (2 CONNECTIONS)	CON.ZRK 2,5/2A	CONTA CLIP	XCFR2.E95701	E	
Ū,	=VAC+S01 -X3	WH095147916	1	SCREW END STOP		FOR RAIL TS35	CON.ES35/K/ST	CONTA CLIP	-	E	
	=VAC+S01 -X3	WH095147950	1	MARKER HOLDER FOR END STOP		BEIGE	CON.ZSchT6	CONTA CLIP	-	E	
A ²⁴	=VAC+S01 -X3	NA00WH095147920	1	END PLATE (FOR ZRK 4/3A)		BEIGE	CON.ZAP 4/3A_END_PLATE	CONTA CLIP	-		
25	=VAC+S01 -X3	NA00WH095147921	1	END PLATE (FOR ZRK 2,5/2A)		BEIGE	CON.ZAP 2,5/2A_END_PLATE	CONTA CLIP	-		
26	=VAC+S01 -X3	NA00WH095145420	1	TERMINAL (TENSION-SPRING)		4 MM ² BEIGE (3 CONNECTIONS)	CON.ZRK 4/3A ZRK 4/3A BG	CONTA CLIP	XCFR2.E95701		
27	=VAC+S01 -X3	NA00WH095145420	1	TERMINAL (TENSION-SPRING)		4 MM ² BEIGE (3 CONNECTIONS)	CON.ZRK 4/3A 6AU1410-2AD00-0AA0	CONTA CLIP	XCFR2.E95701		
28	=CON+S01 -K1	WH095833717	1	BESTURINGSEENHEID		SIMOTION D410-2 DP/PN	SIE.6AU1410-2AD00-0AA0	SIEMENS			

=REP+CABLES/100



Multi testbox Engineer Bergmans P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Date Eng. 4-1-2017 Testbox 0001 Edit Eng. Mark Bergma CONTIWEB Edit Date 29-5-2017 Trade register Eindhoven 17167501 Eplan 2.6.3 Print date 1-6-2017

MATERIAL LISTS Material list Materiaallijst



	2
Document: WH7001471 /-	= MAT
Source:	+
Copy from:	
Retrofit:	Page: 1
Service delivery:	Total: 48/50

MAT Bill of materials Materiaallijst

1

0

Panelshop

3

4

5

6

7

2

Pos	Tag	Component	Quantity	Description 1	Length	Description 2	Type number Article number	Manufacturer	Certificates	supl	Retro fit
29	=CON+S01 -K1	WH095833716	1	MOUNTING PLATE MONTAGEPLAAT		BACKPLANE FOR SIMOTION D410	6AU1400-7AA05-0AA0 SIE.6AU1400-7AA05-0AA0	SIEMENS		E	
30	=CON+S01 -K1	NA02WH095833656	1	CF CARD CF KAART		1 GB	6AU1 400-2PA01-0AA0 SIE.CF CARD_1GB_6AU1400-2PA01-0AA0	SIEMENS	C/UL60950 FILE E115352	E	
31	=CON+S01 -K1	WH095832783	1	FLASHDISK CF CARD		1 GB COMPACT FLASH CARD	6AU1400-2PA23-0AA0 SIE.6AU1400-2PA23-0AA0	SIEMENS	C/UL60950 FILE E115352	E	
32	=CON+S01 -K2	WH095833730	1	TERMINAL MODULE AANSLUITVOET		TM31 8DI-4DI/DO-2RO-2AI-2AO-1KTY	6SL3055-0AA00-3AA1 SIE.6SL3055-0AA00-3AA1	SIEMENS		<u> </u>	
33	=CON+S01 -W1	WH095095305	1	CABLE, ETHERNET	1 m	ETHERLINE PN Cat.5 Y FLEX FC 2X2XAWG22/7	21/0886 CABLE.ETH 2X2XAWG22/7	LAPP	DUZX.E236660	E	ar
34	=CON+S01 -W1	WH095832244	2	CONNECTOR VERBINDER		ETHERNET FAST CONNECT RJ45	09451511100 HAR.PROFINET_B	HARTING		Е — —	<u>e</u>
35	=CON+S01 -W2	WH095095308	1	CABLE, TWISTED PAIR	2 m	3X2XAWG 24	9843 BELD.TP_3PAIRFOR_RS485	BELDEN		Е —	<u>N</u>
37	=IO1+S01 -K0	WH095832307	1	INTERFACE MODULE IM 155-6 PN ST		ET200SP PROFINET	6ES/155-6AA00-0BN0 SIE.6ES7155-6AA00-0BN0	SIEMENS	NRAQ.E116536		Q
38	=IO1+S01 -K1	WH095832306	7	OUTPUT MODULE 20MM		4 OUTPUTS RQ 120VDC-230VAC/5A NO ST	6E5/132-6HD00-0BB0 SIE.6ES7132-6HD00-0BB0	SIEMENS	NRAQ.E116536		
39	=IO1+S01 -K1	WH095832311	7	BASE UNIT (FURTHER) 20MM		BU20-P12+A4+0B	6E5/193-6BP20-0BB0 SIE.6ES7193-6BP20-0BB0	SIEMENS	NRAQ.E116536		
40	=IO1+S01 -K2	WH095832306	1	OUTPUT MODULE 20MM		4 OUTPUTS RQ 120VDC-230VAC/5A NO ST	6E5/132-6HD00-0BB0 SIE.6ES7132-6HD00-0BB0	SIEMENS	NRAQ.E116536		
41	=IO1+S01 -K2	WH095832311	1	BASE UNIT (FURTHER) 20MM		BU20-P12+A4+0B	6E5/193-6BP20-0BB0 SIE.6ES7193-6BP20-0BB0	SIEMENS	NRAQ.E116536		
42	=IO1+S01 -K3	WH095832306	1	OUTPUT MODULE 20MM		4 OUTPUTS RQ 120VDC-230VAC/5A NO ST	6E5/132-6HD00-0BB0 SIE.6ES7132-6HD00-0BB0	SIEMENS	NRAQ.E116536		
43	=IO1+S01 -K3	WH095832311	1	BASE UNIT (FURTHER) 20MM		BU20-P12+A4+0B	SIE.6ES7193-6BP20-0BB0	SIEMENS	NRAQ.E116536		
44	=IO1+S01 -K4	WH095832306	1	OUTPUT MODULE 20MM		4 OUTPUTS RQ 120VDC-230VAC/5A NO ST	SIE.6ES7132-6HD00-0BB0	SIEMENS	NRAQ.E116536		
45	=IO1+S01 -K4	WH095832311	1	BASE UNIT (FURTHER) 20MM		BU20-P12+A4+0B	SIE.6ES7193-6BP20-0BB0	SIEMENS	NRAQ.E116536		
46	=IO1+S01 -K5	WH095832306	1	OUTPUT MODULE 20MM		4 OUTPUTS RQ 120VDC-230VAC/5A NO ST	6E5/132-6HD00-0BB0 SIE.6ES7132-6HD00-0BB0	SIEMENS	NRAQ.E116536		
47	=IO1+S01 -K5	WH095832311	1	BASE UNIT (FURTHER) 20MM		BU20-P12+A4+0B	SIE.6ES7193-6BP20-0BB0	SIEMENS	NRAQ.E116536		
48	=IO1+S01 -K6	WH095832306	1	OUTPUT MODULE 20MM		4 OUTPUTS RQ 120VDC-230VAC/5A NO ST	SIE.6ES7132-6HD00-0BB0	SIEMENS	NRAQ.E116536		
ð	=IO1+S01 -K6	WH095832311	1	BASE UNIT (FURTHER) 20MM		BU20-P12+A4+0B	SIE.6ES7193-6BP20-0BB0	SIEMENS	NRAQ.E116536		
50	=IO1+S01 -K7	WH095832306	1	OUTPUT MODULE 20MM		4 OUTPUTS RQ 120VDC-230VAC/5A NO ST	SIE.6ES7132-6HD00-0BB0	SIEMENS	NRAQ.E116536		
đ	=IO1+S01 -K7	WH095832311	1	BASE UNIT (FURTHER) 20MM		BU20-P12+A4+0B	SIE.6ES7193-6BP20-0BB0	SIEMENS	NRAQ.E116536		
	=IO1+S01 -K8	WH095832334	1	ANALOGE UITGANGSKAART		AQ 2xU/I HS	SIE.6ES7135-6HB00-0DA1 6ES7193-6BD00-0BA0	SIEMENS	NRAQ.E116536		\mid
	=IO1+S01 -K8	WH095832308	1	BASE UNIT (FURTHER)		BU15-P16+A0+2B	SIE.6ES7193-6BP00-0BA0	SIEMENS	NRAQ.E116536		
54	=IO1+S01 -S1	WH095262292	2	CONTACT BLOCK, FRONTMOUNT 2NC, SPRING		2x NC, SPRING	MOE.M22-CK02 M22-PVT45P	MOELLER/EATON	NKCR.E29184		
55	=IO1+S01 -S1	WH095262298	1	PADDENSTOEL DRUKKNOP		D=45 RED TURN RELEASE	MOE.M22-PVT45P M22-YGPV	MOELLER/EATON	NKCR.E29184		
56	=IO1+S01 -S1	WH095262297	1	EMERGENCY STOP GUARDING RING		YELLOW	MOE.M22-XGPV M22-AGPV	MOELLER/EATON	NKCR.E29184	F	
57	=IO1+S01 -S1	WH095262283	1	BODY / FIXING COLLAR		3 POSITIONS	MOE.M22-A	MOELLER/EATON	NKCR.E29184		
1	Panelshop										

Trade register Eindhoven 17167501

Multi testbox Engineer Bergmans P.O. Box 203 5830 AE Boxmeer (NL) t +31 (0)485 597 111 e contiweb.info@contiweb.com Date Eng. 4-1-2017 Testbox 0001 Edit Eng. Mark Bergma CONTIWEB Edit Date 1-6-2017 Print date 1-6-2017 Eplan 2.6.3

MATERIAL LISTS Material list Materiaallijst

0	0	
8	ų	
0	5	

Document: WH7001471 /-	= MAT
Source:	+
Copy from:	
Retrofit:	Page: 2
Service delivery:	Total: 49/50
MAT Bill of materials Materiaallijst

1

0

² 3 Panelshop

	1		-	1		1					1
Pos	Tag		Component	Quantity	Description 1 Length	Description 2	Type number Article number	Manufacturer	Certificates	supl	Retro fit
58	=IO1+S01 -S	S2	WH095262292	1	CONTACT BLOCK, FRONTMOUNT 2NC, SPRING	2x NC, SPRING	M22-CK02 MOE.M22-CK02	MOELLER/EATON	NKCR.E29184	E	
59	=IO1+S01 -\	W3	WH095095305	1	CABLE, ETHERNET 1 m	ETHERLINE PN Cat.5 Y FLEX FC 2X2XAWG22/7	2170886 CABLE.ETH 2X2XAWG22/7	LAPP	DUZX.E236660	E OSL	
60	=IO1+S01 -\	·W3	WH095832244	2	CONNECTOR VERBINDER	ETHERNET FAST CONNECT RJ45	09451511100 HAR.PROFINET B	HARTING		E	
61	=PRE+S01 ->	X2	NA00WH095145405	1	DOUBLE-LEVEL TERMINAL (TENSION-SPRING)	2,5 MM ² BEIGE (4 CONNECTIONS)	ZRKD 2,5 BG CON.ZRKD 2,5	CONTA CLIP		E	
62	=PRE+S01 ->	X2	NA00WH095145405	1	DOUBLE-LEVEL TERMINAL (TENSION-SPRING)	2,5 MM ² BEIGE (4 CONNECTIONS)	ZRKD 2,5 BG CON.ZRKD 2,5	CONTA CLIP		E	a
63	=PRE+S01 ->	X2	NA00WH095145405	1	DOUBLE-LEVEL TERMINAL (TENSION-SPRING)	2,5 MM ² BEIGE (4 CONNECTIONS)	ZRKD 2,5 BG CON.ZRKD 2,5	CONTA CLIP		E	je
64	=PRE+S01 ->	X2	NA00WH095145405	1	DOUBLE-LEVEL TERMINAL (TENSION-SPRING)	2,5 MM ² BEIGE (4 CONNECTIONS)	ZRKD 2,5 BG CON.ZRKD 2,5	CONTA CLIP		E	S
65	=PRE+S01 ->	X2	NA00WH095145405	1	DOUBLE-LEVEL TERMINAL (TENSION-SPRING)	2,5 MM ² BEIGE (4 CONNECTIONS)	ZRKD 2,5 BG CON.ZRKD 2,5	CONTA CLIP		E	O
66	=PRE+S01 ->	X2	NA00WH095145431	1	DOUBEL-LEVEL EARTH TERMINAL (TENSION-SPRING)	2 x 2,5 MM ² GREEN-YELLOW (4 CONNECTIONS)	ZSLD 2,5 GNYE CON.ZSLD 2,5	CONTA CLIP	XCFR2.E95701	E	σ
67	=HMI1+S01 -I	PC1	WH095833712	1	PANEL PC SIMATIC IPC477D	15" TOUCH DISPLAY, CELERON U827E, 4GB CF CARD	6AV7240-0BB14-2AA0 SIE.6AV7240-0BB14-2AA0	SIEMENS		E	
68	=HMI1+S01 -H	PC1	WH095832781	1	CFAST CARD	INDUSTRIAL 8GB CFAST	TS8GCFX520I TRAN.CFAST-CARD-8GB-TS4GCFX520I	TRANSCEND		E	
69	=HMI1+S01 -H	PC1	WH095112002	1	CABLE SOCKET, RING, RED	PVC-ISOLATION D 0,5 - 1,5MM ² M5	RED CABLE LUG_RING 0,5-1,5MM2 M5	АМР		E	
70	=HMI1+S01 -H	PC1	WH095832752	1	USB STICK USB STICK	USB FLASH DRIVE 4GB CRUZER	SDCZ36-004G-A11 SAN.4GB-USB-SDCZ36-004G-A11	SANDISK	-	E	
71	=HMI1+S01 -\	·W4	WH095095305	1	CABLE, ETHERNET 2 m	ETHERLINE PN Cat.5 Y FLEX FC 2X2XAWG22/7	2170886 CABLE.ETH 2X2XAWG22/7	LAPP	DUZX.E236660	E	
72	=HMI1+S01 -\	W4	WH095832244	2	CONNECTOR VERBINDER	ETHERNET FAST CONNECT RJ45	09451511100 HAR.PROFINET_B	HARTING		E	
73	=HMI1+S01 -\	W5	WH095095305	1	CABLE, ETHERNET 2 m	ETHERLINE PN Cat.5 Y FLEX FC 2X2XAWG22/7	2170886 CABLE.ETH 2X2XAWG22/7	LAPP	DUZX.E236660	E	
74	=HMI1+S01 -\	W5	WH095832244	2	CONNECTOR VERBINDER	ETHERNET FAST CONNECT RJ45	09451511100 HAR.PROFINET_B	HARTING		E	
75	=CAB1+S01 -0	GND1.1	WH095701009	1	EARTHRAIL AARDRAIL	40A 8x8MM 166xM4 LENGTH 1 MTR 10MM ²	NL-SL DIJK.NL-SL_AARDRAIL	DIJKMAN		E	
d											
Ĕ											
<u>ה</u>											ļ
										_	
<u>т</u>											
							Panelshop				

4

5

6



		Engineer	Bergmans	Multi testbox	MATERIAL LISTS
	P.O. Box 203 5830 AE Boxmeer (NL)	Date Eng.	4-1-2017	Testhow 0001	
EB	t +31 (0)485 597 111	Edit Eng.	Mark Bergmans		
	Trade register Eindhoven 17167501	Edit Date	1-6-2017	CONTIWEB	Material list
		Print date	1-6-2017	Eplan 2.6.3	Materiaalliist

8	u	
0	2	

Document: WH7001471 /-	= MAT
Source:	+
Copy from:	I
Retrofit:	Page: 3
Service delivery:	Total: 50/50



Bijlage 4: Software

De software wordt uitgevoerd op twee devices, de PLC en de HMI. Hierbij is de functie van de PLC beperkt tot het ontvangen en doorsturen van de verschillende input, output en Profibus signalen. Zelf veranderd deze PLC niks, met uitzondering van het encoder signaal. De tests en de communicatie met de gebruiker worden dus uitgevoerd op de HMI. Momenteel wordt nog aan de software gewerkt, er moet onder andere nog het encoder signaal en de documentatie in de software toegevoegd worden. Daarnaast kan de code op veel punten nog verbeterd worden.

PLC (ST)

Zoals hiervoor genoemd wordt de PLC enkel gebruikt voor het doorgeven van informatie, hoe dit gebeurt zal in deze paragraaf beschreven worden. De gebruikte taal in de PLC is Structured Tekst. In de volgende stukken zal eerst de hardware configuratie weergegeven worden, daarna zal ingegaan worden op de programma's zelf.

Hardware configuratie

In figuur B4-1 is te zien hoe de verschillende hardware componenten met de PLC ((0)SIMOTION D410-2) verbonden zijn. In de figuren B4-2, B4-3 en B4-4, is weergegeven welke I/O adressen aan de verschillende outputs van deze componenten toegekend zijn en in Figuur B4-5 is de address list met de toegekende namen weergegeven. Enkel de toegekende namen zullen nog terug komen in de software.



Figuur B4-1 Configuratie componenten

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 1 van 40



(3) SINAMICS_Integrated

Slot	Module	Telegram selection / default	l address	O address	Comment
4	Drive Data	SIEMENS telegram 394, FZD-373	256261		Control_Unit
5	Drive Data	SIEMENS telegram 394, FZD-373		256261	Control_Unit
6	Drive Data				

Figuur B4-2 Adressen SINAMICS integrated

<u> </u>	(50) DP/DP Coupler, Release 2									
Slot	🚺 DPID	Order Number / Designation	I Address	Q Address	Comment					
1	160	1 Byte Output consistent		262						
2	144	1 Byte Input consistent	262							
3	128	32 Bytes Output consistent		279310						
4	128	32 Bytes Output consistent		311342						
5	128	32 Bytes Output consistent		343374						
6	175	16 Bytes Output consistent		263278						
7	64	32 Bytes Input consistent	263294							
8	64	32 Bytes Input consistent	295326							
9	64	32 Bytes Input consistent	327358							
10	159	16 Bytes Input consistent	359374							

Figuur B4-3 Adressen DP/DP coupler

(1)	l IN	M155-6PN-ST					Pack <u>A</u>	ddress
Slot		Module	Order number	l address	Q address	Diagnostic addr	C	A
0	Ā	IM155-6PN-ST	6ES7 155-6AU00-0BN0			8179°		Full
X7		FN+IO				81.78*		Full
X1 F1 R		Port 1				8181*		Full
XT F2 R		Post 2				8180*		Full
1	1	DI16 x 24VDC ST	6ES7 131-6BH00-0BA0	0.01.7				Full
2		DQ16 x 24VDC/0.5A ST	6ES7 132-6BH00-0BA0		0.01.7			Full
3		RQ4 x 120VDC230VAC/5A~	6ES7 132-6HD00-0BB0		2.02.3			Full
4		Server module	6ES7 193-6PA00-0AA0			8177*		Full
	(1) Slot <i>O</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X1</i> <i>X</i>	Image: Constraint of the second sec	(1) IM155-6PN-ST Slot Module 0 IM155-6PN-ST X1 PN-/0 X1 P1 R Pwr/2 X1 P1 R Pwr/2 X1 P1 R Pwr/2 1 D116 x 24VDC ST 2 DQ16 x 24VDC/0.5A ST 3 RQ4 x 120VDC230VAC/5A~ 4 Server module	Image:	Image: Second	Image: Second state of the second s	Image:	Image: Pack A Image: Pack A Slot Module Order number I address Q address Diagnostic addr C O Image: Pack A State State <t< td=""></t<>

Figuur B4-4 Adressen IM155-6PN-ST (IO station)

	Name 🔺	I/O address	Read o	Data type	Array	Pro	Strategy	Display	Substitute		Control value
7.	Al	All 💌	Al 💌	All 💌	Al 💌	A	Al 💌	All 💌	All 💌	Al 🔳	All 💌
1	DPC_I_Slot10_0	PID 359		DWORD	1		Last value	HEX			
2	DPC_I_Slot10_10	PIB 369		BYTE	1		Last value	HEX			
3	DPC_I_Slot10_11	PIB 370		BYTE	1		Last value	HEX			
4	DPC_I_Slot10_12	PIW 371		WORD	1		Last value	HEX			
5	DPC_I_Slot10_14	PIW 373		WORD	1		Last value	HEX			
6	DPC_I_Slot10_4	PIW 363		WORD	1		Last value	HEX			
7	DPC_I_Slot10_6	PID 365		DWORD	1		Last value	HEX			
8	DPC_I_Slot7_0	PIB 263		BYTE	1		Last value	HEX			
9	DPC_I_Slot7_1	PIB 264		BYTE	1		Last value	HEX			
10	DPC_I_Slot9_28	PID 355		DWORD	1		Last value	HEX			
11	DPC_O_Slot1	PQB 262		BYTE	1		Last value	HEX			16#00
12	DPC_O_Slot3_0	PQB 279		BYTE	1		Last value	HEX		Image: A start of the start	16#20
13	DPC_O_Slot3_2	PQB 281		BYTE	1		Last value	HEX			16#00
14	IOS_DI_Slot1a	PIB 0		BYTE	1		Substitut	HEX	16#00		
15	IOS_DI_Slot1b	PIB 1		BYTE	1		Substitut	HEX	16#00		
16	IOS_DO_Slot2a	PQB 0		BYTE	1		Substitut	HEX	16#00		16#00
17	IOS_DO_Slot2b	PQB 1		BYTE	1		Substitut	HEX	16#00		16#00
18	IOS_DO_Slot3	PQB 2		BYTE	1		Substitut	HEX	16#00		16#00
19	PLC_DI_Word1	IN		WORD	1		Substitut	HEX	16#00_00		
20	PLC_DI_Word2	IN		WORD	1		Substitut	HEX	16#00_00		
21	PLC_DO_Byte2	OUT		BYTE	1		Substitut	HEX	16#00		16#00
22	PLC_DO_Byte3	OUT		BYTE	1		Substitut	HEX	16#00		16#00
23	PLC_DO_Byte4	OUT		BYTE	1		Substitut	HEX	16#00		16#00
24	PLC_DO_X121	OUT		BYTE	1		Substitut	HEX	16#00		16#00

Figuur B4-5 Address List

~	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 2 van 40



Main

De complete code van de main is weergegeven in figuur B4-6. In dit figuur zijn drie programma's dicht geklapt (regels 46, 51 en 56), deze zijn "leeg" zoals weergegeven bij het programma "prg_timefault_task" (regel 41).

De PLC voert verschillende programma's uit zoals deze in het execution system geordend staan. Deze programma's zijn geschreven in de main. Op regel 13 wordt aangeroepen dat de main gebruik maakt van het programma "tcp_connection". Onder het programma "prg_background_task" (regel 15) wordt het functie block "fb_tcp_connection" aangeroepen (regel 21), dit is het deel van het programma waar de daadwerkelijke functionaliteit geschreven staat. In het programma "prg_timer_task" worden verschillende variabelen gedefinieerd, deze worden echter niet gebruikt. Daarna volgen nog vier programma's die geen inhoud hebben, hierdoor zal de PLC direct doorgaan naar de volgende task.

λ	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 3 van 40



1 - INTERFACE PROGRAM prg_background_task; 2 PROGRAM prg_timer_task; 3 PROGRAM prg_timefault_task; 4 PROGRAM prg_startup_task; 5 6 PROGRAM prg shutdown task; 7 PROGRAM prg peripheralfault task; 8 9 LEND_INTERFACE 10 11 - IMPLEMENTATION 12 13 USES tcp_connection; 14 PROGRAM prg_background_task //aanroepen tcp_connection 15 ¢ 16 17 VAR 18 connection : fb_tcp_connection; END_VAR; 19 20 connection(i_ul6ServerPort := 1000); 21 22 END_PROGRAM // prg_background_task 23 24 25 þ PROGRAM prg_timer_task //aanroepen variabelen, not used 26 27 VAR CONSTANT 28 TIMERTASK_INTERVAL : INT := 10; // [ms] 29 END_VAR 30 É 31 VAR 32 counter_50ms : DINT := 0;33 counter 100ms : DINT := 20; 34 counter 200ms : DINT := 30; 35 counter_1500ms : DINT := 40; 36 END_VAR ; 37 38 39 END_PROGRAM // prg_timer_task 40 PROGRAM prg_timefault_task //empty 41 42 ; 43 44 END_PROGRAM // prg_timefault_task 45 46 ± PROGRAM prg_startup_task //empty 50 51 \pm PROGRAM prg_shutdown_task //empty 55 PROGRAM prg_peripheralfault_task //empty 56 \pm 60 END_IMPLEMENTATION 61

Figuur B4-6 Main programma PLC software

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 4 van 40



Genblk

Genblk is een afkorting voor generate blink. Wanneer het functie blok "fb_genblk" (regel 9) aangeroepen wordt moet een tijd aan gegeven worden, het uitgangssignaal is een boolean. Stel de gegeven tijd is één seconde en het uitgangs signaal begint op false, dan zal de uitgang na één seconden true worden en één seconden later weer false. Dit proces zal zich blijven herhalen en de uitgang zal dus "knipperen". Dit gebeurt doordat de volgende vier stappen herhaaldelijk doorlopen worden.

s_indicator_blink_time is in dit voorbeeld 1 seconden

- 1. (regel 24) s_indicator_blink_time = false: na 1 seconden zal on_cycle.q true worden.
- 2. (regel 27) on_cycle.q = true: s_indicator_blink_time wordt true. (on_cycle.q wordt false)
- 3. (regel 25) s_indicator_blink_time = true: na 1 seconden zal off_cycle.q true worden.
- 4. (regel 29) off_cycle.q = true: s_indicator_blink_time wordt false. (off_cycle.q wordt false)
- 5. Terug naar stap 1

```
1 INTERFACE
 2
 3
          FUNCTION_BLOCK fb_genblk;
 4
 5
     LEND INTERFACE
 6
 7
    - IMPLEMENTATION
 8
9
          FUNCTION_BLOCK fb_genblk
    10
    11
              VAR INPUT
                 s_indicator_blink_time : TIME;
12
13
             END VAR
14
              VAR_OUTPUT
15
    Þ
                  genblk indicator blink : BOOL;
16
17
              END_VAR
18
19
    VAR
20
                 on_cycle
                                         TON:
21
                  off cycle
                                          TON:
22
              END_VAR
23
24
                  on_cycle(in:=NOT genblk_indicator_blink, pt:=s_indicator_blink_time);
                  off_cycle(in:=genblk_indicator_blink, pt:=s_indicator_blink_time);
25
26
27
                  IF on_cycle.q THEN
    \square
                     genblk indicator blink := TRUE;
28
    É
29
                  ELSIF off cycle.q THEN
30
                     genblk indicator blink := FALSE;
                  END_IF;
31
32
33
34
          END_FUNCTION_BLOCK // fb_genblk
35
36
      END_IMPLEMENTATION
```

Figuur B4-7 Genblk programma PLC software

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 5 van 40



Tcp_connection

Het programma tcp connect bestaat uit 245 regels en is ingeklapt weergegeven in figuur B4-8, om dit overzichtelijk te houden zal dit programma in stukken besproken worden. Ten eerste maakt dit programma gebruik van het programma genblk wat in de vorige paragraaf besproken is. Op regel 75 wordt dit blink signaal gestart met een blink time van 100ms, de regel hierna wordt de output boolean gekoppeld aan de variabele second_tick. De rest van het programma zal op de volgende pagina's besproken worden. Buiten de definities van de types en global constants valt alles onder het function block "fb_tcp_connection".

1	Ę	INTERFACE
3		FUNCTION_BLOCK fb_tcp_connection;
4 5	l	- END_INTERFACE
6 7		
ŝ	E	IMPLEMENTATION
9		
10		USES genblk;
11 12	ļ	TYPE
41		
42	Ē	VAR GLOBAL CONSTANT
45 46	Ļ	NUNCTION PLOCK that a connection
47	٦	For the second s
48	Ę	VAR INPUT
51		
52	f	VAR
74		gently (s indicator blick time - = T#100ms) -
76		second tick (menblk genblk indicator blink):
77		
78		//Init,Open,Close Server
79	Ę	CASE open state OF
117		
118	ļ	// close connections
128	Ĩ	i iskii - s is (lak connections - 1) bo
129		// check on received data // alive test from client
130	¢	FOR i := 0 TO (MAX CONNECTIONS - 1) DO
210		
211		aSendBuffer := ANYTYPE_TO_BICBYTEARRAY (Data_Send, 0);
212		// Sand data
214	ļ	FOR i = 0 TO (MAX CONNECTIONS - 1) DO
242	Ì	
243		END_FUNCTION_BLOCK // fb_tcp_connection
244	L	
245		END_IMPLEMENTATION

Figuur B4-8 Tcp_connection programma PLC software

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 6 van 40



Regel 12 tot 44: Defenitie types en global constants (Figuur B4-9)

In deze regels worden drie types en één variabele gedefineerd. Het eerste type is "connection_state_def" (regel 13), hiermee wordt bijgehouden in welke state het programma is. Hierna volgen twee structs, de eerste is tcp_connections_rec (regel 19). Voor elk via TCP/IP verbonden device zal een copy van deze struct bijgehouden worden, naast het standaard TCP/IP struct word er bijgehouden of het device connected is, de verbinding wil verbreken en een waarde die verstuurd moet worden. De tweede struct (regel 26) is de opbouw van de ontvangen berichten. Wanneer de ontvangen data in deze struct gecast wordt is het direct mogelijk om de bytes uit te lezen zonder dat er eerst conversies of berekeningen gedaan hoeven worden. De globale constant "MAX_CONNECTIONS" steld vast hoeveel TCP/IP verbindingen er maximaal gemaakt mogen worden, deze staat ingesteld op 50.

12	白	TYPE
13		connection_state_def : (
14		INIT_SERVER := 1,
15		OPEN_SERVER,
16		CLOSE_SERVER
17);
18		
19	白	<pre>tcp_connections_rec : STRUCT //used for state connection</pre>
20		RetTcpOpenServer : StructRetTcpOpenServer;
21		connected : BOOL;
22		req_disconnect : BOOL;
23		RetTcpSend : DINT;
24	-	END_STRUCT;
25		
26	白	Data_Struct : STRUCT //used for receiving messages
27		State : BYTE;
28		// IO Station
29		IOS_DO_Slot2a : BYTE;
30		IOS_DO_Slot2b : BYTE;
31		IOS_DO_Slot3 : BYTE;
32		//PLC IO
33		PLC_DO_X121 : BYTE;
34		//Profibus
35		DPC_0_Slot1 : BYTE;
36		DPC_0_Slot3_0 : BYTE;
37		DPC_0_Slot3_2 : BYTE;
38	F	END_STRUCT
39		
40	F	END_TYPE
41		
42		VAR_GLOBAL CONSTANT
43		MAX_CONNECTIONS : UINT := 50;
44	F	END_VAR

Figuur B4-9 Regel 12 tot 44: Defenitie types en global constants

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 7 van 40



Regel 48 tot 73: Definitie variabele (Figuur B4-10)

Het functionblock "fb_tcp_connection" heeft één input (regel 49), hiermee wordt ingesteld via welke client port devices verbinding kunnen maken met de PLC. Wanneer dit afwijkt van de in de HMI aangegeven poort zal er geen verbinding opgezet kunnen worden. Onder variabelen worden verschillende variabelen en functies gedefinieerd, wanneer deze in de code gebruikt worden zullen deze behandeld worden.

48 🖸	VAR_INPUT	
49	i_ul6ServerPort : UIN	T := 1000; // Client port (connect from HMI)
50	- END_VAR	
51		
52	¢ VAR	
53	open_state : con	nection_state_def;
54	connection_id : ARR	AY[0 MAX_CONNECTIONS - 1] OF tcp_connections_rec;
55	ul6ServerPort : UIN	Τ;
56	sRetOpenServer : Str	uctRetTcpOpenServer;
57	i32RetCloseServer : DIN	Τ;
58	i32RetCloseConnectionServer : DIN	Τ;
59	ul6RecvDataLength : UIN	Τ;
60		
61	sRetTcpReceive : Str	uctRetTcpReceive;
62	aRecvBuffer : ARP	AY[01023] OF BYTE; //recievebuffer systemfunktion
63	aSendBuffer : ARB	AY[01023] OF BYTE;
64	i : UIN	Τ;
65	empty_connection_id : tcp	_connections_rec;
66	second_tick : R_T	RIG;
67	genblk : fb	genblk;
68	receiveData : dat	a_struct;
69		
70	word_to_2byte : _wo	rd_to_2byte;
71	dword_to_4byte : DW	ORD_TO_4BYTE;
72	Data_Send : ARP	AY [0 26] OF BYTE;
73	- END_VAR	

Figuur B4-10 Regel 48 tot 73: Definitie variabele

Regel 79 tot 116: State case (Figuur B4-11)

Met de variabele "open_state" van het type "connection_state_def" word gekozen welke van de drie states uitgevoerd wordt. Deze states zullen in de volgende alinea's afzonderlijk uitgewerkt worden.

De PLC begint in de state "INIT_SERVER", deze zal één keer doorlopen worden waarna naar de "OPEN_SERVER" gegaan wordt. Voordat dit gebeurd zal de geselecteerde poort in een nieuwe variabele gecast worden en zal het address array gevuld worden met lege adressen, hiermee wordt verzekerd dat er geen adressen van voorgaande tests in het array blijven staan.

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 8 van 40



Wanneer het programma in de "OPEN_SERVER" state is zal verbinding gemaakt kunnen worden vanuit andere devices, het programma zal overwegend in deze state zijn. Bij regel 90 wordt het verbinden met een nieuw device voorbereid. Wanneer het resultaat van

"sRetOpenServer.functionresult" (regel 96) gelijk is aan nul zal dit betekenen dat een nieuw device verbinding probeerd te maken met de PLC. Hierna zal in het address array gezocht worden naar de eerste lege plek (regel 98 en 99). Hier worden de gegevens van de nieuwe verbinding opgeslagen en ook zal met een boolean aangegeven worden dat de plek niet meer leeg is. Voor de zekerheid zal de boolean "req_disconnect false gemaakt worden zodat de verbinding niet onbedoeld direct gesloten wordt. Wanneer "sRetOpenServer.functionresult" lager is dan nul betekend dit dat er een error is opgetreden, de PLC zal naar de "CLOSE_SERVER" state gaan.

In de state "CLOSE_SERVER" zal de server gesloten worden (regel 113) en hierna zal het programma direct terug naar de "INIT_SERVER" state gaan. Bij een fout zal de server dus direct gereset worden.

79	户	CASE open_state OF
00		THIT OPDITED.
01		INII_DERVER.
82		
83		open_state := OPEN_SERVER;
84 0F	L .	$\mathbf{P} \mathbf{D} = \{\mathbf{r} \in \mathcal{D} \mid \mathbf{r} \in \mathcalD \mid \mathbf{r} \in \mathcalD \mid \mathcalD \mid $
00	T	For $1 = 0.10$ (max_connections = 1) bit
00	L	ND FOR CLON_IG[1] :- empty_connection_Id,
07 88		END_FOR;
89		OPEN SERVER:
90		
91		port := ul6ServerPort,
92		backlog := MAX CONNECTIONS,
93		nextcommand := IMMEDIATELY
94) <i>;</i>
95		
96	¢	IF sRetOpenServer.functionResult = 0 THEN // ready
97		// Make connection
98	白	FOR i := 0 TO (MAX_CONNECTIONS - 1) DO
99	白	IF (connection_id[i].connected = FALSE) THEN
100		connection_id[i].RetTcpOpenServer := sRetOpenServer;
101		connection_id[i].connected := TRUE;
102		connection_id[i].req_disconnect := FALSE;
103		EXIT;
104	F	END_IF;
105	-	END_FOR;
106	白	<pre>ELSIF sRetOpenServer.functionResult > 0 THEN // busy</pre>
107	F	;
108	户	<pre>ELSIF sRetOpenServer.functionResult < 0 THEN // error</pre>
109		open_state := CLOSE_SERVER;
110	-	END_IF;
111		
112		CLOSE_SERVER:
113		i32RetCloseServer := _tcpCloseServer(port := ul6ServerPort);
114		open_state := INIT_SERVER;
115		
116	-	END_CASE;

Figuur B4-11 Regel 79 tot 116: State case

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 9 van 40



Regel 118 tot 127: Close connections (Figuur B4-12)

In dit gedeelte wordt voor elke verbinding gekeken of er aangevraagd is om deze verbinding te verbreken, dit kan zowel door de PLC als het verbonden device aangevraagd zijn. Als dit bij een van de verbindingen zo is zal via de server deze verbinding verbroken worden. Hierna zal in het address een leeg address geplaats worden.

118		// close connections
119	¢	FOR i := 0 TO (MAX_CONNECTIONS - 1) DO
120	白	IF connection_id[i].req_disconnect THEN
121		// disconnect client
122		i32RetCloseConnectionServer := _tcpCloseConnection(connectionId := connection_id[i].RetTcpOpenServer.connectionId);
123	¢	IF i32RetCloseConnectionServer = 0 THEN
124		<pre>connection_id[i] := empty_connection_id;</pre>
125	-	END_IF;
126	-	END_IF;
127	-	END_FOR;

Figuur B4- 12 Regel 118 tot 127: Close connections

Regel 129 tot 209: Check on received data (Figuur B4-13)

Voor elk address wordt gekeken of deze verbonden is en er niet aangevraagd is om de verbinding te verbreken (regel 131). In regel 134 wordt de nieuwe data naar een bytearray gekopieerd, deze wordt in regel 141 naar de struct "receivedata" gecast. In de regels 142 tot 148 wordt de ontvangen data direct naar de output adressen gekopieerd. Hierna worden in de regels 150 tot 192 de verschillende inputs van de PLC gekopieerd naar het array "Data_Send" wat vanuit de PLC naar de verbonden devices gestuurd wordt. Op verschillende plekken (regel 155, 162, 168, 174, 178, 186 en 190) moeten een word of double wordt eerst omgezet worden in afzonderlijke bytes. Dit word gedaan met de functies "word_to_2byte" en "dword_to_4byte". In regel 196 wordt gekeken of de lengte van de ontvangen data langer is dan nul, wanneer dit het geval is zal de ontvangen state byte terug gestuurd worden (dit is 250 of 255). Wanneer de lengte van de ontvangen data echter niet hoger is dan nul en "sRetOpenServer.functionresult" lager is dan nul zal aangevraagd worden om de verbinding te verbreken.

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 10 van 40



129 130 131 // check on received data // alive test from client
FOR i := 0 TO (MAX_CONNECTIONS - 1) D0
 IF connection_id[i].connected AND (NOT connection_id[i].req_disconnect) THEN 132 133 // reviewed data
sRetTcpReceive := _tcpReceive(134 connectionId := connection_id[i].RetTcpOpenServer.connectionId, nextCommand := IMMEDIATELY, receiveVariable := aRecvBuffer 135 136 137 138); 139 ul6RecvDataLength := UDINT_TO_UINT(sRetTcpReceive.dataLength); receivedata := BICEYTEARRAY_TO_ANYTYPE(aRecvBuffer, 0); IOS_DO_Slot2a := receivedata.IOS_DO_Slot2a; IOS_DO_Slot2b := receivedata.IOS_DO_Slot2b; IOS_DO_Slot3 := receivedata.IOS_DO_Slot3; PLC_DO_XL21 := receivedata.PLC_DO_XL21; DPC_0_Slot3 := receivedata.DPC_0_Slot1; DPC_0_Slot3 := receivedata.DPC_0_Slot3_0; DPC_0_Slot3_2 := receivedata.DPC_0_Slot3_2; 140 141 142 143 144 145 146 147 148 149 150 151 152 //IO Station Data_Send[1] := IOS_DI_Slotla; Data_Send[2] := IOS_DI_Slotlb; 153 153 154 155 156 //PLC IO word_to_2byte (wordin := PLC_DI_Wordl); Data_Send[3] := word_to_2byte.byte0; // PLC_DI_X131 Data_Send[3] := word_to_2byte.byte0; // PI //profibus Data_Send[4] := DPC_I_Slot7_0; Data_Send[5] := DPC_I_Slot7_1; //DWord 9.28 PID 355 dword_to_4byte (dwordIn := DPC_I_Slot9_28); Data_Send[6] := dword_to_4byte.byte0; Data_Send[6] := dword_to_4byte.byte2; Data_Send[9] := dword_to_4byte.byte2; Data_Send[9] := dword_to_4byte.byte3; //DWORD 10.0 PID 359 dword_to_4byte (dwordIn := DPC_I_Slot10_0); Data_Send[10] := dword_to_4byte.byte0; Data_Send[11] := dword_to_4byte.byte0; Data_Send[12] := dword_to_4byte.byte3; //WORD 10.4 157 158 159 160 161 162 163 164 165 166 167 168 169 170 171 172 173 174 //WURD 10.4
word_to_2Dyte (wordin := DPC_I_Slotl0_4);
Pata_Send[14] := word_to_2Dyte.byte0;
Pata_Send[15] := word_to_2Dyte.byte1;
//WURD 10.6 PID 365 175 176 177 //DWORD 10.6 PID 365
dword_to_4byte (dwordIn := DPC_I_Slot10_6);
Data_Send[16] := dword_to_4byte.byte0;
Data_Send[17] := dword_to_4byte.byte1;
Data_Send[18] := dword_to_4byte.byte2;
Data_Send[20] := DPC_I_Slot10_10;
Data_Send[21] := DPC_I_Slot10_11;
//Word 10.12
word to_2byte (wordin := DPC_I_Slot10_12); 178 179 180 181 182 183 184 185 186 word_to_2byte (wordin := DPC_I_Slot10_12); Data_Send[22] := word_to_2byte_byte0; Data_Send[23] := word_to_2byte.byte1; //Word 10.14 187 188 189 word to 2byte (wordin := DPC I Slot10 14); 190 191 192 193 Data_Send[24] := word_to_2byte.byte0; Data_Send[25] := word_to_2byte.byte1; þ IF (u16RecvDataLength > 0) THEN 194 194 195 196 197 IF receivedata.State = 250 THEN
 Data_Send[0] := 250;
ELSIF receivedata.State = 255 THEN þ þ 198 199 200 Data_Send[0] := 255; END_IF; 201 þ 202 ELSIF (sRetTcpReceive.functionResult > 0) THEN // busy, empty 203 204 þ ELSIF (sRetTcpReceive.functionResult < 0) THEN // error, disconnect connection_id[i].req_disconnect := TRUE; END_IF; 205 206 207 END_IF; // connection_id[i]
END FOR; // i 208 209



\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 11 van 40



Regel 211 tot 241: Send data (Figuur B4-14)

In voorgaande alinea zijn alle bytes in een array geplaatst, deze wordt in regel 211 gecast naar een bigbytearray "aSendBuffer". Voor elk address wordt wederom gekeken of deze verbonden is en er niet aangevraagd is om de verbinding te verbreken (regel 215). Wanneer door het device gevraagd is om data te verzenden (regel 217) of wanneer het blink signaal hoog is geworden (regel 229) zal de data verzonden worden. Hierna zal ook nog gekeken worden of een error ontstaan is, in dit geval zal aangevraagd worden om de verbinding te verbreken.



Figuur B4-14 Regel 211 tot 241: Send data

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 12 van 40



HMI (C#)

Op de HMI worden alle testen uitgevoerd en daarnaast wordt hier ook de user interface aangestuurd. De taal die op de HMI gebruikt wordt is C#. In de volgende stukken zal eerst ingegaan worden op de user interface en daarna op de code zelf.

User Interface

In figuur B4-15 is de user interface weergegeven, in de rest van deze alinea wordt uitgewerkt wat alle knoppen en panels doen. Er is de keuze gemaakt om de tests eerst goed te laten functioneren en hierna pas te focussen op het uiterlijk van de user interface. Bovenaan is een textbox met een IP adres te zien, hierin moet het IP adres van de PLC ingesteld staan. Bij default staat deze goed, er wordt echter de vrijheid geboden om deze aan te passen. Hieronder zien we de knop connect, wanneer op connect gedrukt wordt zal de HMI verbinding proberen te maken met de PLC. Wanneer dit lukt zal de tekst veranderen in disconnect, als hier op gedrukt wordt zal de verbinding verbroken worden en zal de tekst weer terug veranderen in connect. Het grijze panel zal van kleur veranderen afhankelijk van de status van het de verbinding en het programma. Grijs betekend dat er nog geen verbinding is gemaakt of dat deze verbinding gestopt is met de disconnect knop. Groen/grijs knipperend betekend dat het programma in rust stand is. Oranje betekend dat het programma aan het testen is en rood betekend dat de verbinding verbroken is. Hieronder zien we twee knoppen "Start" en "Start_PB", start word gebruikt om de noodstop test uit te voeren en bij start_PB wordt het profibus deel getest. Deze laatste is vooral gebruikt voor het testen van de software. Rechts van de startknop zijn vijf panels, weergegeven deze worden gebruikt om de resultaten van de noodstop tests weer te geven. Elk panel is gelinkt aan één test behalve het derde panel, deze is aan test 3 en 4 gelinkt. Wanneer deze grijs zijn betekend dit dat de test nog niet is uitgevoerd, geel betekend dat deze test bezig is, groen dat de test geslaagd is en rood als de test mislukt is. Hiernaast staan de knoppen "continue", "Yes" en "No", deze worden gebruikt om vragen aan de gebruiker mee te beantwoorden. Onderin is een textbox weergegeven, hierin komen resultaten en vragen aan de gebruiker te staan.

🖳 Form1	
169.254.11.22	
Connect	
Start Continue Yes	No
Start_PB	
Test_results	

Figuur B4-15 User Interface

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 13 van 40



Software

De totale code bestaat uit 1039 regels, om deze reden zal de software in stukken behandeld worden. In figuur B4-16 is de code ingeklapt weergegeven, elk ingeklapte deel zal in de volgende pagina's uitgewerkt worden. Daarnaast zijn in de figuur alle lijnen tussen lijn 20 en 99 weggehaald, dit is gedaan om de afbeelding overzichtelijk te houden. Dit stuk zal ook in de volgende pagina's uitgewerkt worden.

Ten eerste zullen de waardes gedefinieerd worden in de regels 21 tot 98. Hierna zal "Form1" (regel 100) uitgevoerd worden. Het programma zal wachten tot het event "btn_connect_Click" (regel 528) heeft plaatsgevonden. Hierna zal in "Initialize_Connection" (regel 549) de verbinding met de PLC opgezet worden. Daarna zal de stap "Receive_Mesages" (regel 985) het daadwerkelijke programma lopen. Wanneer de verbinding wordt verbroken of als er een error plaatsvindt zal het programma doorgaan naar "Close_Connection" (regel 972).

De overige deelprogramma's worden door deze deelprogramma's aangeroepen of zijn events die bovenstaande deelprogramma's beïnvloeden

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 14 van 40



1	using	System;	
2	using	System.Co	llections.Generic;
3	using	System.Com	nponentModel;
4	using	System.Dat	
5	using	System.Dra	awing;
7	using	System Te	Ng
8	using	System.Th	reading. Tasks:
9	using	System.Wi	Courses
10	using	System.Net	
11	using	System.Net	
12	using	System.IO	
13	using	System.Th	reading;
14	using	System.Med	dia;
15			
16	names	pace AFST_	r_pc_v1
17	{		
18			int store found a found
19	F P	ublic part:	lai Class formi : form
20	1		
100		public F	
109	Ĩ	public	
110		private	void Send Bytearray(int bytenumber, int newbyte)
116			
117	1	private	bool Bit_Is_True(int bytenumber, int bitnumber)
121	1		
122	1	//test1,	, test if both Estop inputs are low, print result, go to test2 or end test
123	۱.	private	void test1()[] //private void test1()
153	1		
154	1	//test2,	, test 1+ both Estop inputs are low, print result, go to test3 or end test
155	•	private	void test2()//private void test2()
105		(/ + + + + + + + + + + + + + + + + + +	the equility found in test 2 and 4 into upable information
187		//turns	the results table () // // minute void cross table ()
242		privace	Void closs_table (), //pilvate void closs_table ()
243		//test5	test if both Eston inputs are low, print result, go to test6 or end test
244		private	void test5()/private void test5()
280	T		
281		//test6,	, enable both Estop outputs, test if all non-Estop inputs are false
282		private	<pre>void test6(), //private void test6()</pre>
304			
305	ė.	private	void testP_HB()
352			
305		privace	
396	-	private	void test profibus Output(int select byte, byte select bit, string outputname)
432	Ĩ		
433	ė.	private	<pre>void test_profibus_Input(int select_byte, byte select_bit, string inputname)</pre>
464			
465		private	void test_profibus_Analog(int select_byte, int length_bit, string analogname, int value1, int value2)[]
515			
516		//Save t	xir, disconnect
526		public	Void On_Application_Exit(object sender, EventArgs e) //public void On_Application_Exit(object sender, EventArgs e)
527		//Connec	t/Disconnect
528	+	private	void btn connect Click(object sender, EventArgs e) //private void btn connect Click(object sender. EventArgs e)
547	T		
548	1	//Start	connection
549	ŧ.	private	<pre>void Initialize_Connection() //private void Initialize_Connection()</pre>
577	1		
578		//Receiv	ving Messages
579	*	private	<pre>void Receive_Messages()[] //private void ReceiveMessages()</pre>
969	1		
370 971	1	//End co	annection
972	1	private	void Close Connection() // private void CloseConnection()
984	1		
985	÷.	private	void Show_Message()
989			
990	ė.	private	void Enable_Continue_Pressed(bool Enabled)
994			
995		private	void btn_start_Click(object sender, EventArgs e) //private void btn_start_Click(object sender, EventArgs e)
2005	1		
006		private	Void bin_Continue_Click(object sender, EventArgs e)
011	-	private	void Form1 Load(object sender EventArgs e)
015	Ī	p. 19000	
016		private	void btn_start_PB_Click(object sender, EventArgs e) //private void btn_start_PB_Click(object sender, EventArgs e)
026	1		
.027	Ē.	private	void btn_yes_Click(object sender, EventArgs e)
.031			
032	1	private	vola ptn_no_Llick(opject sender, EventArgs e)
020		// Form1	
038	3/14	FST T PC v1	
020	L		-

Figuur B4- 16 Totale programma HMI

	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 15 van 40



Regel 21 tot 98: Definitie variabele (Figuur B4-17)

In de regels 21 tot 98 worden alle private variabelen en functies geïnitialiseerd, deze zullen hier onder benoemd worden. Wanneer deze gebruikt worden zal dieper op de functie ingegaan worden.

(regel 21) "nwStream", (regel 22) "tcp_Server", (regel 23) "thrMessaging" en (regel 24) "ipAddr" worden gebruikt bij het instellen van de TCP/IP verbinding en zorgen ervoor dat deze verbinding blijft bestaan.

(regel 25) "tcp_Connected", met deze boolean wordt bijgehouden of de opstelling verbonden is via TCP/IP of dat deze verbinding verbroken is of verbroken moet worden

(regel 26) "Continue_Pressed", (regel 27) "Yes_Pressed" en (regel 28) "No_Pressed" houden bij of de bijbehorende knoppen ingedrukt zijn

(regel 29) "Heartbeat_Active", met deze boolean wordt bijgehouden of het heartbeat signaal verstuurd moet worden.

(regel 30) "db_Out" Dit is een byte array waarin alle bytes die naar de PLC gestuurd worden opgeslagen worden.

(regel 31) "db_In" Dit is een byte array waarin alle bytes die ontvangen zijn van de PLC opgeslagen worden.

(regel 32) "data_test3_4" In dit array worden de afzonderlijke resultaten van test 3 en test 4 opgeslagen, hieruit wordt later een conclusie getrokken.

(regel 33) "test_state" en (regel 34) "test_step" worden gebruikt om de voortgang van de tests bij te houden.

(regel 35) "test_result", in deze string worden de resultaten en instructies opgeslagen die op het user interface weergegeven worden.

(regel 37) "thrShow_Message", (regel 39) "thrEnable_Continue" en (regel 41) "thrEless Commention" worden gebruikt en threate een te kunnen reenen

"thrClose_Connection" worden gebruikt om threats aan te kunnen roepen

De waardes in regel 45 tot 97 worden gebruikt om betekenis aan getallen te geven. In plaats van 8 van 5 wordt in de code nu bit3 van DCP_I_Slot7_1 geschreven. Hierdoor is het veel duidelijker wat er bedoeld wordt en dit maakt de code veel overzichtelijker. Verschillende van de waardes worden niet of niet direct gebruikt, deze staan hier voor de compleetheid en omdat het mogelijk is dat deze later wel gebruikt gaan worden.

λ	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 16 van 40





21 private NetworkStream nwStream: private TcpClient tcp_Server; private Thread thrMessaging; 22 23 24 25 private IPAddress ipAddr: private bool tcp_Connected; private bool Continue_Pressed; private bool Continue_Pressed; private bool Ves_Pressed; private bool Nearbeat_Active = true; private byote[] db_Out = new byte[8]; private byte[] db_In = new byte[26]; private byte[] db_In = new byte[26]; 26 27 28 29 30 31 private byte[] du_in = mew byte[20]; private bool[] data_test3_4 = new bool[4]; private string test_state = "Idle"; private string test_step = "1"; private string test_result = "no testresult"; 32 33 34 35 36 37 38 39 private delegate void dShowMessage();
private dShowMessage thrShow_Message; private delegate void dEnableContinue(bool Enabled); private dEnableContinue thrEnable_Continue; 40 41 private delegate void dCloseConnection(); private dCloseConnection thrClose Connection; 42 43 44 45 //bit values private byte no_bits = 0; private byte bit0 = 1; private byte bit1 = 2; 46 47 48 49 private byte bit2 = 4; //currently not used private byte bit3 = 8: //currently not used 50 51 52 53 54 55 56 57 58 private byte bit4 = 16; private byte bits = 32; private byte bits = 32; private byte bit6 = 64; private byte bit7 = 128; //currently not used private byte all_bits = 255; //db_In & db_Out, meaning byte position private int Status = 0; 59 //db_In meaning byte position 60 private int IOS_DI_Slot1a = 1; private int IOS_DI_Slot1b = 2; 61 //private int PLC_DI_X131 = 3; private int DPC_I_Slot7_0 = 4; //currently not used
//bit 0-7 used 62 63 64 65 private int DPC_I_Slot7_1 = 5; private int DPC_I_Slot9_28 = 6; //bit 0-4 used //RUNNING REEL REMAINING LENGTH //private int DPC_I_Slot9_29 = 7; //private int DPC_I_Slot9_30 = 8; 66 67 //private int DPC_I_Slot9_30 = 8; //private int DPC_I_Slot9_31 = 9; private int DPC_I_Slot10_0 = 10; //private int DPC_I_Slot10_1 = 11; //private int DPC_I_Slot10_2 = 12; private int DPC_I_Slot10_3 = 13; private int DPC_I_Slot10_4 = 14; //private int DPC_I_Slot10_4 = 14; 68 69 //SPLICE DIAMETER ACTUAL VALUE 70 71 72 73 //WEB TENSION ACTUAL VALUE 74 75 76 //private int DPC_I_Slot10_5 = 15; private int DPC_I_Slot10_6 = 16; //RUNNING REEL DIAMETER private int DPC_1_Slot10_6 = 16; //private int DPC_I_Slot10_7 = 17; //private int DPC_I_Slot10_8 = 18; //private int DPC_I_Slot10_9 = 19; private int DPC_I_Slot10_10 = 20; 77 78 79 80 //RUNNING REEL POSITION private int DPC_I_Slot10_11 = 21; private int DPC_I_Slot10_12 = 22; //TIME TO SPLICE SELECTOR //TIME TO SPLICE SECONDS 81 //private int DPC_I_Slot10_13 = 23; private int DPC_I_Slot10_14 = 24; 82 //TIME TO SPLICE MINUTES 83 84 //private int DPC_I_Slot10_15 = 25; 85 86 87 //db_Out meaning byte position //private int IOS DO Slot2a = 1; //currently not used private int IOS_DO_Slot2b = 2; 88 89 //private int IOS_D0_Slot3 = 3; //private int PLC_D0_X121 = 4; //currently not used //currently not used 90 91 //private int DPC_0_Slot1 = 5;
private int DPC_0_Slot3_0 = 6; //bit 0 used, currently not used //bit 0-6 used 92 93 private int DPC_0_Slot3_2 = 7; //bit 0 used 94 95 //meaning values Status bit
private int no_fault = 255;
private int new_data = 250;

Figuur B4-17 Regel 21 tot 98: Definitie variabele

λ	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 17 van 40



Regel 100 tot 108: Form1 (Figuur B4-18)

In regel 102 wordt een eventhandler gestart waardoor het lopende programma onderbroken kan worden door events. In de regels 103 tot 104 worden threats aangeroepen zodat deze later in het programma gebruikt kunnen worden door andere threats. In regel 106 wordt het userinterface geïnitialiseerd, hierna zal deze gebruikt kunnen worden door de gebruiker. Op regel 107 wordt de tekst in de textbox geleegd zodat begonnen wordt met een lege textbox.

100 🗄	<pre>public Form1()</pre>
101	{
102	Application.ApplicationExit += new EventHandler(On_Application_Exit);
103	<pre>thrShow_Message = new dShowMessage(Show_Message);</pre>
104	<pre>thrEnable_Continue = new dEnableContinue(Enable_Continue_Pressed);</pre>
105	<pre>thrClose_Connection = new dCloseConnection(Close_Connection);</pre>
106	<pre>InitializeComponent();</pre>
107	<pre>l_test_result.Text = " ";</pre>
108	}

Figuur B4-18 Regel 100 tot 108: Form1

Regel 110 tot 115: Send_Bytearray (Figuur B4-19)

Dit programma vraagt een bytenummer van het output array en de nieuwe byte die op deze plek moet komen. Deze byte wordt gewijzigd (regel 112) waarna het complete bytearray klaar wordt gezet in een buffer (regel 113) en hierna wordt de buffer leeg gemaakt en verstuurd (regel 114). Dit deelprogramma zal gebruikt worden wanneer nieuwe data vanuit de HMI naar de PLC gestuurd wordt.

```
110 = private void Send_Bytearray(int bytenumber, int newbyte)
111 {
112 db_Out[bytenumber] = Convert.ToByte(newbyte);
113 nwStream.Write(db_Out, 0, db_Out.Length);
114 nwStream.Flush();
115 }
```

Figuur B4-19 Regel 110 tot 115: Send_Bytearray

Regel 117 tot 120: Bit_Is_True (Figuur B4-20)

Dit is een korte code maar deze wordt voornamelijk gebruikt in if state selectors, deze werden hierdoor erg onduidelijk. Om deze reden is hier een deelprogramma van gemaakt. Het deelprogramma vergelijkt de waarde van een byte in het array van ontvangen bytes met een bit waarde, wanneer de geselecteerde bit true is zal true uitgegeven worden door dit deelprogramma, anders zal false uitgegeven worden.

117 ⊡ private bool Bit_Is_True(int bytenumber, int bitnumber)
118 {
119 return ((db_In[bytenumber] & bitnumber) != 0);
120 }

Figuur B4-20 Regel 117 tot 120: Bit_Is_True

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 18 van 40



Regel 122 tot 152: Test1 (Figuur B4-21)

In test 1 worden twee bits gecontroleerd (regel 125) afhankelijk hiervan zal één van de vier mogelijke states gekozen worden. Deze bestaan elk uit drie regels, de eerste regel veranderd de kleur van het eerste testpanel. Wanneer het resultaat voldoet aan de verwachtingen zal dit panel groen worden, anders wordt deze rood. In de tweede regel wordt het test resultaat geschreven, dit is succesvol of een error. Deze errors hebben een uniek nummer, geven aan welk foute resultaat geconstateerd is en wat hier waarschijnlijk de oorzaak van is. In de derde regel wordt de volgende state geselecteerd, bij een fout zal naar de "end_test" state gegaan worden en wanneer de test goed gaat zal naar test 2 gegaan worden. Na de if states staan nog drie regels. Op regel 149 wordt de threat gestart waarmee de tekst op de user interface aangepast wordt. Hierna staat in regel 150 een regel voor het testen van de software, deze is in de daadwerkelijke software verwijderd. Deze regel zorgt ervoor dat het programma na een fout alsnog naar de volgende test gaat. In regel 151 wordt het programma "Send_Byte" aangeroepen hiermee zal de data vanuit de HMI naar de PLC gestuurd worden.



Figuur B4-21 Regel 122 tot 152: Test1

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 19 van 40



Regel 154 tot 184: Test2 (Figuur B4-22)

Test 2 functioneert exact hetzelfde als test 1, wel worden andere waarden gebruikt. In plaats van het eerste panel wordt tweede panel gebruikt om aan te geven of de test goed gegaan is. Daarnaast zijn de error en succes berichten anders en is de volgende state test 3.

154	//test2, test if both Estop inputs are low, print result, go to test3 or end test
155 🖻	private void test2()
156	{
157	if (Bit_Is_True(IOS_DI_Slot1a, bit0) && Bit_Is_True(IOS_DI_Slot1a, bit1))
158	{
159	<pre>panel_test2.BackColor = System.Drawing.Color.Red;</pre>
160	<pre>test_result += "\ntest2: (error201) both Estop inputs are high, shortcircuit to other output(s) expected";</pre>
161	<pre>test_state = "end_test";</pre>
162	}
163	<pre>else if (Bit_Is_True(IOS_DI_Slot1a, bit0))</pre>
164	{
165	<pre>panel_test2.BackColor = System.Drawing.Color.Red;</pre>
166	<pre>test_result += "\ntest2: (error202) input Estop1 is high, shortcircuit to another output expected";</pre>
167	<pre>test_state = "end_test";</pre>
168	}
169	<pre>else if (Bit_Is_True(IOS_DI_Slot1a, bit1))</pre>
170	{
171	<pre>panel_test2.BackColor = System.Drawing.Color.Red;</pre>
172	<pre>test_result += "\ntest2: (error203) input Estop2 is high, shortcircuit to another output expected";</pre>
173	<pre>test_state = "end_test";</pre>
174	}
175	else
176	{
177	<pre>panel_test2.BackColor = System.Drawing.Color.LightGreen;</pre>
178	<pre>test_result += "\ntest2: succesfull";</pre>
179	<pre>test_state = "test3_active";</pre>
180	}
181	if (this.thrShow_Message != null) { this.Invoke(this.thrShow_Message); }
182	<pre>test_state = "test3_active"; //for testing</pre>
183	Send_Bytearray(Status, no_fault);
184	<pre>} //private void test2()</pre>

Figuur B4-22 Regel 154 tot 184: Test2

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 20 van 40



Regel 186 tot 241: Cross_table (Figuur B4-23)

Uit test 3 en 4 komen vier warden, in deze cross table wordt uit deze warden één conclusie getrokken. Op regel 190 tot 193 worden de vier waarden gecombineerd in één waarde. Hierna wordt in regel 195 gekeken of de gewenste resultaten behaald zijn. Als dit het geval is zal het derde panel groen gemakt worden en zal na de cross table naar de volgende state gegaan worden. Anders zal dit panel rood worden en zal naar de state "end_test" gegaan worden. Als laatste wordt in regel 206 tot 239 de bijbehorende string gezocht, dit is of succes of een error met geconstateerde fout en waarschijnlijke oorzaak. Deze string zal toegevoegd worden aan de tekst op het user interface.

100	(here the second to find to here 3 and 4 take merels) of formation
186	//turns the results found in test 3 and 4 into useable information
107 -	private void cross_table ()
100	int careauwhan = 0
109	if cash test 3 (01) / carenumber = 0: 1:
101	if (data test) w(0) { casenumber = 0, },
191	if (deta_tests](i) (costinuitor = castinuitor + 4,),
193	if (data tests 4(3)) { casenumber = casenumber + 1; };
194	
195	if (casenumber == 9)
196	
197	panel test3 4.BackColor = System.Drawing.Color.LightGreen:
198	test state = "Activate Estop":
199	}
200	else
201	{
202	panel_test3_4.BackColor = System.Drawing.Color.Red;
203	<pre>test_state = "end_test";</pre>
204	ы
205	
206	switch(casenumber)
207	{
208	//++++
209	<pre>case 0: test_result += "\ntest3 and 4: (error301) break in cable 1 and 2 expected \nother possibilities: Estop pressed or malfunctioning power source"; break;</pre>
210	//FFFI
211	//sere
212	//////
213	//FFT
215	case 3: test result += "\ntest3 and 4: (error304) break in cable 1 and shortcircuit after break expected"; break:
216	//FIFE
217	case 4: test result += "\ntest3 and 4: (error305) break in cable 2 and crossed wires expected": break:
218	//FTFT
219	<pre>case 5: test_result += "\ntest3 and 4: (error306) break and shortcircuit before break expected, possibly crossed wires"; break;</pre>
220	//FTTF
221	<pre>case 6: test_result += "\ntest3 and 4: (error307) crossed wires expected"; break;</pre>
222	//FTTT
223	<pre>case 7: test_result += "\ntest3 and 4: (error308) this error should not be possible"; break;</pre>
224	//TFFF
225	<pre>case 8: test_result += "\ntest3 and 4: (error309) break in cable 2 expected"; break;</pre>
226	//IFFI-NO ERROR
227	<pre>case 9: test_result += "\ntest3 and 4: succesfull"; break;</pre>
228	//TFTF
229	<pre>case 10: test_result += "\ntest3 and 4: (error310) break and shortcircuit before break expected"; break;</pre>
230	//TFTT
231	<pre>case 11: test_result += "\ntests and 4: (error311) this error should not be possible"; break;</pre>
232	//IIFF
203	(ase az, test_result = (ntest) and 4: (entroisiz) break in table 2 and shortcirtuit after break expected ; break; (inter
234	case 13: test result += "\ntest3 and 4: (error313) this error should not be onscible": break:
236	/TTTE
237	case 14: test result += "\ntest3 and 4: (error314) this error should not be possible": break:
238	//TIT
239	<pre>case 15: test_result += "\ntest3 and 4: (error315) shortcircuit expected"; break;</pre>
240	} //switch(casenumber)
241	<pre>} //private void cross_table ()</pre>

Figuur B4-23 Regel 186 tot 241: Cross_table

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 21 van 40



Regel 243 tot 279: Test5 (Figuur B4-24)

Aan het begin van test 5 wordt ervoor gezorgd dat de continue knop niet meer ingedrukt kan worden (regel 248). Hierna wordt "Continue_Pressed" false gemaakt, dit wordt gedaan omdat op de continue knop gedrukt moet worden om in dit deelprogramma te komen. Hierna functioneert de test net als test 1 en 2. Er wordt naar twee bits gekeken (regel 250) waarna één van de vier mogelijke states geselecteerd wordt. In elke state wordt een panel gekleurd, een string op het user interface geschreven en de volgende state geselecteerd. Hierna wordt de threat voor het schrijven op het user interface geactiveerd en wordt een bericht naar de PLC gestuurd. In deze test is echter de regel 275 uit de code gehaald, voor het testen kan deze stap terug gezet worden waardoor altijd naar de volgende deeltest gegaan zal worden.



Figuur B4-24 Regel 243 tot 279: Test5

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 22 van 40



Regel 281 tot 303: Test6 (Figuur B4-25)

Bij test 6 wordt in de regels 286 en 287 wederom gezorgd dat de knop continue niet meer ingedrukt kan worden en dat de boolean "Continue_Pressed" false wordt. Hierna wordt gekeken of één of meer inputs hoog zijn (regel 286), afhankelijk hiervan wordt het laatste panel gekleurd en een string met succes of error naar het voorscherm geschreven. In regel 298 wordt de threat voor het updaten van de tekst op het voorscherm aangeroepen. Aangezien dit de laatste test van de noodstop test is zal na deze test altijd naar de "end_test" state gegaan worden. Als laatste wordt wederom een bericht naar de PLC gestuurd.



Figuur B4-25 Regel 281 tot 303: Test6

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 23 van 40

Regel 305 tot 351: TestP_HB (Figuur B4-26)

De eerste deeltest van de Profibus tests is het testen van het heartbeat signaal. Hierbij wordt in regel 307 de heartbeat uitgeschakeld, deze zou er voor zorgen dat de test niet goed functioneert. Doordat er een delay in de reactie van de te testen machine zit zou er eigenlijk een delay in de state overgangen moeten zitten. Dit is momenteel niet het geval en als replacement zijn hier extra steps toegepast (regel 315 en 327) om dit delay op te vangen, dit zal echter nog aangepast moeten worden. In step 1 (regel 308) wordt het heartbeat signaal laag gemaakt en wordt de data naar de PLC gestuurd. Er zijn twee step 2s, één voor wanneer de heartbeat response hoog is en één voor wanneer deze laag is. Wanneer deze hoog is zal het heartbeat signaal hoog worden en naar step 3 gegaan worden, wanneer deze laag is zal naar de state "end_test" gegaan worden. Er zijn ook twee step 3s, één voor wanneer de heartbeat response hoog is en één voor wanneer deze laag is zal de test geslaagd zijn, de step zal terug op 1 gezet worden, de volgende test zal geselecteerd worden en het heartbeat signaal wordt weer geactiveerd. Wanneer de heartbeat response hoog is zal naar de state "end_test" gegaan worden.



Figuur B4-26 Regel 305 tot 351: TestP_HB

Fontys	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
	Datum: 8-6-2017	Pagina 24 van 40



Regel 353 tot 394: TestP_DV (Figuur B4-27)

Bij deze test zal de webtool gebruikt moeten worden om na te gaan of de waarde "IODataValid" hoog is. Wanneer dit niet het geval is zal een error gegenereerd worden en zal de test beëindigd worden. Wanneer deze waarde wel hoog is zal gevraagd worden om één DIL switch om te schakelen en dit nogmaals te controleren, wanneer de waarde gelijk blijft zal eer error verstuurd worden. Wanneer de error veranderd zal gevraagd worden om de switch weer terug te zetten en dit voor een laatste keer te controleren, hierna zal naar de volgende test gegaan worden. Aan het eind van dit programma (regel 391) wordt de threat aangeroepen om de tekst naar de user interface te schrijven. Daarnaast worden ook de waardes van de knoppen yes en no false gemaakt (regel 392 en 393) om te voorkomen dat deze hoog blijven tussen de stappen.

353	private void testP_DV()
354	{
355	<pre>if (test_step == "1")</pre>
356	{
357	<pre>test_result = "Is PRE_PST_GEN_DI_IODataValid high? (yes/no)";</pre>
358	<pre>test_step = "2";</pre>
359	}
360	<pre>else if (test_step == "2" && No_Pressed)</pre>
361	{
362	test_result += "\nError: waarschijnlijk DIL switch"; //**
363	<pre>test_state = "end_test";</pre>
364	}
365	<pre>else if (test_step == "2" && Yes_Pressed)</pre>
366	{
367	<pre>test_result += "\nSwitch DIL DP1 DIA to off.\nIs PRE_PST_GEN_DI_IODataValid high? (yes/no)";</pre>
368	<pre>test_step = "3";</pre>
369	}
370	else if (test_step == "3" && No_Pressed)
371	{
372	<pre>test_result += "\nSwitch DIL DP1 DIA to on.\nIs PRE_PST_GEN_DI_IODataValid high? (yes/no)";</pre>
373	<pre>test_step = "4";</pre>
374	}
375	else if (test_step == "3" && Yes_Pressed)
376	
377	test_result += "\nError: waarschijnlijk werkt switch niet correct"; //**
378	<pre>test_state = "end_test";</pre>
379	}
380	<pre>else if (test_step == "4" && No_Pressed)</pre>
381	
382	test_result += "\nError: waarschijnlijk werkt switch niet correct"; //**
383	<pre>test_state = "end_test";</pre>
384	}
385	<pre>else if (test_step == "4" && Yes_Pressed)</pre>
386	{
387	<pre>panel_test2.BackColor = System.Drawing.Color.Aquamarine;</pre>
388	test_step = "1";
389	<pre>test_state = "testP0_1_active";</pre>
390	}
391	if (this.thrShow_Message != null) { this.Invoke(this.thrShow_Message); }
392	Yes_Pressed = false;
393	No_Pressed = false;
394	}

Figuur B4-27 Regel 353 tot 394: TestP_DV

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 25 van 40



Regel 396 tot 431: test_profibus_Output (Figuur B4-28)

De verschillende outputs worden met dit programma getest. De outputs worden hoog gemaakt (regel 400) waarna gevraagd wordt of deze hoog geworden is op de webtool. Wanneer dit niet het geval is zal een error gegenereerd worden en zal de test beëindigd worden, wanneer dit wel het geval is zal deze waarde weer laag gemaakt worden en zal gevraagd worden of deze ook op de webtool als laag aangegeven wordt. Wanneer dit niet het geval is zal een error gegenereerd worden en wanneer dit wel het geval is zal naar de volgende test gegaan worden. Aan het eind van dit programma (regel 427) wordt de threat aangeroepen om de tekst naar de user interface te schrijven. Daarnaast worden ook de waardes van de knoppen yes en no false gemaakt (regel 428 en 429) om te voorkomen dat deze hoog blijven tussen de stappen.



Figuur B4-28 Regel 396 tot 431: test_profibus_Output

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 26 van 40



Regel 433 tot 463: test_profibus_Input (Figuur B4-29)

De verschillende outputs worden via dit programma getest. Er wordt gevraagd om de input op de webtool hoog te maken. Dit zal door het testsysteem gedetecteerd worden, wanneer dit niet het geval is zal op de knop yes gedrukt moeten worden. Wanneer dit gedetecteerd word zal gevraagd worden om de waarde laag te maken, wanneer op yes gedrukt wordt zal een error gegenereerd moeten worden. Wederom zal nu automatisch gedetecteerd worden of deze waarde laag is of er zal weer op de yes knop gedrukt moeten worden. Wanneer dit gedetecteerd word zal naar de volgende test gegaan worden, wanneer op yes gedrukt wordt zal een error gegenereerd moeten worden. Aan het eind van dit programma (regel 460) wordt de threat aangeroepen om de tekst naar de user interface te schrijven. Daarnaast worden ook de waardes van de knoppen yes en no false gemaakt (regel 461 en 462) om te voorkomen dat deze hoog blijven tussen de stappen.

```
433 🗄
              private void test_profibus_Input(int select_byte, byte select_bit, string inputname)
434
435
                  if (test_step == "1")
436
                  {
437
                      test_result = "Make " + inputname + " true, if no responce pres yes";
438
                      test_step = "2";
439
                  else if (test_step == "2" && Bit_Is_True(select_byte, select_bit))
440
441
                      test_result += "\nMake " + inputname + " false, if no responce pres yes";
442
443
                      test_step = "3";
444
445
                  else if (test_step == "2" && Yes_Pressed)
446
                      test_result += "\nError: I1.3.1"; //**
447
448
                      test_state = "end_test";
449
450
                  else if (test_step == "3" && !(Bit_Is_True(select_byte, select_bit)))
451
                  {
452
                      test step = "1";
453
                      test_state = "next";
454
455
                  else if (test_step == "3" && Yes_Pressed)
456
                  ł
457
                      test_result += "\nError: I1.3.2"; //**
458
                      test_state = "end_test";
459
460
                  if (this.thrShow_Message != null) { this.Invoke(this.thrShow_Message); }
461
                  Yes_Pressed = false;
                  No_Pressed = false;
462
463
              }
```



\sim	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 27 van 40



Regel 465 tot 514: test_profibus_Analog (Figuur B4-30)

Er zijn drie type analoge signalen die ontvangen worden: byte, word en double wordt. Deze worden in de regels 467 tot 485 omgezet naar een int. Hierna vind de test zelf plaats. Eerst wordt gevraagd om de waarde op de webtool op "value1" in te stellen. Dit wordt automatisch door het testsysteem gedetecteerd, wanneer dit niet het geval is moet op de knop yes gedrukt worden. Wanneer de juiste waarde ontvangen wordt zal gevraagd worden om de waarde op de webtool in te stellen op "value2", wanneer op yes gedrukt wordt zal een error gegenereerd worden en zal de test beëindigd worden. Wanneer de juiste waarde ontvangen wordt zal naar de volgende test gegaan worden, wanneer op yes gedrukt wordt zal een error gegenereerd worden en zal de test beëindigd worden.

```
465
                  private void test_profibus_Analog(int select_byte, int length_bit, string analogname, int value1, int value2)
466
                      int received_value = 0;
byte[] received_bytes = new byte[4];
Single received_float = 0;
if (length_bit == 8) { received_value = db_In[select_byte];}
else if (length_bit == 16)
467
468
469
470
471
472
                      {
                           received_bytes[0] = db_In[select_byte];
received_bytes[1] = db_In[select_byte + 1];
473
474
475
                            received_value = BitConverter.ToInt32(received_bytes, 0);
476
477
                       else if (length_bit == 32)
478
                       ſ
                           received_bytes[0] = db_In[select_byte];
received_bytes[1] = db_In[select_byte + 1];
received_bytes[2] = db_In[select_byte + 2];
received_bytes[3] = db_In[select_byte + 3];
479
480
481
482
483
                            received_float = BitConverter.ToSingle(received_bytes, 0);
received_value = (int)received_float;
484
485
                      }
if (test_step == "1")
486
487
                      {
488
                            test_result = "Change " + analogname + " to " + value1 + ", if no responce pres yes";
489
                            test_step = "2";
490
491
                       else if (test_step == "2" && received_value == value1)
492
                      {
493
                            test_result += "\nChange " + analogname + " to " + value2 + ", if no responce pres yes";
494
                            test_step = "3";
495
                       else if (test_step == "2" && Yes_Pressed)
496
497
                            test_result += "\nError: I1.3.1"; //**
498
499
                            test_state = "end_test";
500
501
                       else if (test_step == "3" && received_value == value2)
502
                      {
503
                           test_step = "1";
test_state = "next";
504
505
                       else if (test step == "3" && Yes Pressed)
506
507
                       {
                            test_result += "\nError: I1.3.2"; //**
508
                            test_state = "end_test";
509
510
511
                       if (this.thrShow_Message != null) { this.Invoke(this.thrShow_Message); }
512
                       Yes Pressed = false:
                       No_Pressed = false;
513
514
                  3
```

Figuur B4-30 Regel 465 tot 514: test_profibus_Analog

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 28 van 40



Regel 516 tot 525: On_Application_Exit (Figuur B4-31)

Als de applicatie afgesloten wordt en het programma nog verbonden is via TCP/IP zal deze verbinding verbroken moeten worden, dit wordt geregeld in dit deelprogramma.

516	//Save Exit, disconnect
517	public void On_Application_Exit(object sender, EventArgs e)
518	{
519	<pre>if (tcp_Connected == true)</pre>
520	{
521	<pre>tcp_Connected = false;</pre>
522	nwStream.Close();
523	<pre>tcp_Server.Close();</pre>
524	}
525	<pre>} //public void On_Application_Exit(object sender, EventArgs e)</pre>

Figuur B4-31 Regel 516 tot 525: On_Application_Exit

Regel 527 tot 546: btn_connect_Click (Figuur B4-32)

Dit event wordt uitgevoerd wanneer op de knop connect gedrukt wordt. De kleuren van de testpanels en de tekst in de textbox worden terug gezet op de startwaarde. Hierna wordt de verbinding gestart. Mocht er al een verbinding zijn dan zal doormiddel van deze knop de verbinding verbroken worden.

527	//Connect/Disconnect
528	<pre>private void btn_connect_Click(object sender, EventArgs e)</pre>
529	{
530	<pre>panel_connect.BackColor = System.Drawing.Color.LightGray;</pre>
531	<pre>panel_test1.BackColor = System.Drawing.Color.LightGray;</pre>
532	<pre>panel_test2.BackColor = System.Drawing.Color.LightGray;</pre>
533	<pre>panel_test3_4.BackColor = System.Drawing.Color.LightGray;</pre>
534	<pre>panel_test5.BackColor = System.Drawing.Color.LightGray;</pre>
535	<pre>panel_test6.BackColor = System.Drawing.Color.LightGray;</pre>
536	<pre>if (tcp_Connected == false)</pre>
537	{
538	test_result = "";
539	<pre>if (this.thrShow_Message != null) { this.Invoke(this.thrShow_Message); }</pre>
540	<pre>Initialize_Connection();</pre>
541	}
542	else
543	£
544	Close_Connection();
545	}
546	<pre>} //private void btn_connect_Click(object sender, EventArgs e)</pre>

Figuur B4-32 Regel 527 tot 546: btn_connect_Click

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 29 van 40



Regel 548 tot 576: Initialize_Connection (Figuur B4-33)

In dit programma wordt geprobeerd een TCP/IP verbinding op te zetten. Wanneer dit lukt zal de knop connect veranderen in de disconnect knop. Ook zal een eerste bericht naar de PLC gestuurd worden wat er voor zorgt dat er continu berichten tussen de HMI en PLC verstuurd worden in reactie op elkaar. Als laatste wordt de threat "Receive_Messages" gestart. Wanneer geen verbinding gemaakt kan worden zal een error op het user interface weergegeven worden.



Figuur B4-33 Regel 548 tot 576: Initialize_Connection

Regel 578 tot 968: Receive_Messages (Figuur B4-34)

Op de volgende pagina's is de code van dit deel weergegeven, dit is de kern van dit programma. Met de regels 581 en 583 wordt de verbinding uitgelezen tot het eerste bericht van de PLC ontvangen wordt. Wanneer dit het geval is zal doorgegaan worden naar de while loop. Hierin wordt als eerste een bericht uitgelezen, mocht er binnen een halve seconden geen nieuw bericht ontvangen worden dan zal de verbinding als verloren beschouwd worden en zal de verbinding vanuit de HMI verbroken worden (regel 956). Wanneer het heartbeat signaal aan staat deze bij elke doorloop gewijzigd worden (regel 591). Verder bestaat dit programma uit een switch met cases, veel van deze cases komen overeen en deze zullen per groep besproken worden. Wanneer er geen tests uitgevoerd worden zal het systeem in de stand "Idle" (regel 599) staan, deze laat het verbindings panel groen/grijs knipperen. De cases "test1 active" (regel 606), "test2 active" (regel 612), "test5 active" (regel 652) en "test6_active" (regel 666) roepen enkel het bijbehorende testprogramma aan. In "test3_active" (regel 618) worden twee ontvangen bits opgeslagen in één data array. Hierna worden in "test4_active" (regel 630) nog twee waarden aan dit array toegevoegd en zal met behulp van de cross table een conclusie getrokken worden uit deze vier waarden. In de cases "Activate_Estop" (regel 644) en "Deactivate_Estop" (regel 658) wordt gevraagd om de noodstop in te drukken al dan niet uit te trekken en hierna op continue te drukken.

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 30 van 40



De Profibus tests zijn op te delen in vier groepen. De eerste groep bestaat uit "testP_HB_active" (regel 682) en "testP_DV_active" (regel 687), deze cases roepen enkel het bijbehorende programma aan. De tweede groep bestaat uit alle "testPO_##_active" cases (regel 692 tot 772), hierin wordt waar nodig de heartbeat uitgeschakeld en daarnaast wordt het programma "test_profibus_Output" aangeroepen. Wanneer "test_state" de waarde next krijgt zal naar de volgende deeltest gegaan worden en de heartbeat zal weer ingeschakeld worden. De derde groep bestaat uit alle "testPI_##_active" cases (regel 774 tot 880) hierin wordt enkel het programma "test_profibus_Input" aangeroepen. Wanneer "test_state" de waarde next krijgt zal naar de volgende deeltest gegaan worden. De laatste groep bestaat uit alle "testPA_##_active" cases (regel 882 tot 952) hierin wordt enkel het programma "test_profibus_Analog" aangeroepen. Wanneer "test_state" de waarde next krijgt zal naar de volgende deeltest gegaan worden.

```
//Receiving Messages
private void Receive_Messages()
579
580
581
             nwStream.Read(db_In, 0, db_In.Length);
582
             if (db In[Status] == no bits) { return; }
583
584
             while (tcp_Connected)
585
             {
586
                 try
587
                 {
588
                      //ConResponse = srReceiver.Read();
589
                      nwStream.Read(db_In, 0, db_In.Length);
590
591
                      if (Heartbeat_Active)
592
                           if (Bit_Is_True(DPC_I_Slot7_0, bit0)){ db_Out[DPC_0_Slot3_0] = bit0;}
else if (db_In[Status] == new_data) { db_Out[DPC_0_Slot3_0] = no_bits; }
593
594
595
                      3
596
597
                      switch (test state)
598
                           case "Idle":
599
600
                                Send_Bytearray(Status, no_fault);
601
                               if (panel connect.BackColor == Color.LightGreen) { panel connect.BackColor = System.Drawing.Color.LightGrav; }
602
                                 else { panel_connect.BackColor = System.Drawing.Color.LightGreen; };
603
                               Send_Bytearray(Status, new_data);
604
                               break;
605
606
                           //test1, disable all outputs, measure if all inputs are false
607
                           case "test1 active":
                                if (db_In[Status] == new_data) { test1(); }
608
609
                                else { db_Out[IOS_D0_Slot2b] = bit4; Send_Bytearray(Status, new_data); };
610
                                break;
611
                           //test2, disable the Estop outputs, enable all other outputs, measure if Estop inputs are false
612
613
                            case "test2 active":
                                   (db_In[Status] == new_data) { test2(); }
614
615
                                else { db_Out[IOS_D0_Slot2b] = bit4; Send_Bytearray(Status, new_data); }; // Send(2, 000) changed to Send(2, 016)
                                                                                                                      // for testing, no other relevant outputs
616
                                break:
617
618
                           //test3, enable Estop output 1, disable all other outputs, measure and save Estop inputs, continue to test 4
619
                           case "test3 active":
                                if (db_In[Status] == new_data)
620
621
                                {
                                    data_test3_4[0] = (Bit_Is_True(IOS_DI_Slot1b, bit6));
data_test3_4[1] = (Bit_Is_True(IOS_DI_Slot1b, bit7));
test_state = "test4_active";
622
623
624
625
                                    Send_Bytearray(Status, no_fault);
626
                                else { db_Out[IOS_DO_Slot2b] = bit6; Send_Bytearray(Status, new_data); }; // for testing only 1 output is aviable,
break; //Send(2, 016) (IOS_DO_Slot2_a4) is used for both
627
628
                                break;
```





e, Send(2, 0
e, Send(2, 0
p button





```
case "testP_HB_active": // heartbeat
if (db_In[Status] == new_data) { testP_HB();}
     else { Send_Bytearray(Status, new_data); };
     break:
case "testP_DV_active": //I/O data valid
    if (db_In[Status] == new_data) { testP_DV(); }
     else { Send_Bytearray(Status, new_data); };
     break;
case "testP0_1_active": //Clear Error Messages
     if (db_In[Status] == new_data)
     {
         Heartbeat Active = false;
          test_profibus_Output(DPC_0_Slot3_0, bit2, "PRE_PST_GEN_DI_ClearFaults");
         if (test_state == "next")
         {
              test_state = "testPO_2_active";
Heartbeat_Active = true;
         }
    }
     else { Send_Bytearray(Status, new_data); }
     break;
case "testPO_2_active": //Press Faulted
     if (db_In[Status] == new_data)
     £
         Heartbeat_Active = false;
test_profibus_Output(DPC_0_Slot3_0, bit1, "PRE_PST_GEN_DI_PressFaulted");
         if (test_state == "next")
         {
              test_state = "testP0_3_active";
Heartbeat_Active = true;
         }
     }
     else { Send_Bytearray(Status, new_data); }
     break;
case "testP0_3_active": //Press Quick Stop
     if (db_In[Status] == new_data)
     {
         Heartbeat_Active = false;
test_profibus_Output(DPC_0_Slot3_0, bit5, "PRE_PST_GEN_DI_PressQuickStop");
          if (test_state == "next")
         {
              test_state = "testP0_4_active";
Heartbeat_Active = true;
         }
     3
      else { Send_Bytearray(Status, new_data); }
     break:
```

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 33 van 40



```
case "testP0_4_active": //Motion Starting
    if (db_In[Status] == new_data)
     ł
          Heartbeat_Active = false;
test_profibus_Output(DPC_0_Slot3_0, bit4, "PRE_PST_UNW_DI_MotionStarting");
          if (test_state == "next")
          {
               test_state = "testPO_5_active";
Heartbeat_Active = true;
          }
     }
      else { Send_Bytearray(Status, new_data); }
     break;
case "testP0_5_active": //Remote Splice Request
if (db_In[Status] == new_data)
     {
          test_profibus_Output(DPC_0_Slot3_2, bit0, "PRE_PST_SPL_DI_RemoteSpliceRequest");
          if (test_state == "next")
          ł
               test_state = "testPO_6_active";
          }
     }
     else { Send_Bytearray(Status, new_data); }
     break;
case "testPO_6_active": //Web Tension Selected
if (db_In[Status] == new_data)
     {
          Heartbeat_Active = false;
test_profibus_Output(DPC_0_Slot3_0, bit3, "PRE_PST_UNM_DI_WebTensionSelection");
           if (test_state == "next")
          {
                test_state = "testPI_1_active";
               Heartbeat_Active = true;
          }
     }
     else { Send_Bytearray(Status, new_data); }
     break;
case "testPI_1_active": //Clear Error Messages
    if (db_In[Status] == new_data)
     {
          test_profibus_Input(DPC_I_Slot7_0, bit7, "PRE_PST_GEN_DO_ClearFaults");
if (test_state == "next") { test_state = "testPI_2_active"; }
     else { Send_Bytearray(Status, new_data); }
break;
```

	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 34 van 40



786 787 788

789

790 791

796 797 798

799

800 801

802

803

804 805 806

807

808

809 810

811 812

813 814 815

816

817

818

819 820

821

822 823 824

825 826

827 828

829

830

831 832 833

834 835

case "testPI_2_active": //Local Emergency Stop Released
 if (db_In[Status] == new_data) { test_profibus_Input(DPC_I_Slot7_1, bit0, "PRE_PST_GEN_DO_LocalEmergencyReleased"); if (test_state == "next") { test_state = "testPI_3_active"; } 3 else { Send_Bytearray(Status, new_data); } break: case "testPI_3_active": //Normal Stop if (db_In[Status] == new_data) { test_profibus_Input(DPC_I_Slot7_0, bit6, "PRE_PST_GEN_DO_NormalStop"); if (test_state == "next") { test_state = "testPI_4_active"; } else { Send_Bytearray(Status, new_data); } break; case "testPI_4_active": //Slice Imminent if (db_In[Status] == new_data) { test_profibus_Input(DPC_I_Slot7_0, bit2, "PRE_PST_SPL_DO_SpliceImminent"); if (test_state == "next") { test_state = "testPI_5_active"; } 3 else { Send_Bytearray(Status, new_data); } break; case "testPI_5_active": //Splice Prepared if (db_In[Status] == new_data) { test_profibus_Input(DPC_I_Slot7_1, bit2, "PRE_PST_SPL_D0_SplicePrepared"); if (test_state == "next") { test_state = "testPI_6_active"; } } else { Send_Bytearray(Status, new_data); } break; case "testPI_6_active": //Web Tension Low Present if (db_In[Status] == new_data) { test_profibus_Input(DPC_I_Slot7_0, bit4, "PRE_PST_UNW_DO_WebTensionLowPresent"); if (test_state == "next") { test_state = "testPI_7_active"; } else { Send_Bytearray(Status, new_data); } break; case "testPI_7_active": //Local Guards Closed if (db_In[Status] == new_data) { test_profibus_Input(DPC_I_Slot7_1, bit3, "PRE_PST_GEN_D0_LocalGuardsClosed"); if (test_state == "next") { test_state = "testPI_8_active"; } else { Send_Bytearray(Status, new_data); } break;

	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 35 van 40


<pre>case "testPI_7_active": //Local Guards Closed if (db_In[Status] == new_data) {</pre>
<pre>test_profibus_Input(DPC_I_Slot7_1, bit3, "PRE_PST_GEN_DO_LocalGuardsClosed"); if (test_state == "next") { test_state = "testPI_8_active"; }</pre>
} else { Send_Bytearray(Status, new_data); } break;
ase "testPI & active": //Single Reel Mode Selected
<pre>if (db_In[Status] == new_data) {</pre>
<pre>test_profibus_Input(DPC_I_Slot7_1, bit1, "PRE_PST_SPL_D0_SingleReelModeSelected"); if (test_state == "next") { test_state = "testPI_9_active"; }</pre>
} else { Send_Bytearray(Status, new_data); } break;
<pre>case "testPI_9_active": //Splice Active if (db_In[Status] == new_data) //</pre>
<pre>t test_profibus_Input(DPC_I_Slot7_0, bit3, "PRE_PST_SPL_D0_SpliceActive"); if (test_state == "next") { test_state = "testPI_10_active"; }</pre>
<pre>} else { Send_Bytearray(Status, new_data); } break:</pre>
<pre>case "testPI_10_active": //Splice Knife Cut if (db_In[Status] == new_data)</pre>
<pre>t test_profibus_Input(DPC_I_Slot7_1, bit4, "PRE_PST_SPL_D0_SpliceKnifeOut"); if (test_state == "next") { test_state = "testPI_11_active"; }</pre>
<pre>} else { Send_Bytearray(Status, new_data); } break;</pre>
<pre>case "testPI_11_active": //Splicer Failure/Press Fast Stop Request if (db_In[Status] == new_data) </pre>
<pre>test_profibus_Input(DPC_I_Slot7_0, bit1, "PRE_PST_GEN_D0_SplicerFailure"); if (test_state == "next") { test_state = "testPI_12_active"; }</pre>
<pre>} else { Send_Bytearray(Status, new_data); } hereit:</pre>
Dreak;
<pre>case "testPI_12_active": //Web Tension High Present if (db_In[Status] == new_data)</pre>
<pre>test_profibus_Input(DPC_I_Slot7_0, bit5, "PRE_PST_UNW_DO_WebTensionHighPresent"); if (test_state == "next") { test_state = "testPA_1_active"; }</pre>
<pre>} else { Send_Bytearray(Status, new_data); }</pre>
break;





881 case "testPA_1_active": 882 883 if (db_In[Status] == new_data) 884 ł test_profibus_Analog(DPC_I_Slot10_10, 8, "RunningReelPosition", 1, 2); if (test_state == "next") { test_state = "testPA_2_active"; } 885 886 887 888 else { Send_Bytearray(Status, new_data); } 889 break; 890 case "testPA_2_active": if (db_In[Status] == new_data) 891 892 893 { test_profibus_Analog(DPC_I_Slot10_12, 16, "TimeToSpliceInSec", 1, 2); if (test_state == "next") { test_state = "testPA_3_active"; } 894 895 896 897 else { Send_Bytearray(Status, new_data); } 898 break; 899 900 case "testPA 3 active": 901 if (db_In[Status] == new_data) 902 ł test_profibus_Analog(DPC_I_Slot10_4, 16, "WebTensionHighFeedbackLBS", 1, 2); if (test_state == "next") { test_state = "testPA_4_active"; } 903 904 905 else { Send_Bytearray(Status, new_data); } 906 907 break; 908 909 case "testPA_4_active": if (db_In[Status] == new_data) 910 911 { test_profibus_Analog(DPC_I_Slot10_6, 32, "RunningReelDiameterINCH", 1, 2); if (test_state == "next") { test_state = "testPA_5_active"; } 912 913 914 else { Send_Bytearray(Status, new_data); } 915 break; 916 917 918 case "testPA 5 active": if (db_In[Status] == new_data) 919 920 { test_profibus_Analog(DPC_I_Slot10_11, 8, "TimeToSpliceSelector", 1, 2); if (test_state == "next") { test_state = "testPA_6_active"; } 921 922 923 else { Send_Bytearray(Status, new_data); } 924 925 break; 926 927 case "testPA 6 active": if (db_In[Status] == new_data) 928 929 { test_profibus_Analog(DPC_I_Slot10_14, 16, "TimeToSpliceInMin", 1, 2); if (test_state == "next") { test_state = "testPA_7_active"; } 930 931 932 933 else { Send_Bytearray(Status, new_data); } 934 break: case "testPA_7_active": 936 937 if (db_In[Status] == new_data) 938 { test_profibus_Analog(DPC_I_Slot9_28, 32, "RunningReelRemainingLengthINCH", 1, 2); if (test_state == "next") { test_state = "testPA_8_active"; } 939 940 941 942 943 else { Send_Bytearray(Status, new_data); } break; 944 945 case "testPA_8_active": 946 if (db_In[Status] == new_data) 947 ł test_profibus_Analog(DPC_I_Slot10_0, 32, "SpliceDiameterFeedbackINCH", 1, 2); if (test_state == "next") { test_state = "Idle"; } 948 949 950 951 952 else { Send_Bytearray(Status, new_data); } break; 953 954 } //try 955 956 957 catch £ 958 if (tcp_Connected == true) 959 { 960 panel_connect.BackColor = System.Drawing.Color.Red; 961 Continue_Pressed = false; test_result += "\n\nERROR: Connection lost"; 962 if (this.thrShow_Message != null) { this.Invoke(this.thrShow_Message); }
if (this.thrClose_Connection != null) { this.Invoke(this.thrClose_Connection); } 963 964 965 } //catch 966 } //while (tcp_Connected)
} //private void ReceiveMessages() 967 968

Figuur B4-34 Regel 578 tot 968: Receive_Messages

λ	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 37 van 40



Regel 972 tot 983: Close_Connection (Figuur B4-35)

In dit programma zullen alle waarden die te maken hebben met de voortgang van het programma terug gezet worden op het begin positie. Daarnaast wordt in de regels 980 tot 982 de verbinding gesloten.



Figuur B4-35 Regel 972 tot 983: Close_Connection

Regel 985 tot 988: Show_Message (Figuur B4-36)

Dit programma wordt aangeroepen met een threat en verzekerd dat de tekst naar de userinterface geschreven wordt.

 985
 private void Show_Message()

 986
 {

 987
 1_test_result.Text = test_result;

 988
 }

Figuur B4-36 Regel 985 tot 988: Show_Message

Regel 990 tot 993: Enable_Continue_Pressed (Figuur B4-37)

Dit programma wordt aangeroepen met een threat en verzekerd dat het mogelijk wordt om de knop continue te gebruiken wanneer de input true is of dat deze niet meer gebruikt kan worden wanneer de input false is.

 990

 991
 {

 992
 btn_Continue.Enabled = Enabled;

 993
 }

Figuur B4-37 Regel 990 tot 993: Enable_Continue_Pressed

Regel 995 tot 1004: btn_start_Click (Figuur B4-38)

Wanneer de knop start ingedrukt wordt zal de kleur van alle panels terug gezet worden op de start positie, de panel die de verbinding aangeeft wordt oranje om aan te geven dat het programma bezig is. Hierna wordt de eerste deeltest aangeroepen.

995	private void btn_start_Click(object sender, EventArgs e)
996	{
997	<pre>panel_test1.BackColor = System.Drawing.Color.LightGray;</pre>
998	<pre>panel_test2.BackColor = System.Drawing.Color.LightGray;</pre>
999	<pre>panel_test3_4.BackColor = System.Drawing.Color.LightGray;</pre>
1000	<pre>panel_test5.BackColor = System.Drawing.Color.LightGray;</pre>
1001	<pre>panel_test6.BackColor = System.Drawing.Color.LightGray;</pre>
1002	<pre>panel_connect.BackColor = System.Drawing.Color.Orange;</pre>
1003	<pre>test_state = "test1_active";</pre>
1004	<pre>} //private void btn_start_Click(object sender, EventArgs e)</pre>

Figuur B4-38 Regel 995 tot 1004: btn_start_Click

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 38 van 40



Regel 1006 tot 1009: btn_Continue_Click (Figuur B4-39)

Dit event zorgt ervoor dat de waarde "Continue_Pressed" hoog wordt wanneer op de knop continue gedrukt wordt.



Figuur B4-39 Regel 1006 tot 1009: btn_Continue_Click

Regel 1011 tot 1014: Form1_Load (Figuur B4-40)

Dit stuk is door het programma zelf gegenereerd en wordt niet bewust gebruikt. Wanneer dit stuk verwijderd wordt functioneert het user interface niet meer naar behoren, om deze reden is er voor gekozen om dit stuk nog niet te verwijderen tot hier een oplossing voor gevonden is.



Figuur B4-40 Regel 1011 tot 1014: Form1_Load

Regel 1016 tot 1025: btn_start_PB_Click (Figuur B4-41)

Wanneer de knop start_PB ingedrukt wordt zal de kleur van alle panels terug gezet worden op de start positie, de panel die de verbinding aangeeft wordt oranje om aan te geven dat het programma bezig is. Hierna wordt de eerste deeltest van de Profibus test aangeroepen.

1016	<pre>private void btn_start_PB_Click(object sender, EventArgs e)</pre>
1017	{
1018	<pre>panel_test1.BackColor = System.Drawing.Color.LightGray;</pre>
1019	<pre>panel_test2.BackColor = System.Drawing.Color.LightGray;</pre>
1020	<pre>panel_test3_4.BackColor = System.Drawing.Color.LightGray;</pre>
1021	<pre>panel_test5.BackColor = System.Drawing.Color.LightGray;</pre>
1022	<pre>panel_test6.BackColor = System.Drawing.Color.LightGray;</pre>
1023	<pre>panel_connect.BackColor = System.Drawing.Color.Orange;</pre>
1024	<pre>test_state = "testP_HB_active";</pre>
1025	<pre>} //private void btn_start_PB_Click(object sender, EventArgs e)</pre>

Figuur B4-41 Regel 1016 tot 1025: btn_start_PB_Click

Regel 1027 tot 1030: btn_yes_Click (Figuur B4-42)

Dit event zorgt ervoor dat de waarde "Continue_Yes" hoog wordt wanneer op de knop yes gedrukt wordt.



Figuur B4-42 Regel 1027 tot 1030: btn_yes_Click

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 39 van 40



Regel 1032 tot 1035: btn_no_Click (Figuur B4-43)

Dit event zorgt ervoor dat de waarde "No_Pressed" hoog wordt wanneer op de knop no gedrukt wordt.



Figuur B4-43 Regel 1032 tot 1035: btn_no_Click

\rightarrow	Document: AFST_TB Bijlage 4 Software v3	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 40 van 40



Bijlage 5: Communicatie cyclus

In deze bijlage wordt voor elk deel van het programma weergegeven welke berichten er uitgewisseld worden, hierbij is uitgegaan van een test zonder fouten. Hierbij zijn enkel het User interface de HMI en de te testen machine weergegeven omdat dit de devices zijn die bepalen wat er verstuurd wordt. De PLC, TM41 en IO station zijn weg gelaten omdat deze enkel het signaal doorgeven en zelf niets aan het signaal veranderen. Ook wordt alle data continu doorgegeven, de signalen die weergegeven worden zijn enkel de wijzigingen.

Bij het opstarten wordt door de HMI de user interface opgestart, deze user interface wordt weergegeven op de HMI zelf. De reden dat dit een aparte kolom heeft is omdat hiermee aangegeven kan worden wat aan de gebruiker getoond wordt en welke responses door de gebruiker gegeven worden. Nadat de user interface opgestart is zal te textbox op de user interface leeg gemaakt worden. Hierna zal het programma niets uitvoeren tot er een event plaatsvind. Het enige event wat op dit moment plaats kan vinden is dat de gebruiker op de knop connect drukt.

Wanneer op deze knop gedrukt is zal het programma de Ethernet verbinding met de PLC opbouwen. Nadat deze verbinding is opgebouwd worden alle controles op de user interfase op de Idle positie gezet, dit houd onder andere in dat de knoppen "Start" en "Start_PB" beschikbaar worden. Hierna zullen alle uitgangwaardes van de HMI via de PLC naar de te testen machine gestuurd worden, als reactie hierop worden alle outputs van de te testen machine terug gestuurd naar de HMI. Hierna zal deze data continu heen en weer gestuurd worden.



Figuur B5-1 Startup cyclus

λ	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 1 van 12

Het programma zal pas verder gaan wanneer op de knop "Start" of "Start_PB" gedrukt wordt.



Noodstoptest

Wanneer op de knop "Start" gedrukt wordt zullen alle testlampjes van de noodstoptest uit gezet worden. Hierna zullen de noodstop deeltests 1 tot 6 uitgevoerd worden waarna naar de End test state gegaan wordt. Al deze tests en deze state worden uitgewerkt in deze paragraaf. Hierna zal het testprogramma weer wachten tot er weer op de knop "Start" of de knop "Start_PB" gedrukt wordt.



Figuur B5-2 Start noodstop cyclus

\sim	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 2 van 12

ON CONTIWEB

Vanuit deeltest 1 zullen beide noodstop uitgangen laag gemaakt worden, hierna zullen beide noodstop uitgangen uitgelezen worden. Hierna zal getest worden of beide input waarden laag zijn, wanneer dit het geval is zal naar de user interface gestuurd worden dat deeltest 1 succesvol was. Wanneer deze test succesvol is zal doorgegaan worden naar deeltest 2, als dit niet het geval is zal de naar de End test state gegaan worden.





In Noodstop deeltest 2 zullen beide noodstop uitgangen wederom laag gemaakt worden echter worden hier de overige uitgangen hoog gemaakt. Hierna zullen beide noodstop ingangen weer ingelezen worden en zal er getest worden of deze beide weer laag zijn. Als dit het geval is zal weergegeven worden dat deeltest 2 succesvol was en zal doorgegaan worden naar deeltest 3, als dit niet het geval is zal naar de End test state gegaan worden.







Figuur B5-4 Noodstop deeltest 2 cyclus

\rightarrow	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 3 van 12



In deeltest 4 zal een conclusie getrokken worden uit de resultaten van deeltest 3 en deeltest 4 samen. In deeltest 3 wordt noodstop uitgang 1 hoog gemaakt en noodstop uitgang 2 laag. Hierna worden beide noodstop ingangen uitgelezen en opgeslagen. Hierna wordt in deeltest vier een vergelijkbare test uitgevoerd. Noodstop uitgang 1 wordt deze keer laag gemaakt en noodstop uitgang 2 wordt hoog. Hierna worden beide noodstop ingang waarden weer uitgelezen en opgeslagen. De opgeslagen waardes worden vergeleken met een cross table waar een conclusie uit volgt. Deze conclusie zal weergegeven worden op de user interface en wanneer geen error geconstateerd is zal doorgegaan worden naar deeltest 5, als wel een error geconstateerd is zal naar de stap End test gegaan worden.



Figuur B5-6 Noodstop deeltest 3 cyclus

Figuur B5-5 Noodstop deeltest 4 cyclus

\rightarrow	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 4 van 12



Aan het begin van deeltest 5 zal aan de gebruiker gevraagd worden om de noodstop in te drukken en wanneer dit gedaan is op continue te drukken. Wanneer op continue gedrukt is zullen beide noodstop uitgangen hoog gemaakt worden. Daarna zullen beide noodstop ingangen uitgelezen worden, wanneer deze beide laag zijn zal aangegeven worden dat de deeltest succesvol was. Hierna zal gevraagd worden om de noodstops uit te trekken en op continue te drukken. Wanneer op continue gedrukt wordt en de test succesvol was zal doorgegaan worden naar deeltest 6, is dit niet het geval dan zal naar de End test state gegaan worden.



Figuur B5-7 Noodstop deeltest 5 cyclus

\rightarrow	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 5 van 12



Deeltest 6 is de laatste deeltest van de noodstoptests, hierin worden beide noodstop uitgangen hoog gemaakt en alle overige uitgangen laag. Hierna zullen alle overige ingangen uitgelezen worden. Zijn deze allemaal laag dan zal aangegeven worden dat deeltest 6 succesvol was, na deze test zal sowieso naar de End test state gegaan worden.



Figuur B5-8 Noodstop deeltest 6 cyclus

De state End test kan bereikt worden doordat de noodstop of Profibus test is afgerond of wanneer er een error in een van deze tests is geconstateerd. In de status End test zal op het user interface weergegeven worden dat de test beëindigd is. Hierna zal het programma wachten tot dat de knop "Start" of "Start_PB" ingedrukt is.



Figuur B5-9 End test cyclus

\rightarrow	Document: AFST_TB Bijlage 5 CommunicatieAuteur: Jarno Mecyclus v2	
Fontys	Datum: 8-6-2017	Pagina 6 van 12



Profibustest

Wanneer op de knop "Start_PB" gedrukt wordt zullen alle testlampjes van deze test uit gezet worden. Hierna zullen de Profibus deeltests 1 tot 5 uitgevoerd worden waarna naar de End test state gegaan wordt. Al deze tests en deze state worden uitgewerkt in deze paragraaf. Hierna zal het testprogramma weer wachten tot er weer op de knop "Start" of de knop "Start_PB" gedrukt wordt.



Figuur B5-10 Start Profibus cyclus

\sim	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 7 van 12



In Profibus deeltest 1 zal eerst de uitgaande heartbeat laag gemaakt worden, hierna zal na een halve seconde de heartbeat input ingelezen worden. Wanneer deze hoog is zal doorgegaan worden met de test, anders zal naar de End test step gegaan worden. Hierna zal de uitgaande heartbeat hoog gemaakt worden. Na een halve seconde zal de heartbeat input weer ingelezen worden, deze keer wordt getest of deze input laag is. Wanneer dit het geval is zal aangegeven worden dat deeltest 1 succesvol was en zal doorgegaan worden naar deeltest 2, als dit niet het geval is zal naar de End test state gegaan worden.



Figuur B5-11 Profibus deeltest 1 (HB) cyclus

\rightarrow	clus v2	
Fontys	Datum: 8-6-2017	Pagina 8 van 12



Bij Profibus deeltest 2 zal eerst gevraagd worden of de DataValid input hoog is op de webtool. Wanneer op ja gedrukt wordt zal de test vervolgd worden, wanneer op nee gedrukt wordt zal naar de End test state gegaan worden. Hierna zal gevraagd worden om de DIL DP1 DIA switch op off te zetten en zal wederom gevraagd worden of de input DataValid hoog is. Wanneer nee geantwoord wordt zal doorgegaan worden met de test, als ja geantwoord wordt zal naar de End test state gegaan worden. Hierna zal gevraagd worden om de DIL DP1 DIA switch op on te zetten en zal wederom gevraagd worden of de input DataValid hoog is. Wanneer met ja geantwoord wordt zal aangegeven worden dat de test succesvol was en zal doorgegaan worden naar deeltest 3, als dit niet het geval is dan zal naar de End test state gegaan worden.



Figuur B5-12 Profibus deeltest 2 (DV) cyclus





Deeltest 3 wordt herhaald voor elke digitale Profibus output van het testsysteem. Als eerste wordt de digitale uitgang hoog gemaakt, hier aangeduid met #2. Hierna wordt aan de gebruiker gevraagd of deze output op de webtool staat aangegeven als hoog. Wanneer de gebruiker ja antwoord zal de output laag gemaakt worden en zal wederom gevraagd worden of deze als hoog aangegeven wordt, als dit niet het geval is zal naar de End test state gegaan worden. Wanneer door de gebruiker nu aangegeven wordt dat de output niet hoog is zal aangegeven worden op de user interface dat deeltest 3 succesvol is en zal doorgegaan worden naar de volgende output, als dit de laatste output was zal doorgegaan worden naar deeltest 4. Als dit niet het geval is zal naar de End test state gegaan worden.



Figuur B5-13 Profibus deeltest 3 (output) cyclus

\sim	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	ie Auteur: Jarno Meijer	
Fontys	Datum: 8-6-2017	Pagina 10 van 12	







Figuur B5-15 Profibus deeltest 4 (input) cyclus

Deeltest 5 wordt herhaald voor elke analoge Profibus input van het testsysteem, hier aangeduid met #2. Als eerste zal gevraagd worden om de analoge input gelijk te maken aan een weergegeven waarde. Hierna zal gewacht worden tot gedetecteerd wordt dat de input deze waarde heeft. Hierna zal gevraagd worden om de input gelijk te maken aan een andere weergegeven waarde. Wanneer gedetecteerd wordt dat de input deze waarde heeft zal weergegeven worden dat deze test succesvol was en zal doorgegaan worden naar het testen van de volgende input. Was dit de laatste input dan zal doorgegaan worden naar de End test state. Wanneer het programma niet detecteert dat de input veranderd is zal door de gebruiker op continue gedrukt moeten worden. Hierna zal het programma naar de End test state gaan.

Deeltest 4 wordt herhaald voor elke digitale Profibus input van het testsysteem, hier aangeduid met #2. Als eerste zal gevraagd worden om deze input hoog te maken in de webtool. Hierna zal gewacht worden tot de input hoog wordt, als dit gebeurt zal gevraagd worden om deze input weer laag te maken. Op het moment dat gedetecteerd wordt dat deze input laag is zal weergegeven worden dat de test succesvol was en zal doorgegaan worden naar het testen van de volgende input, was dit de laatste input dan zal doorgegaan worden naar deeltest 5. Wanneer het programma niet detecteert dat de input veranderd is zal door de gebruiker op continue gedrukt moeten worden. Hierna zal het programma naar de End test state gaan.



Figuur B5-14 Profibus deeltest 5 (analog) cyclus

\checkmark	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 11 van 12



Dit is de zelfde stap als beschreven bij de noodstoptest. De state End test kan bereikt worden doordat de noodstop of Profibus test is afgerond of wanneer er een error in een van deze tests is geconstateerd. In de status End test zal op het user interface weergegeven worden dat de test beëindigd is. Hierna zal het programma wachten tot dat de knop "Start" of "Start_PB" ingedrukt is.



Figuur B5-16 End test cyclus

\checkmark	Document: AFST_TB Bijlage 5 Communicatie cyclus v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 12 van 12



Bijlage 6: Test overzicht

In dit document zullen de verschillende tests van het testprogramma uitgewerkt worden. Hier zullen enkel de stappen behandeld worden er zal nog niet ingegaan worden op de code. Het eerste deel zal ingaan op de noodstop test, het tweede deel zal ingaan op de Profibus test. T zal staan voor true, hoog of waar, F zal staan voor false, laag of fout.

Noodstoptest

Noodstop deeltest 1 wordt gebruikt om een kortsluiting met een voeding uit te kunnen sluiten. Alle uitgang signalen van het testsysteem worden laag gemaakt hierna wordt gekeken of beide ingangen laag zijn. Is dit het geval dan wordt het testlampje groen gemaakt en gaat het programma verder naar de volgende test, is dit niet het geval dan zal een fout ontstaan. Na een fout zal het testlampje rood worden en daarnaast zal een error weergegeven worden, hierna zal de test beëindigd worden.

ErrorN101: Beide noodstop ingangen zijn hoog, kortgesloten aan een voedingsbron. ErrorN102: Noodstop ingang 1 is hoog, kortgesloten aan voedingsbron. ErrorN103: Noodstop ingang 2 is hoog, kortgesloten aan voedingsbron.

Nood	Noodstop deeltest 1		
Alle	Alle uitgangen worden laag gemaakt		
Beid	e noodstop ingangen worden uitgelezen		
TT:	test lamp 1 wordt rood		
	laat errorN101 zien		
	test beëindigen		
TF:	test lamp 1 wordt rood		
	laat errorN102 zien		
	test beëindigen		
FT:	test lamp 1 wordt rood		
	laat errorN103 zien		
	test beëindigen		
FF:	test lamp 1 wordt groen		
	laat succes test1 zien		
	Ga naar noodstop deeltest 2		





Noodstop deeltest 2 wordt gebruikt om een kortsluiting met een niet-noodstop ader uit te kunnen sluiten. Alle uitgangssignalen behalve de noodstop signalen worden hoog gemaakt en hierna wordt gekeken of beide ingangen laag zijn. Is dit het geval dan wordt het testlampje groen gemaakt en gaat het programma verder naar de volgende test, is dit niet het geval dan zal een fout ontstaan. Na een fout zal het testlampje rood worden en daarnaast zal een error weergegeven worden, hierna zal de test beëindigd worden.

ErrorN201: Beide noodstop ingangen zijn hoog, kortgesloten aan een niet-noodstop ader. ErrorN202: Noodstop ingang 1 is hoog, kortgesloten aan een niet-noodstop ader. ErrorN203: Noodstop ingang 2 is hoog, kortgesloten aan een niet-noodstop ader.

Noods	Noodstop deeltest 2		
Beide	Beide noodstop uitgangen laag maken, overige uitgangen hoog		
Beide	noodstop ingangen worden uitgelezen		
TT:	test lamp 2 wordt rood		
	laat errorN201 zien		
	test beëindigen		
TF:	test lamp 2 wordt rood		
	laat errorN202 zien		
	test beëindigen		
FT:	test lamp 2 wordt rood		
	laat errorN203 zien		
	test beëindigen		
FF:	test lamp 2 wordt groen		
	laat succes test2 zien		
	Ga naar noodstop deeltest 3		

Noodstop deeltest 3 wordt in combinatie met noodstop deeltest 4 op verschillende problemen uit te kunnen sluiten. Deze problemen zijn kortsluiting tussen de noodstopaders, gekruiste noodstop aders en onderbreking in één of beide aders. In deze test zal het uitgangssignaal van noodstop 1 hoog gemaakt worden en het uitgangssignaal van noodstop 2 wordt laag. Hierna worden de resultaten van beide ingangen opgeslagen. Na deze test zal naar deeltest 4 gegaan worden

Noodstop deeltest 3
Maak noodstop uitgang 1 hoog en alle andere uitgangen laag
Sla de waarde op van noodstop ingang 1
Sla de waarde op van noodstop ingang 2
Ga naar noodstop deeltest 4

\rightarrow	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 2 van 11



In noodstop deeltest 4 wordt het uitgangssignaal van noodstop 2 hoog gemaakt en het uitgangssignaal van noodstop 1 laag. Hierna worden beide noodstop ingangssignalen weer opgeslagen. De resultaten van deeltest 3 en 4 worden gecombineerd en door middel van een cross table wordt hier een conclusie uit getrokken. Is dit het gewenste resultaat dan wordt het testlampje groen gemaakt en gaat het programma verder naar de volgende test, is dit niet het geval dan zal een fout ontstaan. Na een fout zal het testlampje rood worden en daarnaast zal een error weergegeven worden, hierna zal de test beëindigd worden.

Noodsto	Noodstop deeltest 4			
Maak no	odstop uitgang 2 hoog en alle andere uitgangen laag			
Sla de wa	aarde op van noodstop ingang 1			
Sla de wa	aarde op van noodstop ingang 2			
Gebruik	de cross table om het juiste resultaat te vinden			
Fout: test lamp 3 wordt rood				
	laat errorN30X zien, afhankelijk van fout			
	test beëindigen			
Goed: test lamp 3 wordt groen				
	laat succes test3 en 4 zien			
	Ga naar noodstop deeltest 5			

ErrorN301: Beide aders onderbroken, overige

- problemen niet detecteerbaar.
- ErrorN302: Ader 1 onderbroken.
- ErrorN303: Ader 1 onderbroken en aders gekruist.
- ErrorN304: Kortsluiting na breuk, mogelijk gekruist.
- ErrorN305: Ader 2 onderbroken en aders gekruist. ErrorN306: Kortsluiting voor breuk, mogelijk gekruist.
- ErrorN307: Aders gekruist.
- ErrorN308: Deze error zou niet mogelijk moeten zijn. ErrorN309: Ader 2 onderbroken.
- ErrorN310: Ader onderbroken en kortsluiting voor breuk, mogelijk gekruist.
- ErrorN311: Deze error zou niet mogelijk moeten zijn.
- ErrorN312: Ader 2 onderbroken en kortsluiting na breuk.

ErrorN313: Deze error zou niet mogelijk moeten zijn. ErrorN314: Deze error zou niet mogelijk moeten zijn. ErrorN315: Kortsluiting.

deeltest 3 deel			test/	
ueer		ucer		
input 1	input 2	input 1	input 2	
F	F	F	F	errorN301
F	F	F	Т	errorN302
F	F	Т	F	errorN303
F	F	Т	Т	errorN304
F	Т	F	F	errorN305
F	Т	F	Т	errorN306
F	Т	Т	F	errorN307
F	Т	Т	Т	errorN308
Т	F	F	F	errorN309
Т	F	F	Т	succes
т	F	т	F	errorN310
Т	F	Т	Т	errorN311
Т	Т	F	F	errorN312
Т	Т	F	Т	errorN313
Т	Т	Т	F	errorN314
Т	Т	Т	Т	errorN315

~	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 3 van 11



In noodstop deeltest 5 wordt getest of de noodstoppen goed werken, deze test wordt herhaald voor elke noodstop. Om dit te testen worden beide noodstop uitgangssignalen hoog gemaakt, hierna wordt aan de gebruiker gevraagd of deze een noodstopknop wil indrukken. Wanneer de gebruiker aangeeft dat verder gegaan kan worden zullen beide noodstop ingangssignalen uitgelezen worden. Zijn beide ingangssignalen laag dan wordt het testlampje groen gemaakt en gaat het programma verder naar de volgende test, is dit niet het geval dan zal een fout ontstaan. Na een fout zal het testlampje rood worden en daarnaast zal een error weergegeven worden, hierna zal de test beëindigd worden. Aan het eind van deze test wordt aan de gebruiker gevraagd om de noodstopknoppen weer uit te trekken.

ErrorN501: Beide noodstop ingangen zijn hoog, noodstop functioneert niet, is niet ingedrukt of er zit een kortsluiting om de noodstop.

ErrorN502: Noodstop ingang 1 is hoog, slecht één van de contacten functioneert correct, de ander functioneert niet of hier zit een kortsluiting omheen.

ErrorN503: Noodstop ingang 2 is hoog, slecht één van de contacten functioneert correct, de ander functioneert niet of hier zit een kortsluiting omheen.

Noodstop deeltest 5			
Maak beide noodstop uitgang signalen hoog			
Vraa	Vraag om de noodstop in te drukken		
Beide	e noodstop ingangen worden uitgelezen		
TT:	test lamp 5 wordt rood		
	laat errorN501 zien		
	test beëindigen		
TF:	test lamp 5 wordt rood		
	laat errorN502 zien		
	test beëindigen		
FT: test lamp 5 wordt rood			
	laat errorN503 zien		
	test beëindigen		
FF:	test lamp 5 wordt groen		
	laat succes test5 zien		
	Ga naar noodstop deeltest 6		
vraag om de noodstop uit te trekken			

X	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 4 van 11



Als laatste wordt noodstop deeltest 6 uitgevoerd, hierna wordt gekeken of een overige input hoog is. Uitgangen en ingangen die niet laag gemaakt kunnen worden zullen hierbij niet meegerekend worden. Wanneer alle inputs laag zijn wordt het testlampje groen gemaakt en zal de test beëindigd worden, is dit niet het geval dan zal een fout ontstaan. Na een fout zal het testlampje rood worden en daarnaast zal een error weergegeven worden, hierna zal de test beëindigd worden.

ErrorN601: Eén of beide noodstopaders zijn kortgesloten aan één of meer niet-noodstop aders.

Noodstop Deeltest 6				
Maak be	Maak beide noodstop outputs hoog en alle niet-noodstop outputs laag			
Alle overige ingangen worden uitgelezen				
&T:	test lamp 6 wordt rood			
	laat errorN601 zien			
	test beëindigen			
&F:	test lamp 6 wordt groen			
	laat succes test6 zien			
	test beeindigen			

Nadat een fout wordt geconstateerd of wanneer de noodstop test is afgerond zal het programma bij de stap "end test" terecht komen. Hierin zal aangegeven worden dat de test is afgelopen en alle waardes zullen terug gezet worden op hun start positie, hierdoor kan direct een nieuwe test gestart worden. Na deze stap zal het testsysteem naar een ruststand gaan.

End test Laat zien test beëindigd alle waardes terug zetten naar hun startpositie Ga naar rust stand

\rightarrow	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 5 van 11



Profibustest

Bij deze tests wordt gebruik gemaakt van een webtool, hiermee kunnen de Profibus ingangen en uitgangen bestuurd en uitgelezen worden. Wat voor het testsysteem een output is, is voor de webtool een input en visa versa.

De Profibustest wordt gestart met het testen van de heartbeat. Om dit goed te testen wordt eerst de automatische heartbeat uitgeschakeld. Hierna wordt de heartbeat output laag gemaakt. 500ms hierna zal het ontvangen heartbeat signaal hoog moeten zijn, wanneer dit niet het geval is zal een error getoond worden en zal de test gestopt worden. Is dit signaal wel hoog dan zal het uitgaande heartbeat signaal hoog gemaakt worden. 500ms hierna zal het ontvangen heartbeat signaal laag moeten zijn, wanneer dit niet het geval is zal een error getoond worden en zal de test gestopt worden. Is dit wel het geval dan zal doorgegaan worden naar de volgende test.

ErrorP101: Het heartbeat signaal blijft laag, mogelijk is er geen verbinding. ErrorP102: Het heartbeat signaal blijft hoog, deze error zou niet moeten kunnen gebeuren.

Pro	ofibus Deeltest HB	
sch	akel heartbeat uit	
Ma	ak heartbeat laag	
Wa	acht 500ms	
lee	s heartbeat response uit	
T:	Doorgaan	
F:	laat errorP101 zien	
	test beëindigen	
Ma	ak heartbeat hoog	
Wacht 500ms		
lee	s heartbeat response uit	
Т:	laat errorP101 zien	
	test beëindigen	
F:	ga naar Profibus deeltest DV	
	Schakel hearbeat in	

~	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 6 van 11



Als tweede wordt Profibus deeltest DV getest, dit signaal wordt vanuit de DP/DP coupler naar de te testen machine gestuurd. De resultaten hiervan moeten uitgelezen worden op de Contiweb webtool. Als eerste wordt gevraagd of de waarde van DataValid hoog is, wanneer dit niet het geval is zal een error weergegeven worden en zal de test beëindigd worden en wanneer dit wel zo is zal de test doorgaan. Hierna zal gevraagd worden om de switch DIL DP1 DIA op off te zetten, hierdoor zal het bericht niet meer verstuurd worden. Dan wordt gevraagd of DataValid nog steeds hoog is, wanneer dit zo is zal een error weergegeven worden en zal de test beëindigd worden is dit niet zo dan zal de test doorgaan. Hierna zal gevraagd worden om de switch DIL DP1 DIA op on te zetten, hierdoor zal de test doorgaan. Hierna zal gevraagd worden om de switch DIL DP1 DIA op on te zetten, hierdoor zal de test doorgaan. Hierna zal gevraagd worden om de switch DIL DP1 DIA op on te zetten, hierdoor zullen de berichten weer verstuurd worden. Dan wordt gevraagd of DataValid weer hoog is, wanneer dit zo is zal doorgegaan worden naar de volgende test en wanneer dit niet zo is zal een error weergegeven worden naar de volgende test en wanneer dit niet zo is zal een error weergegeven worden en zal de test beëindigd worden.

ErrorP201: DataValid is laag, mogelijk is de switch niet goed ingesteld.

ErrorP202: DataValid blijft hoog, mogelijk is de switch defect of is de verkeerde switch omgezet. ErrorP203: DataValid blijft laag, mogelijk is de switch defect of is de verkeerde switch omgezet.

Profibus deeltest DV			
vraag of DataValid hoog is			
ja:	doorgaan		
nee:	laat errorP201 zien		
	test beëindigen		
vraag om de DIL DP1 DIA switch op off te zetten			
vraag	of DataValid hoog is		
ja:	laat errorP202 zien		
	test beëindigen		
nee:	doorgaan		
vraag om de DIL DP1 DIA switch op on te zetten			
vraag of DataValid hoog is			
ja:	Ga naar Profibus deeltest output 1		
nee:	laat errorP203 zien		
	test beëindigen		





De Profibus outputs worden getest met behulp van de webtool. De Profibus deeltest output #1 wordt uitgevoerd voor elke digitale Profibus output van het testsysteem, in de tabel naast de test is weergegeven wat de waardes #1 en #2 betekenen in elke afzonderlijke test. Eerst zal de geselecteerde output hoog gemaakt worden, daarna zal aan de gebruiker gevraagd worden om deze uit te lezen. Wanneer deze output hoog is zal doorgegaan worden, wanneer dit niet het geval is zal een error weergegeven worden en zal de test gestopt worden. Hierna zal de geselecteerde output laag gemaakt worden en daarna zal aan de gebruiker gevraagd worden om deze uit te lezen. Wanneer deze output hoog is zal een error weergegeven worden, is deze laag dan zal de volgende output getest worden. Na de laatste output zal naar de volgende test gegaan worden.

ErrorP301: De output wordt niet hoog, mogelijk is deze niet goed uitgelezen. ErrorP302: De output wordt niet laag, mogelijk is deze niet goed uitgelezen.

Profibus deeltest output #1			
maak outp	out #2 hoog		
vraag of output #2 hoog is			
ja:	doorgaan		
nee:	laat errorP301 zien		
	test beëindigen		
maak output #2 laag			
vraag of output #2 laag is			
ja:	laat errorP302 zien		
test beëindigen			
nee:	Ga naar #1+1		

#1	#2
1	PRE_PST_GEN_DI_ClearFaults
2	PRE_PST_GEN_DI_PressFaulted
3	PRE_PST_GEN_DI_PressQuickStop
4	PRE_PST_UNW_DI_MotionStarting
5	PRE_PST_SPL_DI_RemoteSpliceRequest
6	PRE_PST_UNW_DI_WebTensionSelection

\rightarrow	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 8 van 11

ON CONTIWEB

De Profibus inputs worden getest met behulp van de webtool. De Profibus deeltest input #1 wordt uitgevoerd voor elke digitale Profibus input van het testsysteem, in de tabel onder de test is weergegeven wat de waardes #1 en #2 betekenen in elke afzonderlijke test. Eerst zal gevraagd worden om de geselecteerde output hoog de maken, wanneer hier geen response op komt zal door de gebruiker op continue gedrukt moeten worden. Wanneer gedetecteerd wordt dat de input hoog wordt zal door het testsysteem naar het volgende deel van deze deeltest gegaan worden, wanneer op continue gedrukt wordt zal een error weergegeven worden en zal de test gestopt worden. Hierna zal gevraagd worden om de geselecteerde output laag de maken, wanneer hier geen response op komt zal door de gebruiker op continue gedrukt moeten worden. Wanneer op continue gedrukt wordt zal een error weergegeven worden en zal de test gestopt worden. Hierna zal gevraagd worden om de geselecteerde output laag de maken, wanneer hier geen response op komt zal door de gebruiker op continue gedrukt moeten worden. Wanneer op continue gedrukt wordt zal een error weergegeven worden en zal de test gestopt worden. Wanneer gedetecteerd wordt dat de input laag wordt zal de volgende input getest gaan worden, na de laatste input zal naar de volgende test gegaan worden.

Profibus deeltest input #1			
urang om input #2 hoog to maken, wanneer geen recourse druk en continu			
Vraag om input #2 noog te maken, wanneer geen response druk op continu			
ho	og:	doorgaan	
continue:		laat errorP401 zien	
		test beëindigen	
vra	aag om input #2 laag te r	naken, wanneer geen res	ponse druk op continue
laa	g:	Ga naar #1+1	
со	ntinue:	laat errorP402 zien	
		test beëindigen	
#1	#2		
1	PRE_PST_GEN_DO_Clea	arFaults	
2	2 PRE_PST_GEN_DO_LocalEmergencyReleased		
3 PRE_PST_GEN_DO_NormalStop			
4 PRE_PST_SPL_DO_SpliceImminent			
5 PRE_PST_SPL_DO_SplicePrepared			
6	6 PRE_PST_UNW_DO_WebTensionLowPresent		
7	7 PRE_PST_GEN_DO_LocalGuardsClosed		
8	8 PRE_PST_SPL_DO_SingleReelModeSelected		
9	9 PRE_PST_SPL_DO_SpliceActive		
10	10 PRE_PST_SPL_DO_SpliceKnifeOut		
11	11 PRE_PST_GEN_DO_SplicerFailure		
12	12 PRE_PST_UNW_DO_WebTensionHighPresent		

ErrorP401: De input wordt niet hoog, mogelijk is deze niet goed ingesteld. ErrorP402: De input wordt niet laag, mogelijk is deze niet goed ingesteld.

~	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 9 van 11

ON CONTIWEB

De analoge Profibus input signalen worden getest met behulp van de webtool. De Profibus deeltest analog #1 wordt uitgevoerd voor elk analoge Profibus input signaal van het testsysteem, in de tabel onder de test is weergegeven wat de waardes #1 en #2 betekenen in elke afzonderlijke test. Eerst zal gevraagd worden om de geselecteerde output gelijk te maken aan value1, wanneer hier geen response op komt zal door de gebruiker op continue gedrukt moeten worden. Wanneer gedetecteerd wordt dat de input gelijk is aan value1 zal door het testsysteem naar het volgende deel van deze deeltest gegaan worden, wanneer op continue gedrukt wordt zal een error weergegeven worden en zal de test gestopt worden. Hierna zal gevraagd worden om de geselecteerde output gelijk te maken aan value2, wanneer hier geen response op komt zal door de gebruiker op continue gedrukt moeten worden. Wanneer op continue gedrukt wordt zal een error weergegeven worden en zal de test gestopt worden. Hierna zal gevraagd worden om de geselecteerde output gelijk te maken aan value2, wanneer op continue gedrukt wordt zal een error weergegeven worden en zal de test gestopt worden. Wanneer op continue gedrukt wordt zal een error weergegeven worden en zal de test gestopt worden. Manneer gedetecteerd wordt dat de input gelijk is aan value2 zal de volgende input getest gaan worden, na de laatste input zal naar de test gestopt worden.

ErrorP501: De output wordt niet gelijk aan value1, mogelijk is deze niet goed ingesteld. ErrorP502: De output wordt niet gelijk aan value2, mogelijk is deze niet goed ingesteld.

Profibus deeltest analog #1					
vraag om input #2 gelijk te maken aan value1, wanneer geen response druk op continue					
Value1:	doorgaa	doorgaan			
continue:	laat erro	laat errorP501 zien			
	test beë	test beëindigen			
vraag om input #2 gelijk te maken aan value2, wanneer geen response druk op continue					
Value2:	Ga naar	a naar #1+1			
continue:	laat erro	laat errorP502 zien			
	test beë	test beëindigen			
#1 #2					
1 RunningReelPosition					
2 TimeToSpliceInSec					
3 WebTensionHighFeedbackLBS					
4 RunningReelDiameterINCH					
5 TimeToSpliceSelector					
6 TimeToSpliceInMin 7 RunningReeIRemainingLengthINCH 8 SpliceDiameterFeedbackINCH					

~	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 10 van 11



Nadat een fout wordt geconstateerd of wanneer de profibus test is afgerond zal het programma bij de stap "end test" terecht komen, dit is de zelfde stap als bij de noodstoptest. Hierin zal aangegeven worden dat de test is afgelopen en alle waardes zullen terug gezet worden op hun start positie, hierdoor kan direct een nieuwe test gestart worden. Na deze stap zal het testsysteem naar een ruststand gaan.

End test

Laat zien test beëindigd

alle waardes terug zetten naar hun startpositie

Ga naar rust stand

\rightarrow	Document: AFST_TB Bijlage 6 Test overzicht v2	Auteur: Jarno Meijer
Fontys	Datum: 8-6-2017	Pagina 11 van 11



Bijlage 7: Testplan en resultaten

In dit document zullen de testplannen van de hardware, de noodstoptest en de Profibustest weergegeven worden. Er zal niet ingegaan worden op de hardware en software zelf.

Hardware

Om te kunnen concluderen dat de hardware van het testsysteem naar behoren werkt zullen alle devices en alle outputs functioneel getest moeten worden. Bij dit testplan zijn nog geen resultaten omdat de hardware nog niet gerealiseerd is.

Om de beginnen zal de hoofdschakelaar uitgeschakeld moeten zijn en de voedingsstekker nog niet aangesloten op een stopcontact. Wanneer de voedingsstekker wordt aangesloten op een stopcontact zal er nog niets moeten gebeuren, het HMI scherm mag nog niet aangaan en er mogen nog geen lampjes gaan branden op welke device dan ook.

Hierna moet de hoofdschakelaar ingeschakeld worden. De HMI moet opstarten en ook op de PISA, PLC, het IO Station en de TM41 moeten lampjes gaan branden en knipperen. Deze zullen later nog afzonderlijk getest worden.

De verschillende devices hebben een opstart procedure, om deze reden zal een korte tijd gewacht moeten wachten tot de devices gecontroleerd kunnen worden. Nadat de HMI is opgestart zou automatisch het testscherm moeten verschijnen.

Op het PISA element moet de led "Input Status" continu groen branden, de leds "output Failure 1-4" moeten continu uit staan.

Op de PLC moeten de leds "RDY" en "RUN/STOP" continu groen branden, de leds OUT>5V/SY" en "SF/BF" moeten continu uit staan.

Op de hoofdmodule van het IO station moeten de leds "RN" en "PWR" continu branden, de leds "ER" en "MT" moeten continu uit staan. Links hiervan zit één Profinet module, hiervan moet de led "LK1" continu groen branden en de led "LK2" moet continu uit staan. Voor de rest van de modules geld dat de leds "DIAG" en "PWR" continu groen moeten branden, naar de output leds zal later gekeken worden.

Op de TM41 moet de led "READY" continu groen branden.

Wanneer dit allemaal werkt naar behoren kunnen alle in en outputs getest gaan worden.



ON CONTIWEB

Om alle outputs te kunnen testen worden deze vanuit de HMI aangestuurd, op de HMI zal SIMOTION SCOUT gebruikt moeten worden om de outputs direct aan te kunnen sturen.

De outputs op de PLC moeten allemaal hoog gemaakt worden, hierna kunnen deze uitgangen met behulp van een multimeter nagekeken worden. De negatieve testpin van de multimeter kan op verbinding X121.12 op de PLC gehouden worden, dit is de massa en zal als referentie gebruikt worden. De volgende pinnen moeten een hoog signaal geven en zullen stuk voor stuk uitgelezen moeten worden: X121.8, X121.9, X121.10, X121.11, X131.1, X131.2, X131.4 en X131.5. Hierna moet de negatieve testpin van de multimeter op verbinding X130.8 gehouden worden en de positieve testpin op X130.7, deze geïsoleerde output moet ook hoog zijn.

Het IO station heeft 7 digitale modules, voor elke machine moet deze test herhaald worden. Als eerste wordt de byte horende bij de module gelijk gemaakt aan 16#FF, hierdoor zouden alle outputs hoog moeten worden, dit wordt aangegeven door de leds. Hierna zal de byte gelijk gemaakt moeten worden aan 16#00, hierdoor zullen alle leds uit moeten gaan. Hierna zullen de volgende waarden aan de bytes gegeven moeten worden en zullen de afzonderlijke uitgangen oplopend aan moeten gaan: 12#01, 16#02, 16#04 en 16#08. Hierna moet de byte weer op 16#00 gezet worden.

Daarnaast heeft het IO station ook nog een analoge module. Hierbij zal eerst voor de ene output één van de bytes gelijk gemaakt moeten worden aan 16#FF, de led zal nu aan moeten gaan. Hierna moet de byte weer gelijk gemaakt worden aan 16#00 en zal dit gedeelte herhaald moeten worden voor de andere output.

Het encoder signaal zal getest moeten worden door deze aan te sluiten aan een rollenwisselaar of een proefopstelling bestaande uit een PLC met Siemens SMC30 encoder module. Hierna zal de encoder signal test uitgevoerd moeten worden, wanneer dit signaal goed ontvangen wordt kan geconcludeerd worden dat de TM41 en de verbindingen hiernaartoe correct werken.

De Profibus verbinding kan getest worden door deze aan te sluiten op een machine of een proefopstelling bestaande uit een PLC en een DP/DP coupler. Hierna kunnen met behulp van de webtool en SIMOTION SCOUT verschillende berichten op en neer gestuurd worden. Wanneer één bericht van het testsysteem naar de machine of proefopstelling en één bericht in tegengestelde richting werken zal geconcludeerd kunnen worden dat de Profibus verbinding correct is aangesloten. Als laatste is er ook een Ethernet verbinding, wanneer een computer of ander device aangesloten wordt op de ethernet aansluiting is de verbinding voldoende getest wanneer een IP ping succesvol uitgevoerd kan worden.

Fontys



Noodstoptest

De noodstoptest zal getest worden door bij elke deeltest alle mogelijke resultaten aan te roepen. Dit wordt gedaan door de test uit te voeren op een machine of een proefopstelling. Omdat er bij de eerste test enkele foute conclusies getrokken werden is de code nagekeken en aangepast, hierna is een tweede test uitgevoerd. De resultaten van de beide tests zijn gemarkeerd met "(1)" voor de eerste test en "(2)" voor de tweede test.

Als eerst zullen alle teststappen uitgevoerd worden, het is hierbij de bedoeling dat de gebruiker alle reacties geeft zoals bij een normale test zou gebeuren. Wanneer alle stappen uitgevoerd worden en de juiste vragen en resultaten weergegeven worden kan geconcludeerd worden de test bij een goed werkende machine goed werkt. Hierna zullen nog alle "error" states getest moeten worden. (1 en 2): Alle stappen werden doorlopen en alle verwachte berichten werden op het user interface weergegeven.

De deeltests stoppen de test wanneer een error waargenomen wordt, daarnaast volgen deze deeltests elkaar snel op waardoor de inputs tussen de tests niet gewijzigd kunnen worden. Om deze redenen moeten een aantal regels aan de software toegevoegd worden waardoor na een error doorgegaan wordt naar de volgende deeltest. Deze regels zijn in de code weergegeven als: //test_state = "test6_active"; //for testing . Wanneer de "//" aan het begin van de regel weg gehaald wordt zal deze regel door het programma uitgevoerd worden. Na het testen moeten deze "//" weer terug geplaatst worden, de regels waar dit moet gebeuren zijn te herkennen aan "//for testing" wat achter elk van deze zinnen staat.

Wanneer kortsluiting gemaakt wordt tussen de voeding en beide noodstop inputs zullen de volgende errors ontstaan: errorN101, errorN201, errorN315 en errorN501. (1 en 2) De gewenste errors worden weergegeven.

Wanneer kortsluiting gemaakt wordt tussen de voeding en noodstop input 1 zullen de volgende errors ontstaan: errorN102, errorN202, errorN311* en errorN502.

(1) In plaatst van errorN202 wordt error N203 weergegeven, de error condities bleken omgewisseld. (2) De gewenste errors worden weergegeven.

*errorN311 geeft aan dat deze error niet mogelijk zou moeten zijn, dit komt doordat de test normaal voor deze error beëindigd zou worden.

Wanneer kortsluiting gemaakt wordt tussen de voeding en noodstop input 1 zullen de volgende errors ontstaan: errorN103, errorN203, errorN313* en errorN503.

(1) In plaatst van errorN203 wordt error N202 weergegeven, de error condities bleken omgewisseld.

(2) De gewenste errors worden weergegeven.

*errorN313 geeft aan dat deze error niet mogelijk zou moeten zijn, dit komt doordat de test normaal voor deze error beëindigd zou worden.

Maak nu een kortsluiting tussen de voeding en ingang 1 va de tweede IO kaart, hierdoor zal de volgende error ontstaan: errorN601.

(1 en 2) De gewenste error wordt weergegeven.



Document: AFST_TB Bijlage 7 testplan en		Auteur: Jarno Meijer
	resultaten v1	
	Datum: 8-6-2017	Pagina 3 van 7



In de volgende tests zal enkel gekeken worden naar "error3##" errors, er zullen ook andere errors optreden maar deze zijn in voorgaande tests getest. Waar bij de voorgaande errors van te voren erg duidelijk was welke tekst bij welke error hoort is dit hier redelijk onduidelijk. Om deze reden zal er bij elke test goed gelet moeten worden of de veroorzaakte situatie overeen komt met de weergegeven errortekst. Verwijder na elke test de kortsluitingen, verander verder enkel wat aangegeven wordt dat veranderd moet worden, ga niet terug naar de startpositie.

Verwijder beide noodstop aders uit de ingangen, hierdoor zal errorN301 optreden. (1 en 2) De error wordt correct weergegeven.

Plaats enkel noodstop ader 2 terug in noodstop ingang 2, hierdoor zal errorN302 optreden. (1 en 2) De error wordt correct weergegeven.

Plaats noodstop ader 2 nu in noodstop ingang 2, hierdoor zal errorN303 optreden. (1 en 2) De error wordt correct weergegeven.

Maak nu kortsluiting tussen noodstop ingang 1 en 2, hierdoor zal errorN304 optreden. (1) Correcte error wordt weergegeven, echter wordt aangegeven dat noodstop ader 2 is onderbroken in plaats van noodstop ader 1. (2) De error wordt correct weergegeven.

Verwijder noodstop ader 2 en plaats noodstop ader 1 in noodstop ingang 2, hierdoor zal errorN305 optreden.

(1 en 2) De error wordt correct weergegeven.

Plaats nu noodstop ader 1 samen met noodstop ader 2 in noodstop ingang 2, hierdoor zal errorN306 optreden.

(1 en 2) De error wordt correct weergegeven.

Plaats nu noodstop ader 2 in noodstop ingang 1, zorg ervoor dat noodstopader 1 in noodstop ingang 2 blijft, hierdoor zal errorN307 optreden.

(1 en 2) De error wordt correct weergegeven.

Maak nu een kortsluiting tussen de voeding en noodstop ingang 2, hierdoor zal errorN308* optreden.

(1 en 2) De error wordt correct weergegeven.

*errorN308 geeft aan dat deze error niet mogelijk zou moeten zijn, dit komt doordat de test normaal voor deze error beëindigd zou worden.

Verwijder nu beide aders en sluit noodstop ader 1 aan op noodstop ingang 1, hierdoor zal errorN309 optreden.

(1 en 2) De error wordt correct weergegeven.

Sluit nu noodstop ader 2 samen met noodstop ader 1 aan op noodstop ingang 1, hierdoor zal errorN310 optreden.

(1 en 2) De error wordt correct weergegeven.







Verwijder noodstop ader 2 en maak een kortsluiting tussen noodstop ingang 1 en noodstop ingang 2, hierdoor zal errorN312 optreden.

(1 en 2) De error wordt correct weergegeven.

Sluit noodstop ader 1 nu aan op noodstop ingang 2 en maak een kortsluiting tussen de voeding en noodstop input 1, hierdoor zal errorN314* optreden.

(1 en 2) De error wordt correct weergegeven.

*errorN314 geeft aan dat deze error niet mogelijk zou moeten zijn, dit komt doordat de test normaal voor deze error beëindigd zou worden.





Profibustest

De Profibustest zal getest worden door bij elke deeltest alle mogelijke resultaten aan te roepen. Bij de eerste test zijn verschillende fouten naar voren gekomen, hierna zijn deze fouten aangepast en is een tweede test uitgevoerd. De resultaten van de beide tests zijn gemarkeerd met "(1)" voor de eerste test en "(2)" voor de tweede test.

Als eerst zullen alle teststappen uitgevoerd worden, het is hierbij de bedoeling dat de gebruiker alle reacties geeft zoals bij een normale test zou gebeuren. Wanneer alle stappen uitgevoerd worden en de juiste vragen en resultaten weergegeven worden kan geconcludeerd worden de test bij een goed werkende machine goed zal werken. Hierna zullen nog alle andere "error" states getest moeten worden.

(1): In de deeltest "Profibus deeltest output" zijn een yes en no state omgewisseld, hierdoor wordt onterecht een error weergegeven en wordt de test onterecht beëindigd.

(2): Alle stappen werden doorlopen en alle verwachte berichten werden op het user interface weergegeven.

Om niet voor elke error eerst door alle voorgaande deeltests te moeten gaan, met de kans om een fout te maken en hierdoor overnieuw te moeten beginnen, is gekozen om de deeltests afzonderlijk te testen. Dit wordt gedaan door de startknop van de Profibustest te linken aan de specifieke test in plaats van de eerste Profibus test. Wanneer dit gewijzigd moet worden zal dit aangegeven worden, na de test zal weer terug gezet moeten worden op "testP_HB_active". Om complete controle te hebben op de inputs van het testsysteem zal gebruik gemaakt worden van de webtool.

Maak het heartbeat signaal laag op de webtool, hierdoor zal errorP101 ontstaan. (1 en 2): De gewenste error wordt weergegeven.

Maak het heartbeat signaal hoog op de webtool, hierdoor zal errorP102 ontstaan. (1 en 2): De gewenste error wordt weergegeven.

Verander gelinkte test in "testP_DV_active", de opdrachten op het testsysteem hoeven niet uitgevoerd te worden.

Geef het antwoord nee, hierdoor zal errorP201 weergegeven worden. (1 en 2): De gewenste error wordt weergegeven.

Geef tweemaal het antwoord ja, hierdoor zal errorP202 weergegeven worden. (1 en 2): De gewenste error wordt weergegeven.

Geef eerst het antwoord ja en hierna tweemaal het antwoord nee, hierdoor zal errorP203 weergegeven worden.

(1 en 2): De gewenste error wordt weergegeven.





De volgende deeltest wordt 6x herhaald, het geeft geen meerwaarde om deze hier 6x te herhalen. Vervang het # teken voor cijfer 1 tot en met 6 afhankelijk van welke test uitgevoerd wordt. Verander gelinkte deeltest in "testPO_#_active", de opdrachten op het testsysteem hoeven niet uitgevoerd te worden.

Geef het antwoord nee, hierdoor zal errorP301 ontstaan.

(1 na eerste doorloop) De error is gelijk voor elke keer dat deze deeltest uitgevoerd wordt, deze zullen onderscheden moeten kunnen worden. Deze fout zal optreden bij elke herhaling en daarom is direct doorgegaan naar het volgende deel van deze deeltest.

(2) Door de output naam toe te voegen in de error is deze nu wel uniek voor elke herhaling.

Geef tweemaal het antwoord nee, hierdoor zal errorP302 ontstaan.

(1 na eerste doorloop) Net als bij het vorige deel van deze test zijn de errors niet uniek, daarom is na de eerste doorloop direct doorgegaan naar de volgende deeltest.

(2) Door de output naam toe te voegen in de error is deze nu wel uniek voor elke herhaling.

Zorg ervoor dat alle outputs op de webtool zijn ingesteld op laag voor de test begonnen wordt. De volgende deeltest wordt 12x herhaald, het geeft geen meerwaarde om deze hier 12x te herhalen. Vervang het # teken door het cijfer 1 tot en met 12 afhankelijk van welke test uitgevoerd wordt. Verander gelinkte deeltest in "testPI_#_active", de opdrachten op het testsysteem hoeven niet uitgevoerd te worden.

Druk op continue, dit zal errorP401 veroorzaken. (1 en 2) De gewenste error wordt weergegeven.

Maak de Output op de webtool hoog, druk op continue, dit zal errorP402 veroorzaken. (1 en 2) De gewenste error wordt weergegeven.

Zorg ervoor dat de analoge waarden op de webtool niet staan ingesteld op value1, geen van de deeltests gebruikt de waarde 0. De volgende deeltest wordt 8x herhaald, het geeft geen meerwaarde om deze hier 8x te herhalen. Vervang het # teken door het cijfer 1 tot en met 8 afhankelijk van welke test uitgevoerd wordt. Verander gelinkte deeltest in "testPA_#_active", de opdrachten op het testsysteem hoeven niet uitgevoerd te worden.

Druk op continue, dit zal errorP501 veroorzaken. (1 en 2) De gewenste error wordt weergegeven.

Maak de value gelijk aan value1 (weergegeven op de user interface), druk op continue, dit zal errorP502 veroorzaken.

(1 en 2) De gewenste error wordt weergegeven.

